

Subject:

Year . Month . Date . ()

کامپوزیشن و نکته به آن می رسد
دسته ای

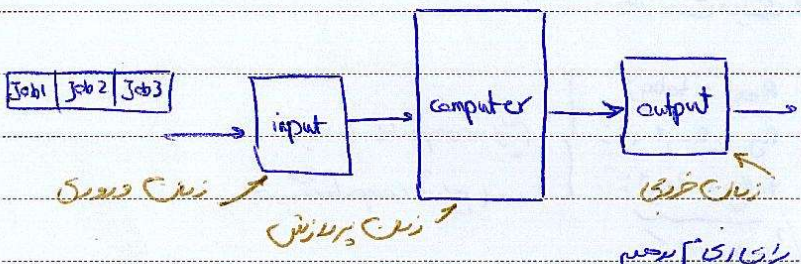
تجزیه) راجع به یک مسئله خیلی تئوری (در دروس گفته نشده)

جدول زیر نشان می دهد برای ورودی سیاه و خروجی سفید کار را در یک سیستم batch نشان می دهد.
صداقت کل زمان صرفی برای اجرای هر یک از جابهاست. (ترتیب ورود تعیین کننده ترتیب پردازش و

خروج است.)
Input time processing time output time

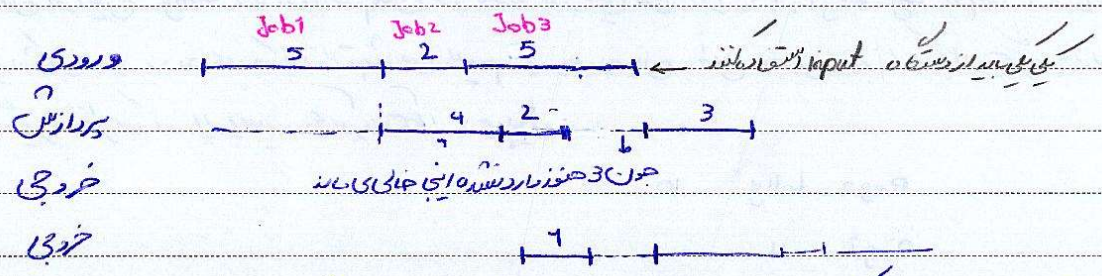
	زمان ورودی	زمان پردازش	زمان خروجی
Job 1	5	4	1
Job 2	2	2	3
Job 3	5	3	2

سیستم batch



این سیستم صرفاً زمانی است که
کل ورودی را می پردازد و آن در
خروجی را تولید می کند

می توانیم به این سیستم یک سری Job برای آن بچینیم
فقط آن زمان که برای لازم دارد که خوانده شود به زمان ورودی



پردازش باید وقتی شروع شود که ورودی به طور کامل خوانده شود یعنی پردازش Job 1 بعد از 5 واحد زمانی شروع
می شود و بعد از آن چون Job 2 به طور کامل وارد شده آن را پردازش می کنیم و چون بعد از آن Job 3
همینطور کامل وارد شده می توانیم آن را شروع کنیم پس سیستم تا صوری بی نظری ماند و وقتی Job 3
آمد شروع پردازش آن می کند.

Subject:

Year: Month: Date: ()

تقریباً دو تا فرآیند P_1 و P_2 به طور همزمان اجرا می شوند

```

P1
while (TRUE) {
  print "A";
  print "B";
}

```

```

P2
while (TRUE);
  print "C";
  print "D";
}

```

پایان کم زنی
A C D C D

این خروجی رای خود است این برد چون هر تریبی امکان داشت

$(AB)^+ (CD)^+$
 $A(CD)^+B$

می تواند جواب باشد چون کم زنی در پایان هر loop اتفاق افتد
باید A print کنیم کم زنی اما تا آخری بشود و P2 چندین بار
تکراری بشود

BCAD ← وقتی از تریبی

از تریبی شروع می کنیم B را print کنند کم زنی تا آخری بشود
سپس A print کنند و از اولی می بندد

$C^+A^+B^+C^+$

این امکان ندارد باشد

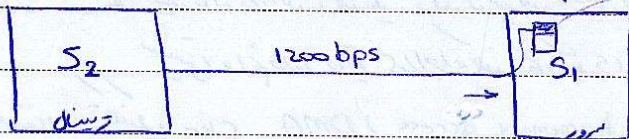
مثال دیگر در مورد کنترل درسی ها و خروجی جا بوقه

سیستم اصلی

دو سیستم دیگر هم در ارتباط هستند

با اصل رفته در مکان خارج از صفحه

کالیم



S_2 برای S_1 مثل تر میسال عمل می کنند و هر بار از S_1 اجرای بند

سرعت ارتباط بین آنها را ضعیف کم نوشته ← 1200 bitps ، داده ترسانی این دو سیستم کارالتر است

هر کارالتر 1 bit است

در یافت هر کارالتر باید دقیقه صوف می شود و با این سرعت 120 کارالتر در ثانیه می توانیم ارسال کنیم

Subject:

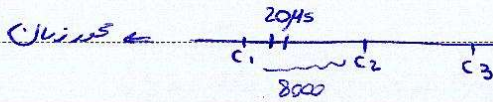
Year. Month. Date. ()

وقته حاصلی شود ← باید داخل ریزین وقته بریم و آن را اجرا کنیم

روال وقته خواندن بود و ذخیره در حافظه ← 20 μs

مسئله اول: آیا این سیستم مستطقی پیدا کند؟

$$8000 \mu s = 8 ms = \frac{1}{120} s$$

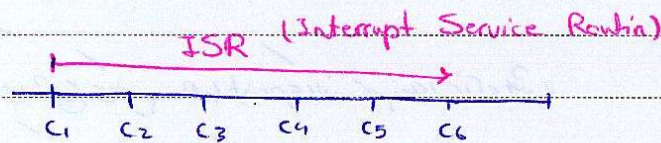


در 8000 میخوانیم، 20 برای این که مصرف کنیم ← هیچ مستطقی پیدا نمی آید.

حالت نفعی:

در حالت دوم می آید مسئله را برعکس می اندازیم بطوریکه به ازای هر 4 μs یک کاراکتر واردی شود

1 char per 4 μs



کاراکتر اول یک وقته تولیدی کند، برعکس هیچ فرقی نکرده، c1 بر همین وقته را راهی اندازد

برای این که به ریزین وقته برای c1 رسیدگی کند 4 تا char را از دست اندازیم چنین تا ISR تمام می شود در باره

یک char جدید واردی شود و همیشه ISR در حال اجراست.

راه حل چاره؟ 1- کمترین کنیم و اجازه ندهیم هر 4 μs بیاید (دوره ای که امکان پذیر نیست)

2- چندتا کاراکتر آمد یک وقته تولید کنیم همه را با هم به دستشون برسیم و این چنین

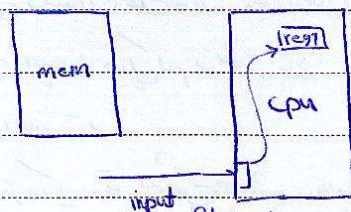
سستی دائم دارد ریزین را اجرای کند کارایی می آید

راه حل اصلی! استفاده از تکنیکی به نام DMA (Direct memory access) مستطقی مستقیم حافظه

مستطقی غیر مستقیم به حافظه درایم

مستطقی port به حافظه غیر مستقیم است

و توسط CPU است.

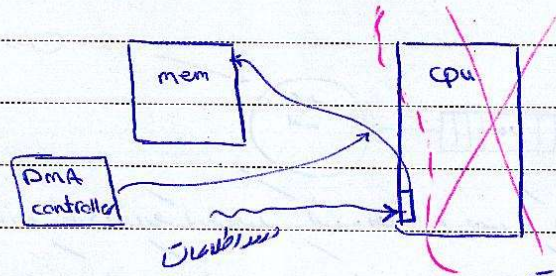


input → reg
 ld → M1
 inc → address

Subject:

Year. Month. Date. ()

به ازای هر چیزی که وارد می شود باید چندین Instruction اجرا کنیم
 حال DMA میگوید که واسطه را بردار و ارتباط را مستقیم برقرار کن
 چون لازم نیست Instruction اجرا کنی و هرچی از خودت می آید در بر جاسی و این خیلی سریع برای دسترسی
 گت از راه های برای این کاری خواصه



کنترل DMA Controller در سطح OS نیست

هر وقت 1000 char آمد Interrupt به این حالت می شود بلکه در حافظه ذخیره می شود تا بتواند در این جا
 عرضه شود (buffer در کلینک)

مثال: یک دقیقه برای 1000 دیتا

حالتی که می بینیم 6 و 7

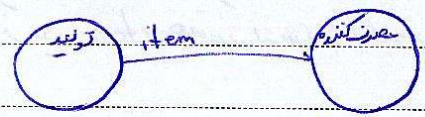
هماهنگی فرایندها: process synchronizing

حالتی که می بینیم فرایندها برای منابع مشترک بین ما باید به گونه ای هماهنگ شوند که منابع کار را با هم تقسیم کنند یعنی استفاده
 مشترک از فرایندها به صورت حفاظت شده باشد.
 این هماهنگی و ترتیب خود فرایندها
 توسط OS

vector

مثالی از هماهنگی فرایندها

مثال تولید کننده (producer) و مصرف کننده (consumer)



در فرایندی که چیزی تولید می کنند که فرایند
 مصرف کننده را مصرف می کنند برای اینکه با هم
 کار کنند باید با هم هماهنگ باشند
 مصرف کننده اگر بخواد چیزی را مصرف کند باید قبلش تولید کننده را ببیند

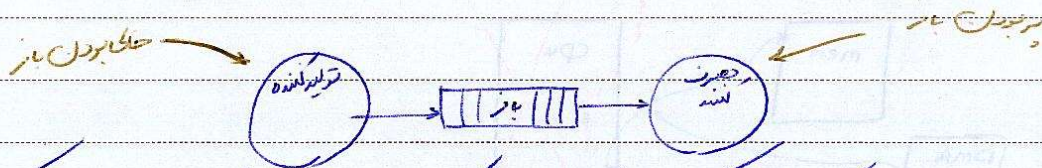
Subject:

Year . Month . Date . ()

این تولیدی باید قبل از مصرف باشد و اگر چیزی تولید نشده باشد نمی توانیم مصرف کننده این مصرف کننده
از تولید کننده به طور مستقیم تولید کنند و مصرف کننده به طور مستقیم مصرف کنند

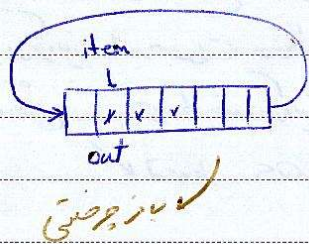
تولید کننده → مصرف کننده
تولید کننده → مصرف کننده

این مثال محدود کننده است و
و این یعنی این در به هم صلی می آید



در این حالت تولید کننده کاری ندارد که مصرف کننده item را مصرف کرده باشد یا خود را ای که دهد و تولیدی را نمی دهد
مصرف کننده مصرف کند چه بلند و مصرف کننده هم به هر چیزی که می آید item ها را مصرف کند
از این حکایت می آید
همه صلی می آید برای تولید کننده : بازار می باشد
مصرف کننده : آن آید این حکایت کردن می آید

در این حالت هم صلی می آید از این فرقه بلکه نیست آن شده و نسبت به حالت قبل که بازار به هم وصل است بودند
شده



بازار خصوصی می آید
یک پایه است و pointer را می بینیم
می آید می آید می آید می آید می آید می آید می آید
مصرف کننده است که نشان می دهد تا آنجا خوانده شده و بعد آن را
pointer این است این رو نسبت به هم وصل می آید می آید می آید می آید می آید می آید
خوانده شده آن را می آید این می آید می آید می آید می آید می آید می آید
هر دو از خانه های می آید item هستند که می آید می آید می آید می آید می آید می آید

Subject:

Year. Month. Date. ()

typedef item _____ ;

item buffer[n];

int in, out;

in = out

وقتی بافر خالی است $in = out$ است و از صفر جای پر کردن
 به نظر می آید چون همین است که در همین مورد زودتر به خاطر جای پر کردن چیزی یاد داشتیم
 فرقند in و out برای گنیم تا جای که به بین out برسیم و یک خانه مانده به out می گوییم پر است و برای
 این کار یک خانه زودتر برای گنیم پس داریم: $in + 1 = out$
 چون حالت چپتی دارد باید می گوییم $(in + 1) \bmod n = out$
 این تعداد بافر زودتر را باید از دست داد و یک مکمل (ضرب) کنیم پس است

PRODUCER:

while (True) {

produce an item in nextp

while ((in + 1) % n == out);

buffer[in] = nextp;

in = (in + 1) % n;

}

CONSUMER

while (True) {

while (in == out);

nextc = buffer[out];

out = (out + 1) % n;

consume the item in nextc;

Subject:

Year. Month. Date. ()

update کردن این حافظه صورتی میگیرد
 دسترسی به آدرس توسط OS تعیین کرد که بین فرایند ها دسترس باشد در این حالت مشکل پیش
 می آید برای مشکل پیش می آید که دو فرایند با هم می توانند دسترسی را تقسیم کنند

← می خواهیم راه حل بچینیم که مکان از وضعیت گرفته نشود با سیستم
 یک متغیر counter در این جا تعیین می کنیم که تعداد خانه های پر با فرایند های تولید
 counter = 0 ← حالتی
 counter = n ← پر
 وقتی جای که تعیین صورت زیر تعیین کنند.

```

producer: while (counter == n);
           buffer[in] = nextp;
           counter = counter + 1;

consumer: while (counter == 0);
           nextc = buffer[out];
           counter = counter - 1;
  
```

این راه حل کار نمی کند چون counter را هر دو فرایند می کنند و کافیسیت در آنرا است و کافیسیت counter
 اشتباه نشود و پرر خالی بودن را مشخص می کنیم
 در یک چیزی که تولید می کند و در یک چیزی که مصرف می کند و باید چیزی را تولید کند و چیزی را
 مصرف کند پس در mem از آنجا می آید

← دستورات I, II باید به زبان سطح پایین می آید

```

reg1 = counter
counter = counter + 1
reg1 = reg1 + 1
counter = reg1
  
```

```

reg2 = counter
counter = counter - 1
reg2 = reg2 - 1
counter = reg2
  
```

Subject:

Year. Month. Date. ()

در producer هستیم و مقدار counter = 6 است

counter = 6

reg1 = 6

reg = 7

قبل از دست زدن به محرم ریسی تمام شده

الان counter = 7 است

consumer counter = 6

reg2 = 6

reg2 = 5

counter = 5

کاملاً این است این بر خلاف است

در حالت اصلی باید به 6 می رسیدیم

→ در این اول هر دو در این توانایی خوانند و چون رشتاری می کنند به مشکل بر می خیزیم حتی ممکن است

باید ضایع بودن را نسبت به این بهتر کنیم

part printer

→ در این جا از یک متغیر مشترک integer استفاده کردیم در صورتی که هر چیزی می تواند باشد پس

استفاده از یک متغیر مشترک بدون حفاظت

همه مشکل اصلی در این جا بود

فکر کنید باید در استفاده مشترک از منابع با هم هماهنگی کنند در صورتی که هر چیزی می توانند و می توانند حتی مشترک امکان

بافزیند

از حفاظت استفاده می شود تا با هم کار کنند و قبل از دست زدن هماهنگی می کنند

→ یک مشکل اصلی است برای OS این است که در هر لحظه در هر لحظه در هر لحظه در هر لحظه

حرف مشترکی که استفاده می شود و باید توسط controller باشد و در هر لحظه در هر لحظه در هر لحظه

در خواست های خود را به OS می دهیم و OS این را handle می کند چون همه چیز را می بیند این توانی را

دارد و همه چیز را به دست OS می سپاریم بر این اساس این عمل همگی را می تواند ببیند

Subject :

Year . Month . Date . ()

این OS خطراتی که دارد و با خودشان مزایای زیادی دارد.
لذا اگر بخواهیم برای OS برویم کاری کنیم که سیستم را از مزایای آن استفاده کنیم و خطرات آن را حذف کنیم.
یک کار کوچک که می‌توانیم انجام دهیم این است که حالت‌ها را دستکاری کنیم.

حالت‌ها را به صورت کلی بیان می‌کنیم:

مسئله ناصیه گیری (Critical Section problem)

ناصیه گیری: کاری که می‌خواهیم حفاظت شده باشد در زمان بین ناصیه گیری. موارد زیر است

counter = counter + 1 و counter = counter - 1

برای حل این یک عمل برای ناصیه گیری تعیین می‌کنیم

مدلی برای ناصیه گیری:

اما ترسید دستکاری کنیم که می‌خواهیم انجام دهیم کار کنند
که می‌توانند مختلف باشند ولی به منبع مشترک دسترسی دارند

```
void print(i)
```

```
{ while (True) {
```

```
    enter_critical(i);
```

```
    /* critical_section; */
```

```
    exit_critical(i);
```

```
    /* noncritical_section; */
```

```
};
```

اینجا چه کار می‌کنیم؟ باید بدانیم دارند ناصیه گیری می‌کنند

حفاظت از
منابع

که اصل در این جا چیست؟ در این بخش

منبع مشترک دسترسی پیدا می‌کند

در این جا به منبع مشترک دسترسی ندارند

برای ناصیه گیری

می‌توانیم در

ناصیه گیری
سیستم

بیشتر حالت است که آنها فراموش می‌کنند منبع مشترک را تا زمانی که در حال استفاده هستند

```
void main()
```

```
{ par begin(Pu1) ... P(Un1);
```

```
};
```

و اصل این است که هر جا که کار کنند چه در دردی خیلی دارند است و هم می‌توانند دستکاری کنند در صورتی که خیلی وقت‌ها
لازم نیست. اما این را اصل به عنوان این می‌دانند.

Subject:

Year. Month. Date. ()

چون این صفحه را در مساعدهای ندارد برای دو فرایند از اصل می کنیم و سپس برابر آن تقسیم می کنیم

جلسه چهارم

<http://groups.google.com/group/os-aut-fall-67>

ای این هفته (1-2-3-12-13)

راه حل های خاصی برای این دو فرایند برای این تقسیم
برای این دو فرایند برای این تقسیم
برای این دو فرایند برای این تقسیم

شرط های اصل صحیح:

- 1- mutual exclusion: هر فرایندی که در حال اجراست باید در این ناحیه باشد و هیچ فرایندی دیگر نباید در آنجا باشد.
 - 2- bounded wait: برای هر فرایندی که در این ناحیه قرار دارد باید در مدت مشخصی در این ناحیه قرار بگیرد و منتظر بماند.
- این دو شرط برای اصل صحیح بودن راه حل کافی است اما یک شرط دیگر هم باید برای این تقسیم

تبدیل اول (1st attempt)

```

P0 → while (True) {
    while (turn != 0) ;
    critical_section();
    noncritical_section();
    turn = 1;
}

```

```

P1 → while (True) {
    while (turn == 1) ;
    critical_section();
    noncritical_section();
    turn = 0;
}

```

باستاد تغییر turn = 1;

فرایند دیگری که در حال اجراست باید در این ناحیه قرار بگیرد و منتظر بماند.
اگر Turn = 0 باشد فرایند P₀ است و می تواند در این ناحیه قرار بگیرد و منتظر بماند.
و وقتی شرط برقرار بود در این ناحیه قرار می گیرد و منتظر بماند تا زمانی که فرایند P₁ اجرا شود.

Subject :

Year . Month . Date . ()

در این روش اضا مقابل وجود دارد چون turn یا صورت است یا ! در یک لحظه فقط یک مقدار را دارد. نوبت بین P_0 و P_1 در رفت و آمد است و تعداد نوبت ها مساوی است چون حرکتی از نوبت را بعد از آن نمی تواند بدهد **بهمه نوبت های صحیح تا نوبت بعدی در دست را غلط بودن این روش ندارد.**

در شرط دوم برقرار است چون حرکتی جابجایی نوبت مستقر می شود چون نوبت بعد از این که کار فرمایند می شود به نوبت های بعد این که این یک نوبت چقدر طول می کشد ربطی به موضوع ندارد.

اما با از این راه حل خوشنمای می آید چون شرط سوم که نفعتم ندارد یعنی در هر حال راه حل خوبی نیست حالا

علاوه **و غیر کرای**
فرض کنیم ناصبه کرای P_0 کم و برای P_1 زیاد باشد.

نوبت P_0 و P_1 دارد ناصبه کرای می شود و کارکن کرای
را با کرای بلند نوبت را به P_1 می دهد و کار ناصبه غیر کرای
خود در آنجا می ماند
نوبت با P_0
ناصبه کرای P_0
نوبت با P_1
ناصبه غیر کرای P_0
انتظار

P_0 باید انتظار بیشتری بدهد که کار ناصبه غیر کرای P_1 تمام شود و صلی
طول می کشد و کای P_1 کاری با ناصبه کرای ندارد پس باید P_0 بتواند کار خود را با ناصبه کرای ای P_1 دهد
و البته نوبت ها را مساوی می دهد اصلا خوب نیست (چون P_1 اصلا ناصبه کرای را می خواهد و کای ناصبه غیر کرای تا کارها
انتهای نوبت کرای و بعد دیگری بولاش **مهر تر را به نوبت غیر ناصبه کرای بدهد تا ناصبه کرای را بدهد و به هر دردی
کای نوبت بین می رسد**

شرط سوم پیشرفت Progress یعنی که در طلب در درجه ناصبه کرای نیست در وقت نوبت نوبت کند

این راه حل خوبی نیست چون شرط سوم را ندارد و خواصم راه حل بدیم \leftarrow مستحذی تحریفی کنیم که نشان
دهیم که در طلب در درجه ناصبه کرای است.

Subject:

Year. Month. Date. ()

(second attempt)

```

P0 → while ( True ) {
    ① flag [0] = True;
    ② while ( flag [1] );
    critical_section (0);
    flag [0] = false;
    noncritical_section (0);
}

```

پسین کلمه
wait

```

P1 → while ( True )
    ② flag [1] = True;
    ③ while ( flag [0] );
    critical_section (1);
    flag [1] = false;
    noncritical_section (1);
}

```

wait

flag ← نشان کی دارد طبع است و اگر کسی بخواند دارد یا صیرگی است و flag خود را true کند و جای دارد بشود بنام صیرگی ای flag بددی را چلی کند

این حاصل از تفریق است متقابل صحیح است و هر دو می توانند دارند یا صیرگی است
بشرط هم را هم دارد که کسی که داخل است در وقت که صیرگی چون flag آن true است

آیا شرط دوم هم برقرار است؟

اصولاً بشرط دوم می رسد و در حقیقت بددی دارد که طریقی کند → فرض کنیم کلمه ای برای P₀ است و flag خود را True می کند و قبل از ورود بشود بنام صیرگی ای بخالی است و در بعدی دارد می بشود و نویز P₁ می رسد و flag خود را True می کند و می در صیرگی ای که True است → ③ کجی لوری اندری آندری در بشود و بددی اندری کلمه ای بخالی شد نویز P₁ می رسد و چون flag [1] هم true است P₀ در حلقه بددی اندری و هر دو منتظر هستند و flag بددی false بشود → سینه حالت این نسبت است و راهی برای ایات ندارند و احتمال غیر صیرگی برای انتقال اصوات این وجود دارد.

اصولاً درست است: این در اصل را به هم مخلوط می کنیم → هم turn داریم هم flag

Subject:

Year. Month. Date. ()

تیسری کوشش (third attempt)

$P_0 \rightarrow$ while (True) {

flag[0] = True; *تعمیر شروع*

turn = 1;

while (flag[1] && turn == 1)

critical-section();

flag[0] = false; *تعمیر ختم*

non-critical-section();

}

$P_1 \rightarrow$ while (True)

flag[1] = true; *تعمیر شروع*

turn = 0;

while (flag[0] && turn == 0);

critical-section();

flag[1] = false; *تعمیر ختم*

non-critical-section();

}

flag خود را True کند یعنی خواصم دارم تا صیرگی می کنم

این یعنی Turn را دارم اما flag ندارد یعنی تا آنکه جلوی منی را برای ورود به ناحیه بحرانی بندد

احتمال دارد طرف مقابل را درگیر کند

← اگر هر کس turn را پسندد از ورود به ناحیه بحرانی به خود من بگذرد (الگوریتم حریفانه) ممکن است طرف مقابل در

بصالحی بیند از کارزیت به دیگری نرسد. یعنی جمله P_0 چندین بار P_1 را بندد و P_1 بندد بین چندین بار P_0 را

بندد چقدر راسا به امکان اتفاق افتادن این غیر صیر است

اما اینکه نوبت را به دیگری بچیم اگر ما طلب بندد هیچ اتفاقی نخواهد افتاد. یعنی نوبت بندد به طرف من می رسد و من بندد چون

منی که الان turn را دارم اول turn را به من می بندد

مجموعه ای تا صیرگی تا صیر است و تا صیر تا صیر که دارد اینست که صیر بندد نوبت می تواند من را بخت بندد

تعمیر به 0 فرایند؟

همین راه حل را می توانیم به 0 فرایند تعمیم داد البته با فرضی کمی است. اینکه این را با اینم خوب است و گمان

خودمان که خواصم بندد پیدا دریم کند است

در عمل دو حالت داریم P_0 یعنی خواصم دارم تا صیرگی می کنم

یعنی خواصم دارم

Subject:

Year. Month. Date. ()

idle

ایده در این حالت رانندگی نمی کند ← می خواهد وارد شود

want-in

می خواهد وارد شود و در نوبت می ایستد

in-CS

در نوبت می ایستد

```
enum state {idle, want-in, in-CS}
```

```
state flag[n];
```

```
int turn;
```

```
enter-critical-section:
```

```
do { flag[i] = want-in;
```

```
  j = turn;
```

```
  while (j == i) {
```

```
    if (flag[j] != idle) j = turn;
```

```
    else j = (j + 1) % n;
```

```
  }
```

```
  flag[i] = in-CS;
```

```
  j = i;
```

← (با این روش) می توانیم به نوبت به نوبت به داخل بخش بحرانی برویم

→ `while (j < n && (j == i || flag[i] != in-CS)) j++;`

← `while (j == n && (turn == i || flag[turn] == idle)) break;`

```
turn = i;
```

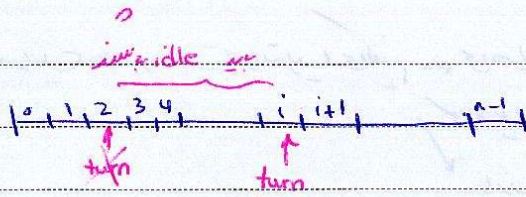
در این حالت turn را به صورتی می چرخانیم که هر کسی که می خواهد وارد شود بتواند وارد شود

در آخرین حالت اگر کسی می خواهد وارد شود یعنی در نوبت می ایستد

نوبت می ایستد

Subject:

Year. Month. Date. ()



تا صد هم چی کار می کند؟

چون می کند دومین دور را از turn تا خروجش نه

همه به idl می رسند اگر اینطور باشد می گوید حق

با حق است اگر idl نباشند در این حالت که رفتاری است و دانند می مانند تا همرا idl نباشند می نماند حق

خودش است اگر این حالت اتفاق افتاد flag خودش را به in - cs تغییر می دهد

اما چیزی این را حل می کند به اصل کاطلی نیست در این مسکات را در صد شرح حل می کنیم

mutual exclusion:

$$j = (turn + 1) \% n;$$

$$\text{while} (\text{flag}[j] = \text{idle}) \quad j = (j + 1) \% n;$$

$$\text{turn} = j;$$

$$\text{flag}[i] = \text{idle}$$

همه را چک می کنیم ببینیم کی هست نه idl نیست (اولی که می بینیم) (نمی بینیم) idl نیست می است

turn را به اولی می بچیم اگر در این حالت خرابی وجود ندارد که idl نیست turn خودم برای این

چون به این کار می کند صد است n نوبت طول می کشد تا نوبت به من برسد

تا آخر جای که آخری کند به برای ای را که صد قابل

بسط این تقارن وجود دارد و صد است n نوبت

واقع است هر طریقی هم هست چون اول افراد idl را دست می دهد

Subject:

Year. Month. Date. ()

جلسه پانزدهم 8.14

Pedram @ aut.ac.ir

ارسال ترمین حساب

واحد حلیمه جلی ریگی به 05 تلاش

الگوریتم برای baker's algorithm و در عمل استفاده می شود و فقط نکته ای است که
 هر کس که می خواهد وارد ناحیه بحرانی شود باید در حین (نوبت) خود و بر اساس آن شماره ای را انتخاب کند که
 بقیه دارند و به بحرانی شوند

boolean choosing[n];

int number[n];

در این صورت که می خواهیم در این حالت که می بینیم

enter critical section :

choosing[i] = True;

شماره ای جدید در این number تعیین هستیم

number[i] = max(number[0], ..., number[n-1]) + 1;

خوبه که در این

choosing = False;

که max را می گیریم و در این حالت که می بینیم

for (j = 0; j < n; j++)

در این حالت که می بینیم

while (choosing[j])

در این حالت که می بینیم

صبر می کند آن که می باشد

while (number[j] != 0 && (number[j] < number[i] + 1));

در این حالت که می بینیم

در این حالت که می بینیم

exit critical section :

number[i] = 0;

Subject :

Year . Month . Date . ()

موضوعہ نمبر لیری ، بروکلر طرہی نیست سے پیرسین بتداری max بلوریہ محتاج تیان ماسین ان طرہی ہی اسرڈ پین
در وسط فارمی تیان قتح شود ے پتقین خاطر هم را پیر به حساب آورد حتی لیری کہ در حال نمبره لیری است چیل عمل
دست قبل ازین باشد و وسط فارم قتح شده

همچنین ارضان نمبره و حتی حسابی وجود دارد ے این طرہی اندر در و تا نمبره حسابی بود به نمبره فرزند
برای سلسلین حالت بتداری نمان لیری ے اول نمبره جا چل ہی شود اگر حسابی بود نمبره فرزند چل ہی شود

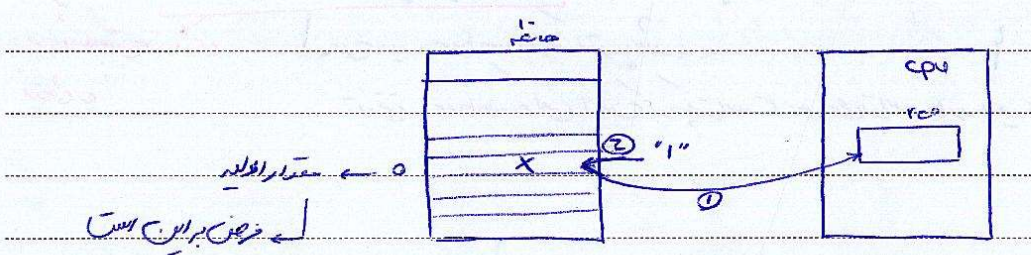
number حیات زنی بالای روده overflow بجز وقتی overflow تاری کار
کنیم ؟ حل ان بیگاری نیست ے رجار بتداری ہی شویم

این راه حل تحت شرایطی کار کند ے اگر ضمن حاکی وجود داشته باشد به هیچ لیس حاو طلب در در نا صیه بحرانی نیست
در این صورت number حاو صری شود یعنی زمانی کار کند کہ این حاو را تم در وقت بت نمانند و از این زمان حا این وسط
مانند در کل هم این طوری یعنی دائم در حال رقابت نیستند

رواه حل بسیار بسیار

تمام حال در مورد دستور العمل حاکی ماسین فرقی لایر لیم (بسیار بسیار اند) اما الان در تقری لیری کہ بتداری
دستور العمل مجیده دارد (دستور العمل حاکی غیر بسیار)

Test-and-Set $ts1$ $ts2$ $ts3$ $ts4$ $ts5$ $ts6$ $ts7$ $ts8$ $ts9$ $ts10$ $ts11$ $ts12$ $ts13$ $ts14$ $ts15$ $ts16$ $ts17$ $ts18$ $ts19$ $ts20$
test-and-set-logical



- 1) محتویات حافظه به reg
 - 2) به غیر صفر صفر بخورد ! set ی کند
- اگر دستم لیری هم cpu این دستور العمل را دارد و راه حل بسیار بسیار ہی شود

Subject :

Year . Month . Date . ()

enter-critical-section

بخش assembly :

tsl reg2, flag

cmp reg2, #0

jnz enter-critical-section

ret

exit-critical-section

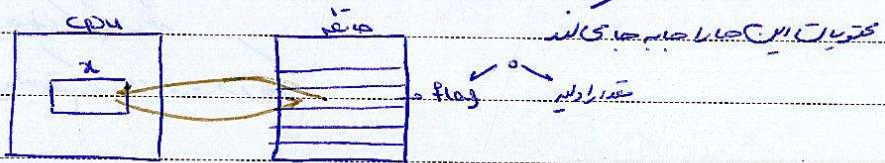
move flag, #0

ret

هر زمانیکه وارد ناحیه بحرانی می شود flag برابر یک می کند تا اگر کسی وارد آن ناحیه بحرانی استفاده نمی کند
 پس اگر زمانی که کسی وارد ناحیه بحرانی شود آن کسی که قبلاً وارد شده می تواند وارد شود در ضمن همیشه
 در آنجا می تواند tsf ای را رهنمون
 در tsf و همچنین در وسط کار قطع می شود چون یک دستور العمل واحد است.

← توضیح در مورد CPU ریاست بود Intel این را ندارد و چیزی سیستم این دارد

swap →



enter :

mov regx, 1

swap reg2, flag

cmp reg2, #0

jnz enter

ret

exit :

mov flag, #0

ret

رای هر صبح می توانیم ناحیه بحرانی نیازی به تعیین کنیم پس جلین چهار flag نیازی نیست به سیستم

Subject:

Year . Month . Date . ()

این راه حل انحصار متقابل را تأیید می کند. تفهیم شده یعنی توانند خراب کنند

مسئله این راه حل چیست؟

شرط محدودیت زمانی را تفهیم می کند اما شرط سوم را دارد (گویی که در وظیف نیست، در حالت داده نمی شود)
محدودیت زمانی تفهیم می شود.

به ترتیب به طور کامل تعدادی گرفته می شود یعنی اگر 5 تا فرایند داریم یکی گرفت و 4 تا خود اختصاص می بین
4 تا تعدادی است. احتمال غیر صفر دارد که یکی اصله نوبت بچسبند

این راه حل ضمن سلامتی به صحیح نیست

به دنبال راه حل صحیح بودیم، دنبال چیزی بودیم که تحت شرایط حاضر باشد

این راه حل تحت چه شرایطی کار می کند؟ اگر به طور صریح بماند یعنی درسته باشیم هیچ کس در وظیف نباشد کاری کند و
اگر همیشه زمانیدها در وقت باشند این راه حل کار می کند و در واقعیت این است که زمان هایی وجود دارد که
هیچ کس در وظیف نباشد

اگر در زمان صبر بخرای کند یعنی بین صبر است و برای تمام این راه حل ها ممکن است اتفاق بیفتد

به عین ناصیه بخرای باید خیلی کوچک باشد

این راه حل است و ما به دنبال راه حل نیستیم که برای همه موارد کار کند

این راه حل زمانی رویت کار می کند که به دائم در حال وقت است می باشد
که ناصیه بخرای کوچک باشد

نکته مشترک تمام راه حل های ارائه شده:

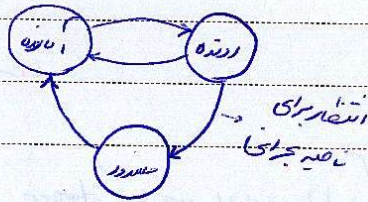
از انتظار مستحقی (busy waiting) استفاده می کنند

به برای انتظار از صفر استفاده می کنند و زمان پردازنده می چسبند یعنی اگر در هیچ کاری هستیم انجام
می شود که راه حل های ارائه شده به فرایندها اجازه بروی دهند

Subject :

Year . Month . Date . ()

حی خواصیم راه حل ارائه کنیم که انتقاد مسئولین را بشنود و از صلت حسود و استغفاله می کنیم



کجای به حی خواصه منتظر نا صیه برای

با اینکه به حالت حسود و برود

انتقاد برای نا صیه برای و اصل

در خواصه برای سر صلیق در نظر بگیریم

مشغول میماند و وقت عزمان یک ابزار بسیار بهینگی است

ما خود (Semaphor برهمنی) که به اختیار این جمله صفت که اندکی می کنیم چه سوخ باید وارد نا صیه برای شده و سوخ باید
ابزار برای جابجایی ترابینهار در نا صیه برای

یک ساختار ساده است که یک تغییر است
کامپیوت

در حالت حسود ز اینها بنا بر روی که حی خواصه در یک صفت نظری می شوند این صفت Semaphor را هم در این
حالی که در این صفت نظری که با یک ترابین حال می شود

Semaphor که یک مجوز برای وارد شدن به نا صیه برای

که برای جابجایی به کار می بریم

11385	83201664
009 - 847790-4	1-5296517-708

Subject:

Year. Month. Date. ()

جلسه شانزدهم 18 و 19

آیا راه حل‌های ارائه شده از busy waiting استفاده می‌کنند

Semaphore (مفهوم و راجعاً)

انزاری برای هم‌خطی

ساختار یک semaphore یک integer و یک صفت دارد. (از فرآیندها)

عملیاتی که روی این ساختار داده حسیت را حس می‌دهد و به کمک آن

عملیات روی Semaphore

مقدار عددی اولیه و مقدار integer را به یک set لینک می‌کنیم و در هر بار که فرآیند می‌خواهد

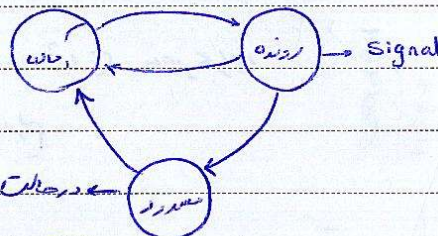
عملیات حسیت روی Semaphore ← wait

signal ✓

(دسته)

wait ← یک واحد از integer کم می‌کنند و تا زمانی که مقدار صفتی باشد یعنی در صفت قرار می‌گیرند و می‌توانند در صفت قرار می‌گیرند و در صفت قرار می‌گیرند و در صفت قرار می‌گیرند

Signal ← یک واحد اضافه می‌کنند و چک می‌کنند که صفت نباشد و اگر صفت نباشد یعنی از فرآیندهای حسیت در صفت قرار می‌گیرند و اگر در صفت است



در حالت signal یعنی از فرآیندهای حسیت
این حالت به حالت حسیت می‌تواند برود برای
چونکلی که signal را اجرا کرده اتفاقی می‌افتد

Subject:

Year. Month. Date. ()

```
struct Semaphore {
```

```
    int Count;
```

```
    queueType queue;
```

```
}
```

```
void wait (Semaphore S)
```

```
{ S.Count --;
```

```
  if (S.Count < 0) {
```

=>

blocked می ماند

```
    place this process in S.queue;
```

```
    block this process;
```

```
  }
```

```
}
```

```
void signal (Semaphore S)
```

```
{ S.Count ++;
```

```
  if (S.Count <= 0) {
```

```
    remove a process P from S.queue;
```

```
    place Process P on ready list;
```

```
  }
```

```
}
```

Binary Semaphore

نوع دیگری از semaphore ← binary sema. به جای integer یک bool استفاده می کنند و در دسترس

کار همین است

اصولاً جا می نریزید. عملیات wait, signal اینها هستند یعنی نمی شود تقاضای کرد (مثل Test & Set) باید بیدار می شود و می شود بخوابد. اگر wait می کنیم باید طریقی wait می شود و بیدار می شود. پیاده سازی همین چیزی را جهت نسبت در آینده بگویم نمی توانیم بیدار

Subject:

Year. Month. Date. ()

در این مسئله از semaphore داریم برای این است

حل مسئله ناصیه برای (برای افزایش) busy waiting

/* program mutual exclusion */

const int n = /* number of processes */

Semaphore S = 1; *مقدار اولیه 1 داریم و یکای آن کاربرد آن در دردی خواهد بود*

void P(int i)

{ while (True) {

wait (S);

critical_section(i);

signal (S);

non_critical_section (i);

}

void main ()

{ parbegin (P(1), P(2), ..., P(n))

}

این رابطه ساده هم کار می کند هم busy waiting نیست

← قدر و طول عدد یعنی (S count) نشان می دهد چقدر فرآیند در صحت داریم

1. انتظار خود دارد و در صحت می نماند چرا نسبت دهی کنیم

2. صحت چهار برابر 1 بود و یک فرآیند می تواند وارد شود و اگر 2 یا 3 داریم 2 تا فرآیند وارد می شوند

3. کسی که وارد طلب نمی کند که در صحت تمام می بیند پس اصل شرکت داده می شوند

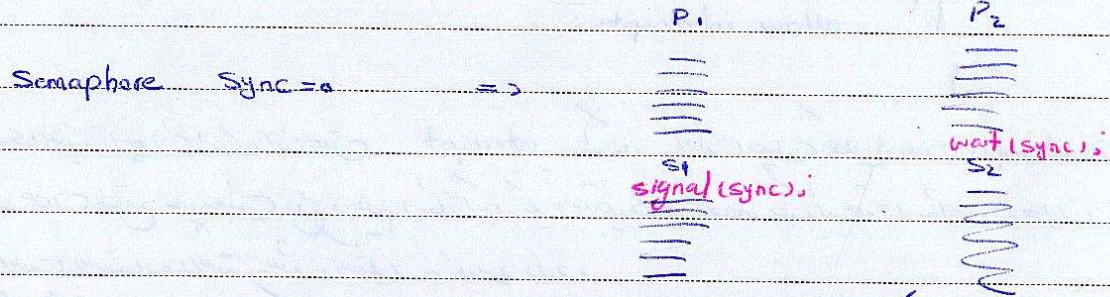
Subject:

Year. Month. Date. ()

باید صبر کرد تا این شرط اکتیو شود $wait$ و $signal$ خیلی سخت است و یک بیرون این شرط صبر کردن را در نظر دارد
 نمی‌اندازد مثلاً $wait$ را می‌تواند 1 در برده $wait$ را می‌تواند در وقت انتظار صبر کند تا اینکه یک $signal$ بیاید و آن هم دارد تا صبر
 بکرای می‌شود

باید استیج این ابزار می‌توانیم کاربردهای دیگری نیز داشته باشیم
 دو در این P_1 و P_2 را می‌توانیم در دسترهایمان قرار بدهیم هر دو می‌توانند انجام کار کنند
 سیستم طوری است که اگر یکی زودتر از دیگری شروع کرد (یعنی که اگر چیزی را تولید کند که S_1 باید از آن استفاده کند)
 S_1 زودتر از S_2 اجرا شود و حل

معمولاً قابل تعیین نیست که زودتر ← با تغییر $semaphore$ می‌توانیم کار را انجام دهیم



تبل و S_2 $wait$ می‌کنیم و S_1 را می‌توانیم بگیریم و چون S_2 $block$ می‌شود و وقتی S_1 انجام بشود S_2 را آزاد
 می‌کند و هم S_1 زودتر بشود اجرای شروع و S_2 $wait$ می‌کند و چون S_1 $wait$ می‌کنیم و S_2 $block$ می‌شود و وقتی S_1 انجام
 می‌شود

با $wait$ می‌توانیم

دو راه حل وجود دارد:
 1. **مراحل اول:** چیزی که اینها را قطع می‌کند و وقتی که می‌توانیم پس از آن وقت که ما از کار می‌توانیم بگیریم باید قطع می‌شود
 2. البته باید برای از کار انداختن و قطع کردن $System$ made

```

void wait (semaphore s)
{
  inhibit interrupts;
  s.count--;
  if (s.count <= 0) {
    place this
    block this --- , allow interrupts
  }
  else
    allow interrupts;
}

```

PAPCO

۳۳

Subject:

Year. Month. Date. ()

← کی دہانہ میں کاروبار انجام دینے کے لیے کسی کاروبار کو user mode سے تیار کرنا پڑتا ہے۔
 OS انجام دینے کے لیے کسی کاروبار کو تیار کرنے کے لیے کسی کاروبار کو تیار کرنے کے لیے

```

void Signal (semaphore s)
{
  inhibit interrupts;
  s.count ++;
  if (s.count <= 0) {
    remove a ... ;
    place ... ;
    allow interrupts;
  }
}
  
```

← یہ عمل جو کسی سیگنل کو تیار کرنے کے لیے ضروری ہے اسے interrupt طریقہ سے تیار کرنے کے لیے ضروری ہے۔
 یہ عمل تیار کرنے کے لیے ضروری ہے کہ کسی کاروبار کو تیار کرنے کے لیے ضروری ہے کہ کسی کاروبار کو تیار کرنے کے لیے ضروری ہے۔
 یہ عمل تیار کرنے کے لیے ضروری ہے کہ کسی کاروبار کو تیار کرنے کے لیے ضروری ہے کہ کسی کاروبار کو تیار کرنے کے لیے ضروری ہے۔

یہ عمل تیار کرنے کے لیے ضروری ہے کہ کسی کاروبار کو تیار کرنے کے لیے ضروری ہے کہ کسی کاروبار کو تیار کرنے کے لیے ضروری ہے۔

```

void wait (semaphore s)
{
  while (!testset (s.flag));
  s.count --;
  if (s.count < 0) {
    place ... ;
    block ... ;
    set s.flag to zero;
  }
  else set s.flag to zero;
}
  
```

Subject:

Year . Month . Date . ()

```

void Signal s flag
{
while (!testset (s.flag));
s.count ++;
if (s.count <= 0) {
remove ...
place ...
}
s.flag = 0;
}

```

← signal(s), wait(s) نیزه برای تعیین داریم حتی ایشم اول test & set کند نه پسند می تواند flag یا بدست می آید در این

test & set (flag)
wait (s)
set flag to 0

test & set (flag)
signal (s)
set flag to 0

test & set ← بخش داریم در flag را بدست داریم

این حدیث است intercept کار نداریم این بخش ای بودیم بنامی که ای بودیم بدست می داریم
این جا هم می داریم چون داریم wait signal می کنیم چون می توانی flag بدست آوری پس
می توانی wait signal ای صاف می توانی با آن با بگذرد هم بدست چون می تواند flag را بدست
می تواند wait signal کند

ظا هر وقت این است که داریم بعضی عرض می کنیم روشی جدیدی برای ما می توانی که اول بدست
در ما می توانی بدست دقیقاً صفتی خود می کشد و می در این جا دقیقاً می داریم چه قدر خود می کشد