

بناام خدا

دستور کار

آزمایشگاه

تملیل مدارهای الکترونیکی

تهیه کننده : علی محمدپور

با همکاری دانشجو جاوید عرفی

فهرست

8...1 **تغذیه DC ترانزیستور BJT**

16...9 **تغذیه DC ترانزیستور FET**

29...17 **تقویت کننده های BJT**

37...30 **تقویت کننده های FET**

57...38 **تقویت کننده های قدرت**

92...58 **منابع تغذیه**

103...93 **فیدبک**

اساتید و دانشجویان محترم با سلام و آرزوی توفیق دستور کاری را که مشاهده می فرمایید اولین دوره ای است که اجرا می گردد. ممکن است اشتباهاتی در آن مشاهده گردد. خواهشمند است جهت اصلاح آن اینجانب را یاری نموده و نظرات و پیشنهادات خود را به آدرس دانشکده میرزا کوچک صومعه سرا ارسال فرمایید تا در اصلاح این جزوه اینجانب را یاری فرمایید. با تشکر

✦ تغذیه یا بایاسینگ ترانزیستورهای دو قطبی (BJT):

برای آن که یک ترانزیستور درست عمل کند و در سیگنال ورودی اعوجاج به وجود نیآورد باید به طور صحیح تغذیه شود. تغذیه ناکافی و تغذیه بیش از حد ممکن است در سیگنال خروجی اعوجاج به وجود آورد.

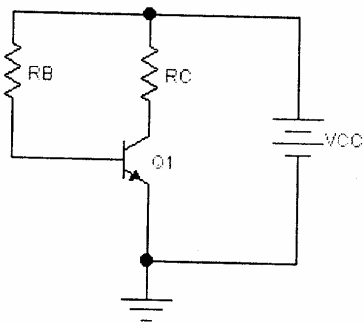
✦ انواع تغذیه یا بایاسینگ ترانزیستورهای BJT:

بایاسینگ به سه روش صورت می‌گیرد:

- (۱) بایاس ثابت
- (۲) بایاس اتوماتیک
- (۳) بایاس سرخود

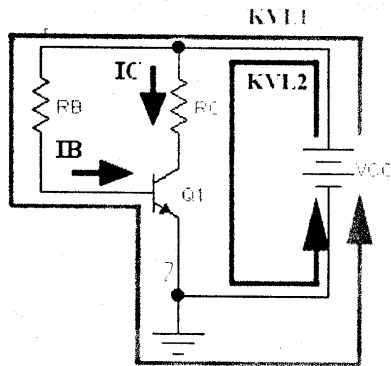
✦ ۱: بایاس ثابت

شکل (۱-۱) بایاس ثابت را نشان می‌دهد



شکل (۱-۱)

شکل (۲-۱) مسیر KVL ورودی و خروجی را نشان می دهد.



شکل (۲-۱)

برای محاسبه نقطه کار از معادلات ورودی و خروجی استفاده می کنیم.

KVL1 :

$$-V_{CC} + R_B \times I_B + V_{BE} = 0 \Rightarrow$$

$$I_B = \frac{V_{CC} - V_{BE}}{R_B}$$

معادله ۱-۱

$$I_C = \beta \times I_B$$

معادله ۲-۱

KVL2 :

$$-V_{CC} + R_C \times I_C + V_{CE} = 0 \Rightarrow$$

$$V_{CE} = V_{CC} - R_C \times I_C$$

معادله ۳-۱

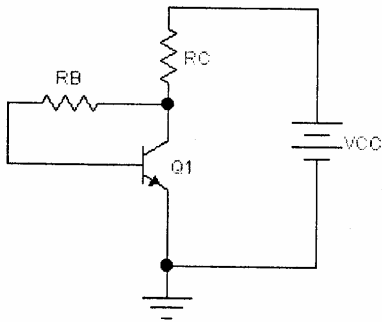
در این تغذیه VCC و VBE ثابت می باشند و تنها عامل تعیین کننده جریان بیس مقدار مقاومت RB است.

↓ **عیب بایاس ثابت :**

جریان کلکتور به β و حرارت وابسته است و با تغییر جریان کلکتور تغییر می کند.

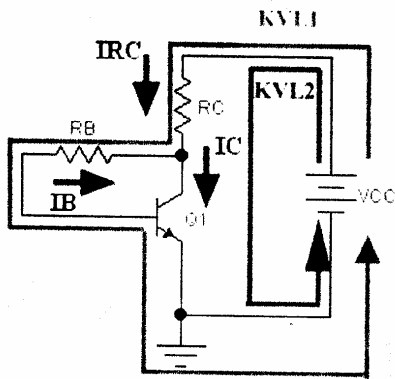
۲: بایاس اتوماتیک (کلکتور بیس)

در بایاس ثابت چون نقطه کار به حرارت ترانزیستور وابسته است و با تغییر حرارت نقطه کار جا به جا می شود. لذا برای آن که مدار را به گونه ای اصلاح کنیم که در برابر تغییرات حرارت از ثبات بیشتری برخوردار باشد به جای آن از بایاس اتوماتیک استفاده می کنیم.
 شکل (۳-۱) بایاس اتوماتیک را نشان می دهد.



شکل (۳-۱)

شکل (۴-۱) مسیر KVL ورودی و خروجی را نشان می دهد.



شکل (۴-۱)

برای محاسبه نقطه کار از دو معادله ورودی و خروجی استفاده می کنیم.

KVL1:

$$-V_{CC} + (I_B + I_C) \times R_C + I_B \times R_B + V_{BE} = 0 \Rightarrow$$

$$-V_{CC} + I_B(1 + \beta) \times R_C + I_B R_B + V_{BE} = 0 \Rightarrow$$

$$I_B = \frac{V_{CC} - V_{BE}}{(1 + \beta) \times R_C + R_B}$$

معادله ۴-۱

$$I_C = \beta \times I_B$$

معادله ۵-۱

KVL2:

$$-V_{CC} + (I_B + I_C) \times R_C + V_{CE} = 0 \Rightarrow$$

$$V_{CE} = V_{CC} - I_B \times (1 + \beta) \times R_C$$

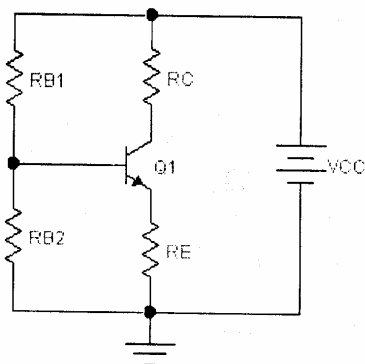
معادله ۶-۱

↔ عیب بایاس اتوماتیک:

اشکال این بایاس وابسته بودن I_B بر V_{CE} است هر گونه تغییرات جزئی V_{CE} اثر نامطلوبی بر عملکرد مدار می گذارد برای رفع عیب مذکور از بایاس سرخود استفاده می شود.

↓ ۳: بایاس سرخود [مستقل از β]

در این بایاسینگ نقطه کار کاملاً از β و حرارت مستقل بوده و ثبات بهتری نسبت به دو تغذیه قبلی دارد. شکل (۵-۱) بایاس سرخود را نشان می‌دهد.



شکل (۵-۱)

در بایاس سرخود دو روش برای بدست آوردن نقطه کار وجود دارد:

(۱) روش تقریبی

(۲) روش دقیق

↓ ۱: روش تقریبی

هر گاه $\beta R_i \gg R_{B2}$ باشد می‌توان طبقه ورودی را بی‌اثر دانست و نقطه کار را از طریق تقریب زیر بدست آورد. شکل (۶-۱) مسیر KVL ورودی و خروجی را نشان می‌دهد.

شکل (۶-۱)

$$V_B = \frac{V_{CC} \times R_{B2}}{R_{B1} + R_{B2}}$$

معادله ۷-۱

$$V_E = V_B - V_{BE}$$

معادله ۸-۱

$$I_E = I_C = \frac{V_E}{R_E}$$

معادله ۹-۱

KV1:

$$-V_{CC} + I_C \times (R_C + R_E) + V_{CE} = 0 \Rightarrow$$
$$V_{CE} \cong V_{CC} - I_C \times (R_C + R_E)$$

معادله ۱-۱۰

↓ روش دقیق

هر گاه $\beta R_i \gg R_{B2}$ نباشد از روش دقیق برای محاسبه نقطه کار استفاده می‌نماییم. مراحل زیر جهت بدست آمدن نقطه کار دقیق استفاده می‌شود.

۱: ابتدا مدار معادل تونن را بدست می‌آوریم.

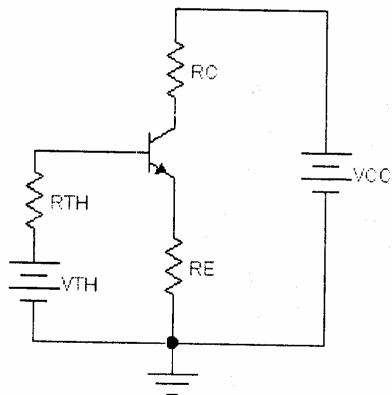
$$R_{th} = R_{B1} \parallel R_{B2}$$

معادله ۱-۱۱

$$V_{th} = \frac{V_{CC} \times R_{B2}}{R_{B1} + R_{B2}}$$

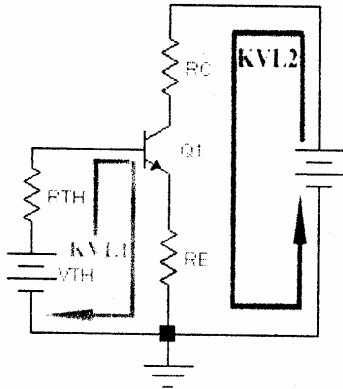
معادله ۱-۱۲

۲: سپس مدار معادل تونن را در ورودی طبق شکل (۷-۱) طبق شکل رسم می‌کنیم و معادله ورودی را تشکیل می‌دهیم.



شکل (۷-۱)

شکل (۸-۱) مسیر KVL ورودی و خروجی را نشان می دهد.



شکل (۸-۱)

KVL1:

$$-V_{th} + I_B \times R_{th} + V_{BE} + I_B \times (1 + \beta) \times R_E = 0 \Rightarrow$$

$$I_B = \frac{V_{th} - V_{BE}}{R_{th} + (1 + \beta) \times R_E}$$

معادله ۱۳-۱

$$I_C = \beta \times I_B$$

معادله ۱۴-۱

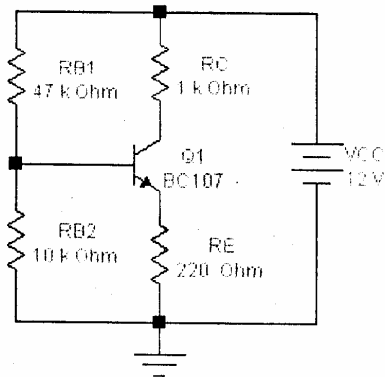
KVL2:

$$-V_{CC} + I_C \times (R_C + R_E) + V_{CE} = 0 \Rightarrow$$

$$V_{CE} \cong V_{CC} - I_C \times (R_C + R_E)$$

معادله ۱۵-۱

۱: مدار مقابل را ببندید.



۲: مقادیر نقطه کار را به دو روش دقیق و تقریب بدست آورید؟

۳: ولتاژ DC نقاط بیس، کلکتور و امیتر را اندازه گیری نمایید؟

۴: مقادیر اندازه گیری شده را با مقدار تئوری مرحله ۲ مقایسه نمایید اگر اختلاف دارد علت اختلاف چیست؟

۵: جریان های DC I_B ، I_C و I_E را اندازه گیری نمایید و با مقدار تئوری مرحله ۲ مقایسه نمایید اگر اختلاف دارد علت اختلاف چیست؟

۶: هر یک از مقاومت های R_B1 ، R_B2 ، R_C و R_E را تغییر دهید و اثر آن را بر نقطه کار I_C و V_{CE} را بررسی نمایید؟

۷: ترانزیستور را تعویض و از یک ترانزیستور با β دیگر استفاده نمایید سپس مراحل ۲ تا ۵ را تکرار کنید آیا در مقادیر قبلی تغییری ایجاد شده است؟

۸: چرا به این تغذیه مستقل از β گویند؟

✦ تغذیه DC ترانزیستورهای FET:

ترانزیستورهای FET نوعی دیگر از ترانزیستورها هستند که به دلیل برتری در بعضی از مشخصات کاربرد فراوانی دارند برتری FET نسبت به BJT عبارت است از:

- ۱: ثبات حرارتی بالا
- ۲: پاسخ فرکانسی خوب
- ۳: نویزپذیری کمتر
- ۴: راندمان بالاتر

✦ انواع تغذیه یا بایاسینگ ترانزیستورهای FET:

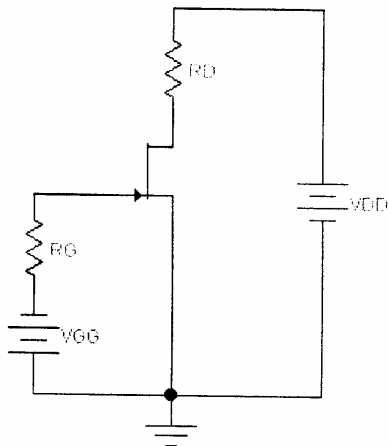
ترانزیستورهای FET نیز همانند ترانزیستورهای BJT تغذیه می شوند انواع تغذیه FET را بررسی می نماییم.

بایاسینگ FET ها به سه روش صورت می گیرد:

- (۱) بایاس ثابت
- (۲) بایاس خود تغذیه
- (۳) بایاس مقسم ولتاژ

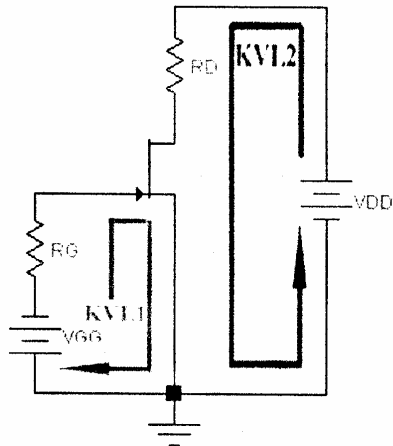
✦ ! بایاس ثابت

شکل (۹-۱) مدار بایاس ثابت را نشان می دهد.



شکل (۹-۱)

شکل (۱۰-۱) مسیر KVL ورودی و خروجی را نشان می دهد.



شکل (۱۰-۱)

برای بدست آوردن نقطه کار از معادله ورودی (۱۶-۱) استفاده می نمایم. و مقادیر ID و VGS را به دست می آوریم.
KVL1:

$$VGG + I_G \times R_G + VGS = 0 \Rightarrow$$

به علت این که مقاومت ورودی FET ها زیاد است جریان عبوری از مقاومت R_G برابر با صفر در نظر گرفته می شود.

$$I_F \Rightarrow I_G = 0 \Rightarrow VGS = -VGG$$

معادله ۱۶-۱

$$ID = IDSS \left(1 - \frac{VGS}{VP} \right)^2$$

معادله ۱۷-۱

KVL2:

$$-VDD + ID \times RD + VDS = 0 \Rightarrow$$

$$VDS = VDD - ID \times RD$$

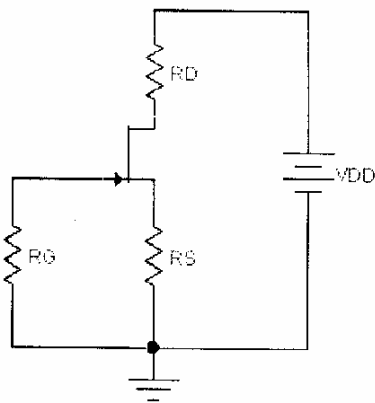
معادله ۱۸-۱

❖ عیب بایاس ثابت:

این بایاس به خاطر داشتن دو منبع تغذیه چندان مناسب نیست به همین خاطر از بایاس نوع دوم یعنی بایاس خود تغذیه استفاده می شود.

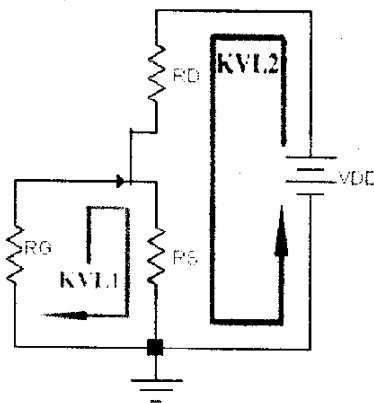
✦ ۲: بایاس خود تغذیه

این بایاس به خاطر این که از یک منبع تغذیه استفاده می شود مناسب تر از بایاس ثابت است. شکل (۱۱-۱) مدار بایاس خود تغذیه را نشان می دهد.



شکل (۱۱-۱)

شکل (۱۲-۱) مسیر KVL ورودی و خروجی را نشان می دهد.



شکل (۱۲-۱)

برای بدست آوردن نقطه کار از معادله ورودی (۱۹-۱) استفاده می نمایم. و مقادیر I_D و V_{GS} را به دست می آوریم.
KVL1:

$$I_G \times R_G + V_{GS} + I_D \times R_S = 0 \Rightarrow$$

به علت این که مقاومت ورودی FET ها زیاد است جریان عبوری از مقاومت R_G برابر با صفر در نظر گرفته می شود.

$$V_{GS} = -I_D \times R_S$$

معادله ۱-۱۹

$$I_D = I_{DSS} \left(1 - \frac{V_{GS}}{V_P} \right)^2$$

معادله ۱-۲۰

KVL2 :

$$-V_{DD} + I_D \times R_D + V_{DS} + I_D \times R_S = 0 \Rightarrow$$

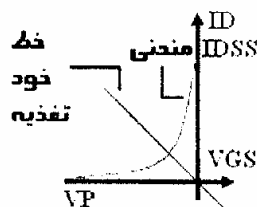
$$V_{DS} = V_{DD} - I_D \times (R_D + R_S)$$

معادله ۱-۲۱

برای بدست آوردن نقطه کار در بایاس سرخود دو روش وجود دارد:

۱: روش ترسیمی

ابتدا منحنی مشخصه انتقالی را طبق شکل (۱۳-۱) رسم می کنیم.



شکل (۱۳-۱)

برای رسم در معادله جریان $I_D = I_{DSS} \times \left(1 - \frac{V_{GS}}{V_P} \right)^2$ چند مقدار دلخواه به I_D و V_{GS} داده نقاط متناظر را بدست

می آوریم سپس در دستگاه مختصات رسم می نمایم تا معادله مقابل برای JFET کانال N حاصل شود.

بعد از رسم منحنی مشخصه انتقال با توجه رابطه $V_{GS} = -I_D R_S$ خود تغذیه را رسم می کنیم بدین صورت که به جای

I_D چند عدد قرار می دهیم و مقدار V_{GS} متناظر را بدست می آوریم. آن گاه خط خود تغذیه را نیز رسم می کنیم، محل

تقاطع خط خود تغذیه و منحنی نقطه کار است.

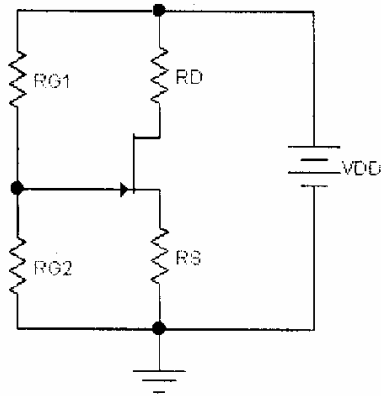
۲: روش ریاضی

در این روش برای ترسیم نقطه کار به جای V_{GS} در معادله جریان $I_D = I_{DSS} \times \left(1 - \frac{V_{GS}}{V_P} \right)^2$ مقدار آن را یعنی

$V_{GS} = -I_D R_S$ را قرار داده و معادله به درجه دوم تبدیل می گردد پس از حل معادله درجه ۲ و بدست آوردن ریشه های آن یکی از ریشه ها که منطقی است جریان نقطه کار است.

۳. بایاس مقسم ولتاژ

شکل (۱۴-۱) مدار بایاس مقسم ولتاژ را نشان می دهد.



شکل (۱۴-۱)

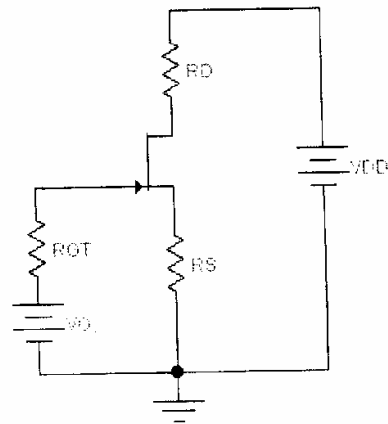
برای بدست آوردن نقطه کار ابتدا باید مدار معادل تونن شکل (۱۴-۱) را بدست می آوریم مدار معادل تونن شکل (۱۴-۱) را در شکل (۱۵-۱) مشاهده می نماید.

$$R_{gt} = R_{G1} \parallel R_{G2}$$

$$V_G = \frac{V_{DD} \times R_{G2}}{R_{G1} + R_{G2}}$$

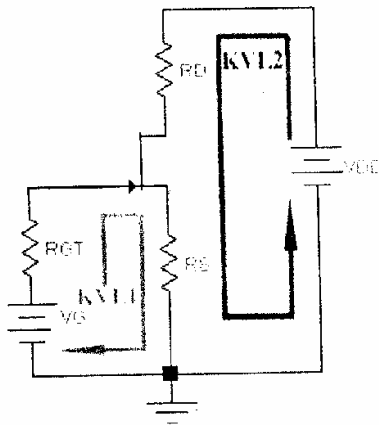
معادله ۲۲-۱

معادله ۲۳-۱



شکل (۱۵-۱)

شکل (۱۶-۱) مسیر KVL ورودی و خروجی را نشان می دهد.



شکل (۱۶-۱)

برای بدست آوردن نقطه کار از معادله ورودی (۲۴-۱) استفاده می نمایم. و مقادیر ID و VGS را به دست می آوریم.

KVL1:

$$-V_G + I_G R_G + V_{GS} + I_D R_S = 0$$

به علت این که مقاومت ورودی FET ها زیاد است جریان عبوری از مقاومت R_G برابر با صفر در نظر گرفته می شود.

KVL1:

$$-V_G + I_G \times R_G + V_{GS} + I_D \times R_S = 0 \Rightarrow$$

$$-V_G + V_{GS} + I_D \times R_S = 0 \Rightarrow$$

$$VGS = VG - ID \times RS$$

معادله ۱-۲۴

KVL2:

$$-VDD + ID \times RD + VDS + ID \times RS = 0 \Rightarrow$$

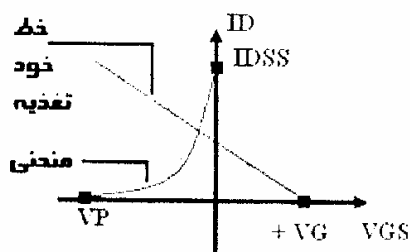
$$VDS = VDD - ID \times (RD + RS)$$

معادله ۱-۲۵

برای بدست آوردن نقطه کار در بایاس مقسم ولتاژ دو روش وجود دارد:

۱: روش ترسیمی

ابتدا منحنی مشخصه انتقالی را طبق شکل (۱۷-۱) رسم می کنیم.



شکل (۱۷-۱)

برای رسم در معادله جریان $ID = IDSS \times \left(1 - \frac{VGS}{VP}\right)^2$ چند مقدار دلخواه به ID و VGS داده نقاط متناظر را بدست

می آوریم سپس در دستگاه مختصات رسم می نمایم تا معادله مقابل برای JEFT کانال N حاصل شود.

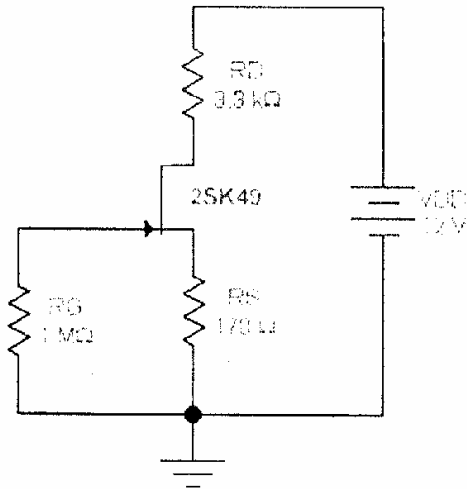
بعد از رسم منحنی مشخصه انتقال با توجه رابطه $VGS = VG - IDRS$ خود تغذیه را رسم می کنیم بدین صورت که به جای ID چند عدد قرار می دهیم و مقدار VGS متناظر را بدست می آوریم. آن گاه خط خود تغذیه را نیز رسم می کنیم، محل تقاطع خط خود تغذیه و منحنی نقطه کار است.

۲: روش ریاضی

در این روش برای ترسیم نقطه کار به جای VGS در معادله جریان $ID = IDSS \times \left(1 - \frac{VGS}{VP}\right)^2$ مقدار آن را یعنی

$VGS = VG - IDRS$ را قرار داده و معادله به درجه دوم تبدیل می گردد پس از حل معادله درجه ۲ و بدست آوردن ریشه های آن یکی از ریشه ها که منطقی است جریان نقطه کار است.

۱: مدار مقابل را ببینید.



۲: با توجه به V_P و $IDSS$ که از طریق شماره ترانزیستور و مراجعه به کاتالوگ بدست می آید مقادیر تئوری ID و V_{DS} را بدست آورید؟

۳: مقدار ID و V_{DS} را اندازه گیری نمایید؟ و با مقدار تئوری مرحله ۲ مقایسه کنید اگر اختلاف دارد علت را بررسی کنید؟

۴: R_S را تغییر اثر آن را بر نقطه کار بررسی نمایید؟

۵: R_D را تغییر اثر آن را بر نقطه کار بررسی نمایید؟

۶: R_G را تغییر اثر آن را بر نقطه کار بررسی نمایید؟ و بگویید نقش R_G در مدار چیست؟

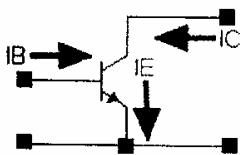
تقویت کننده های BJT

آرایش ترانزیستورهای BJT بر سه نوع است:

- (۱) آرایش امیتر مشترک
- (۲) آرایش بیس مشترک
- (۳) آرایش کلکتور مشترک

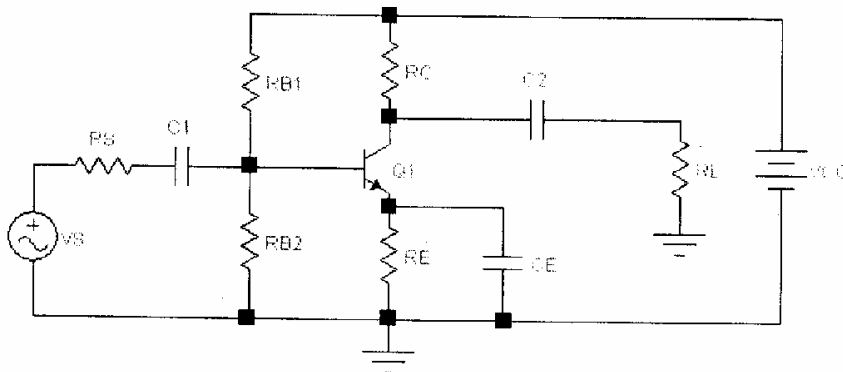
۱: تقویت کننده امیتر مشترک

هرگاه سیگنال ورودی به بیس و پس از تقویت از کلکتور دریافت شود تقویت کننده امیتر مشترک گویند. در این تقویت کننده پایه امیتر بین ورودی و خروجی مشترک است همانند شکل (۱-۲)



شکل (۱-۲)

مداری را که در شکل (۲-۲) مشاهده می نماید تقویت کننده امیتر مشترک بایاس سرخود را نشان می دهد.



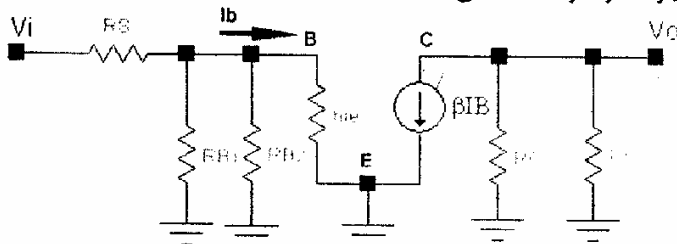
شکل (۲-۲)

تقویت کننده امیتر مشترک به علت داشتن بهره ولتاژ زیاد و جریان بالا کاربرد فراوانی دارد امیدانس ورودی و خروجی آن تقریباً متوسط است به همین خاطر بیشتر در طبقات میانی استفاده می گردد و بین سیگنال ورودی و خروجی آن 180 درجه اختلاف فاز وجود دارد.

مدل AC تقویت کننده امیتر مشترک

برای اینکه بتوانیم بهره ولتاژ، بهره جریان، مقاومت ورودی و مقاومت خروجی را بدست آوریم نیاز به مدل AC تقویت کننده داریم.

در شکل (۳-۲) مدل AC تقویت کننده امیتر مشترک را مشاهده می نمایید.



شکل (۳-۲)

در رسم مدل AC تقویت کننده ها باید به چند نکته توجه کرد:

۱) خازن های بای پس و کوپلاژ اتصال کوتاه هستند.

۲) منبع تغذیه DC زمین می شود.

$$A_V = \frac{V_O}{V_I} \Rightarrow \frac{-\beta I_B \times RC \parallel RL}{I_B \times h_{ie}} \Rightarrow \frac{-\beta RC \parallel RL}{h_{ie}} \Rightarrow \frac{RC \parallel RL}{\frac{h_{ie}}{\beta}}$$

$$A_V = \frac{-RC \parallel RL}{r_e}$$

معادله ۱-۲

$$R_i = RB1 \parallel RB2 \parallel h_{ie}$$

معادله ۲-۲

$$R_O = RC \parallel RL$$

معادله ۳-۲

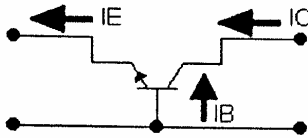
$$A_i = \frac{I_O}{I_i} \Rightarrow \frac{\frac{V_O}{R_L}}{\frac{V_i}{R_i}} \Rightarrow \frac{V_O}{V_i} \times \frac{R_i}{R_L}$$

$$A_i = A_V \times \frac{R_i}{R_L}$$

معادله ۴-۲

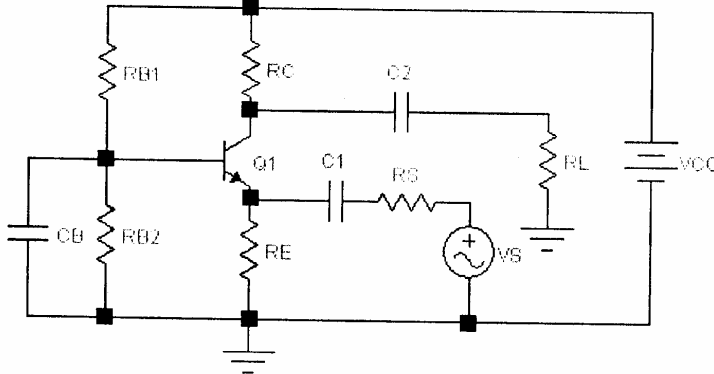
۲ : تقویت کننده بیس مشترک

هرگاه سیگنال ورودی به امیتر و پس از تقویت از کلکتور دریافت شود تقویت کننده بیس مشترک گویند. در این تقویت کننده پایه بیس بین ورودی و خروجی مشترک است همانند شکل (۴-۲)



شکل (۴-۲)

مداری را که در شکل (۵-۲) مشاهده می نماید تقویت کننده بیس مشترک را نشان می دهد.



شکل (۵-۲)

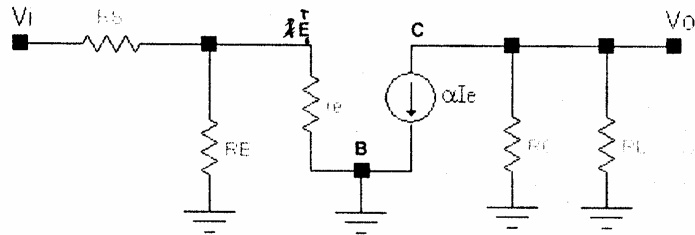
- توجه داشته باشید خازن CB خازن بای پس می باشد.

تقویت کننده بیس مشترک به علت داشتن امیدانس ورودی کم در مواقعی که مقاومت منبع سیگنال خیلی کم باشد مانند میکروفون استفاده می شود.

مدل AC تقویت کننده بیس مشترک

برای اینکه بتوانیم بهره ولتاژ، بهره جریان، مقاومت ورودی و مقاومت خروجی را بدست آوریم نیاز به مدل AC تقویت کننده داریم.

در شکل (۶-۲) مدل AC تقویت کننده بیس مشترک را مشاهده می نمایید.



شکل (۶-۲)

در رسم مدل AC تقویت کننده ها باید به چند نکته توجه کرد:

(۱) خازن های بای پس و کوپلاژ اتصال کوتاه هستند.

(۲) منبع تغذیه DC زمین می شود.

$$AV = \frac{VO}{Vi} \Rightarrow \frac{-\alpha I_e \times RC \parallel RL}{-I_e \times r_e} \Rightarrow \alpha = \frac{IC}{IE} \cong 1 \Rightarrow \alpha \cong 1$$

$$AV = \frac{RC \parallel RL}{r_e}$$

معادله ۵-۲

$$Ri = RE \parallel re \cong re$$

معادله ۶-۲

$$RO = RC \parallel RL$$

معادله ۷-۲

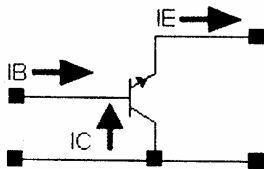
$$Ai = \frac{IO}{Ii} \Rightarrow \frac{RL}{Vi} \times \frac{VO}{Ri}$$

$$Ai = AV \times \frac{Ri}{RL}$$

معادله ۸-۲

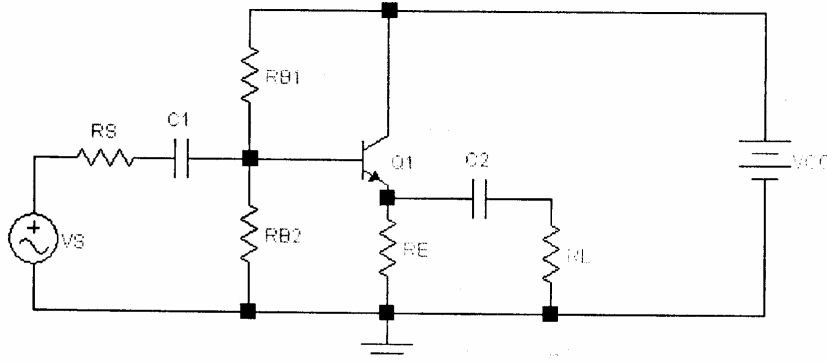
۳ : تقویت کننده کلکتور مشترک

هرگاه سیگنال ورودی به بیس و پس از تقویت از امیتر دریافت شود تقویت کننده کلکتور مشترک گویند. در این تقویت کننده پایه کلکتور بین ورودی و خروجی مشترک است همانند شکل (۷-۲)



شکل (۷-۲)

مداری را که در شکل (۸-۲) مشاهده می نماید تقویت کننده کلکتور مشترک را نشان می دهد.



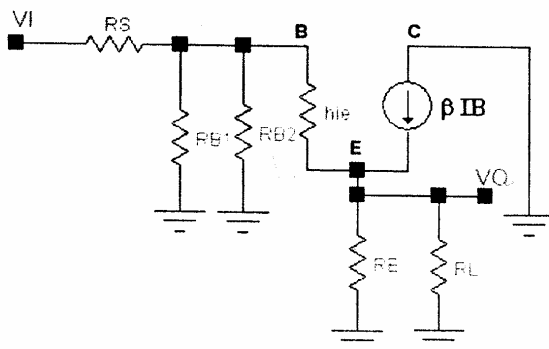
شکل (۸-۲)

تقویت کننده کلکتور مشترک به علت داشتن مقاومت ورودی زیاد و مقاومت خروجی خیلی کم و هم چنین بهره ولتاژ ۱ در تقویت جریان، در رگولاتورها و نیز به عنوان تقویت کننده انتهایی در طبقه صوتی یا تطبیق امپدانس استفاده می گردد.

مدل AC تقویت کننده کلکتور مشترک

برای اینکه بتوانیم بهره ولتاژ، بهره جریان، مقاومت ورودی و مقاومت خروجی را بدست آوریم نیاز به مدل AC تقویت کننده داریم.

در شکل (۹-۲) مدل AC تقویت کننده کلکتور مشترک را مشاهده می نمایید.



شکل (۹-۲)

در رسم مدل AC تقویت کننده ها باید به چند نکته توجه کرد:

- ۱) خازن های بای پاس و کوپلاژ اتصال کوتاه هستند.
- ۲) منبع تغذیه DC زمین می شود.

$$AV = \frac{VO}{Vi} \Rightarrow \frac{ie \times RE \parallel RL}{IB \times (hie + (1 + \beta) \times RE \parallel RL)}$$

$$Ie = (1 + \beta) \times IB$$

$$AV = \frac{RE}{re + RE \parallel RL} \cong 1$$

معادله ۹-۲

$$Ri = RB1 \parallel RB2 \parallel (hie + (1 + \beta) \times RE \parallel RL)$$

معادله ۱۰-۲

$$RO = \frac{RB1 \parallel RB2 + hie}{1 + \beta} \parallel RE$$

معادله ۱۱-۲

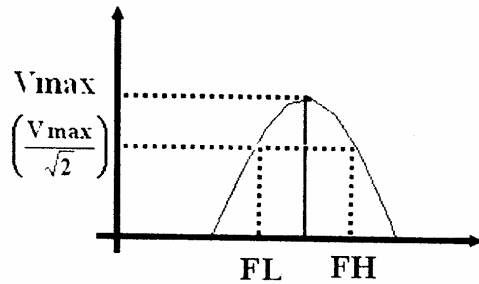
$$Ai = \frac{IO}{Ii} \Rightarrow \frac{VO}{Vi} \Rightarrow \frac{Ri}{RL}$$

$$Ai = AV \times \frac{Ri}{RL}$$

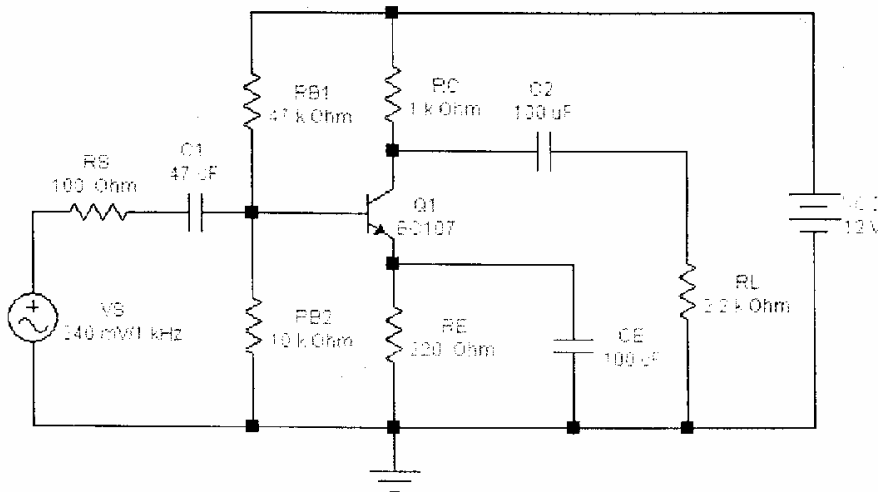
معادله ۱۲-۲

↓ **بدست آوردن پهنای باند عملی تقویت کننده ها**

ابتدا فرکانس ورودی را تغییر تا بیشترین دامنه در خروجی ظاهر شود سپس این دامنه را بر $\sqrt{2}$ تقسیم می کنیم مقدار بدست آمده دو نقطه فرکانس های قطع بالا و پایین هستند حال فرکانس ورودی را در دو جهت کاهش و افزایش داده تا به این دامنه برسیم فرکانس های بدست آمده در این دو نقطه را فرکانس قطع پایین و بالا گویند.



۱: مدار مقابل را ببینید.



۲: مقادیر نقطه کار مدار را محاسبه نمایید؟ (V_{CE} و I_C)

۳: مقادیر نقطه کار مدار را توسط مولتی متر DC اندازه گیری نمایید و با مقدار مرحله ۲ مقایسه نمایید؟ اگر اختلافی وجود دارد علت را بررسی کنید؟

۴: مقادیر R_i ، R_o ، A_v و A_i را به صورت تئوری محاسبه نمایید؟

۵: شکل موج ورودی و خروجی را مشاهده و زیر هم رسم نمایید؟

۶: با توجه به شکل موج های بدست آمده بهره ولتاژ را بدست آورید و با بهره ولتاژ تئوری مرحله ۴ مقایسه کنید؟ اگر اختلافی وجود دارد علت را بررسی کنید؟

۷: شکل موج دو سر V_{RS} را مشاهده و رسم نمایید؟

۸: جریان ورودی مدار را از طریق $I_i = \frac{V_{rs}}{R_S}$ بدست آورید؟

۹: با توجه به رابطه $R_i = \frac{V_i}{I_i}$ مقاومت ورودی را بدست آورید سپس مقدار بدست آمده را با تئوری مرحله ۴ مقایسه کنید؟ در صورت اختلاف علت را بررسی کنید؟

۱۰: برای محاسبه مقاومت خروجی یکبار ولتاژ خروجی را در حالت بدون بار (V_{oo}) و بار دیگر با اتصال R_L (V_{ol}) اندازه گیری نموده سپس از طریق رابطه $R_o = \frac{(V_{oo} - V_{ol}) \times R_L}{V_{ol}}$ مقاومت خروجی را بدست آورید و آن را با تئوری مرحله ۴ مقایسه نمایید؟ در صورت اختلاف علت را بررسی کنید؟

۱۱: I_L را از طریق رابطه $I_L = \frac{V_{ol}}{R_L}$ بدست آورید؟

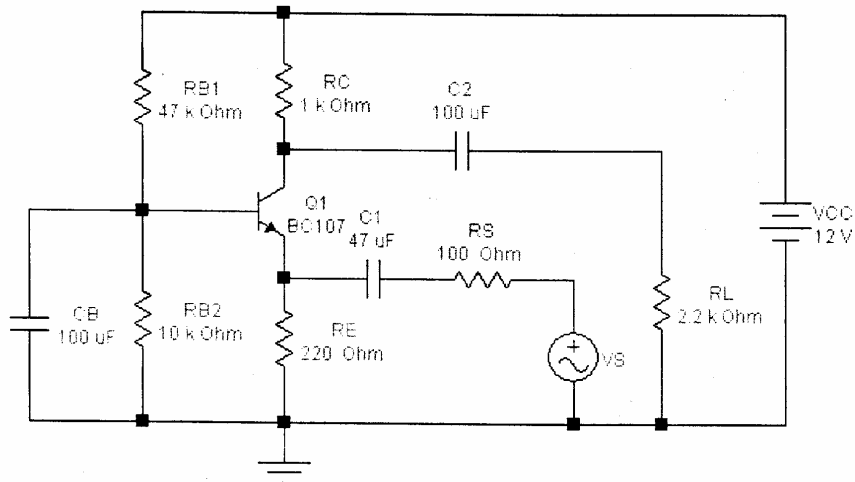
۱۲: بهره جریان مدار را از طریق $A_i = \frac{I_L}{I_i}$ بدست آورید و آن را با مرحله ۴ مقایسه نمایید؟ اگر اختلافی وجود دارد علت را بررسی کنید؟

۱۳: چه اختلاف فازی بین ورودی و خروجی دارد؟

۱۴: با تغییر فرکانس ورودی دامنه خروجی را مشاهده و در جدول یادداشت کنید؟ سپس در محور مختصات رسم کنید؟

۱۵: فرکانس قطع پایین و بالا را به صورت عملی بدست آورده و در منحنی مرحله ۱۴ مشخص کنید؟

۱: مدار مقابل را ببندید.



۲: مقادیر نقطه کار مدار را محاسبه نمایید؟ (V_{CE} و I_C)

۳: مقادیر نقطه کار مدار را توسط مولتی متر DC اندازه گیری نمایید و با مقدار مرحله ۲ مقایسه نمایید؟ اگر اختلافی وجود دارد علت را بررسی کنید؟

۴: مقادیر A_i و A_v ، R_o ، R_i را به صورت تئوری محاسبه نمایید؟

۵: شکل موج ورودی و خروجی را مشاهده و زیر هم رسم نمایید؟

۶: با توجه به شکل موج های بدست آمده بهره ولتاژ را بدست آورید و با بهره ولتاژ مرحله ۴ مقایسه کنید؟ اگر اختلافی وجود دارد علت را بررسی کنید؟

۷: شکل موج دو سر V_{rs} را مشاهده و رسم نمایید؟

۸: جریان ورودی مدار را از طریق $I_i = \frac{V_{rs}}{R_S}$ بدست آورید؟

۹: با توجه به رابطه $R_i = \frac{V_i}{I_i}$ مقاومت ورودی را بدست آورید سپس مقدار بدست آمده را با تئوری مرحله ۴ مقایسه کنید؟ در صورت اختلاف علت را بررسی کنید؟

۱۰: برای محاسبه مقاومت خروجی یکبار ولتاژ خروجی را در حالت بدون بار (V_{oo}) و بار دیگر با اتصال R_L (V_{ol}) اندازه گیری نموده سپس از طریق رابطه $R_o = \frac{(V_{oo} - V_{ol}) \times R_L}{V_{ol}}$ مقاومت خروجی را بدست آورید و آن را با تئوری مرحله ۴ مقایسه نمایید؟ در صورت اختلاف علت را بررسی کنید؟

۱۱: I_L را از طریق رابطه $I_L = \frac{V_{ol}}{R_L}$ بدست آورید؟

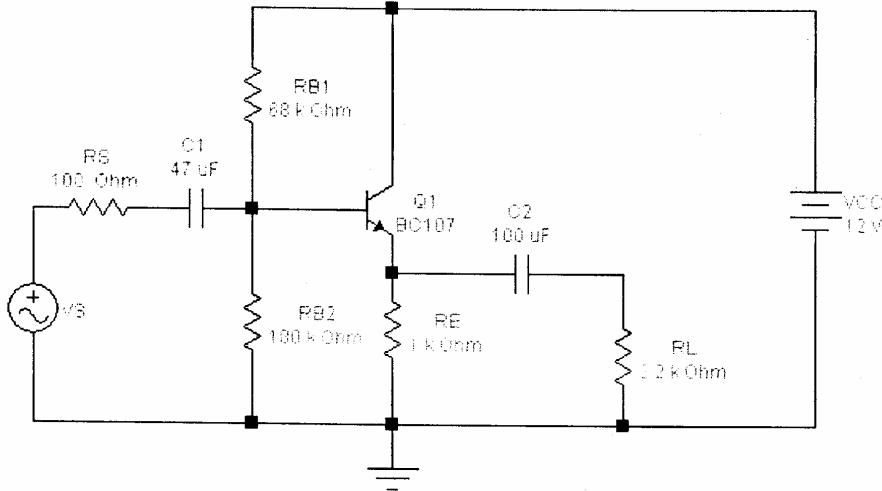
۱۲: بهره جریان مدار را از طریق $A_i = \frac{I_L}{I_i}$ بدست آورید و آن را با مرحله ۴ مقایسه نمایید؟ اگر اختلافی وجود دارد علت را بررسی کنید؟

۱۳: چه اختلاف فازی بین ورودی و خروجی دارد؟

۱۴: با تغییر فرکانس ورودی دامنه خروجی را مشاهده و در جدول یادداشت کنید؟ سپس در محور مختصات رسم کنید؟

۱۵: فرکانس قطع پایین و بالا را به صورت عملی بدست آورده و در منحنی مرحله ۱۴ مشخص کنید؟

۱: مدار مقابل را ببندید.



۲: مقادیر نقطه کار مدار را محاسبه نمایید؟ (V_{CE} و I_C)

۳: مقادیر نقطه کار مدار را توسط مولتی متر DC اندازه گیری نمایید و با مقدار مرحله ۲ مقایسه نمایید؟ اگر اختلافی وجود دارد علت را بررسی کنید؟

۴: مقادیر A_i و A_v ، R_o ، R_i را به صورت تئوری محاسبه نمایید؟

۵: شکل موج ورودی و خروجی را مشاهده و زیر هم رسم نمایید؟

۶: با توجه به شکل موج های بدست آمده بهره ولتاژ را بدست آورید و با بهره ولتاژ مرحله ۴ مقایسه کنید؟ اگر اختلافی وجود دارد علت را بررسی کنید؟

۷: شکل موج دو سر V_{RS} را مشاهده و رسم نمایید؟

۸: جریان ورودی مدار را از طریق $I_i = \frac{V_{rs}}{R_S}$ بدست آورید؟

۹: با توجه به رابطه $R_i = \frac{V_i}{I_i}$ مقاومت ورودی را بدست آورید سپس مقدار بدست آمده را با تئوری مرحله ۴ مقایسه کنید؟ در صورت اختلاف علت را بررسی کنید؟

۱۰: برای محاسبه مقاومت خروجی یکبار ولتاژ خروجی را در حالت بدون بار (V_{oo}) و بار دیگر با اتصال RL (V_{ol}) اندازه گیری نموده سپس از طریق رابطه $R_o = \frac{(V_{oo} - V_{ol}) \times RL}{V_{ol}}$ مقاومت خروجی را بدست آورید و آن را با تئوری مرحله ۴ مقایسه نمایید؟ در صورت اختلاف علت را بررسی کنید؟

۱۱: I_L را از طریق رابطه $I_L = \frac{V_{ol}}{RL}$ بدست آورید؟

۱۲: بهره جریان مدار را از طریق $A_i = \frac{I_L}{I_i}$ بدست آورید و آن را با مرحله ۴ مقایسه نمایید؟ اگر اختلافی وجود دارد علت را بررسی کنید؟

۱۳: چه اختلاف فازی بین ورودی و خروجی دارد؟

۱۴: با تغییر فرکانس ورودی دامنه خروجی را مشاهده و در جدول یادداشت کنید؟ سپس در محور مختصات رسم کنید؟

۱۵: فرکانس قطع پایین و بالا را به صورت عملی بدست آورده و در منحنی مرحله ۱۴ مشخص کنید؟

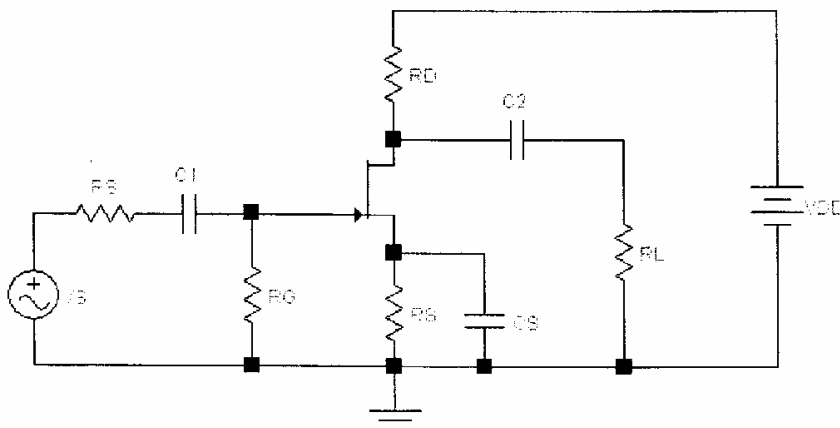
↓ تقویت کننده های FET

آرایش ترانزیستورهای FET بر سه نوع است:

- (۱) آرایش سورس مشترک
- (۲) آرایش گیت مشترک
- (۳) آرایش درین مشترک

↓ ۱: تقویت کننده سورس مشترک

هرگاه سیگنال ورودی به گیت و پس از تقویت از درین دریافت شود تقویت کننده را سورس مشترک گویند. در این تقویت کننده پایه گیت بین ورودی و خروجی مشترک است. مدارى را که در شکل (۲-۱۰) مشاهده می نماید تقویت کننده سورس مشترک را نشان می دهد.



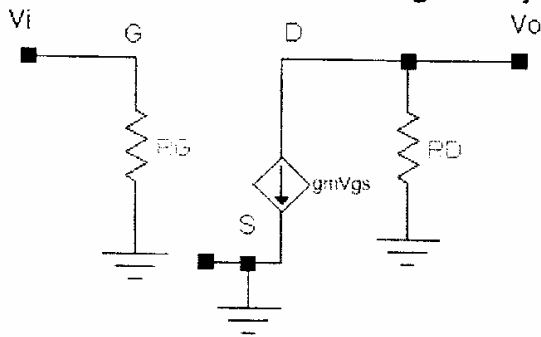
شکل (۲-۱۰)

تقویت کننده سورس مشترک به علت داشتن بهره ولتاژ زیاد و جریان بالا کاربرد فراوانی دارد امپدانس ورودی و خروجی آن تقریباً متوسط است به همین خاطر بیشتر در طبقات میانی استفاده می گردد و بین سیگنال ورودی و خروجی آن 180 درجه اختلاف فاز وجود دارد.

مدل AC تقویت کننده سورس مشترک

برای اینکه بتوانیم بهره ولتاژ، بهره جریان، مقاومت ورودی و مقاومت خروجی را بدست آوریم نیاز به مدل AC تقویت کننده داریم.

در شکل (۱۱-۲) مدل AC تقویت کننده سورس مشترک را مشاهده می نمایید.



شکل (۱۱-۲)

در رسم مدل AC تقویت کننده ها باید به چند نکته توجه کرد:

(۱) خازن های بای پس و کوپلاژ اتصال کوتاه هستند.

(۲) منبع تغذیه DC زمین می شود.

$$AV = \frac{VO}{Vi} \Rightarrow \frac{-gmVGS \times RD}{VGS} \Rightarrow$$

$$AV = -gmRD$$

معادله ۱۳-۲

$$Ri = RG$$

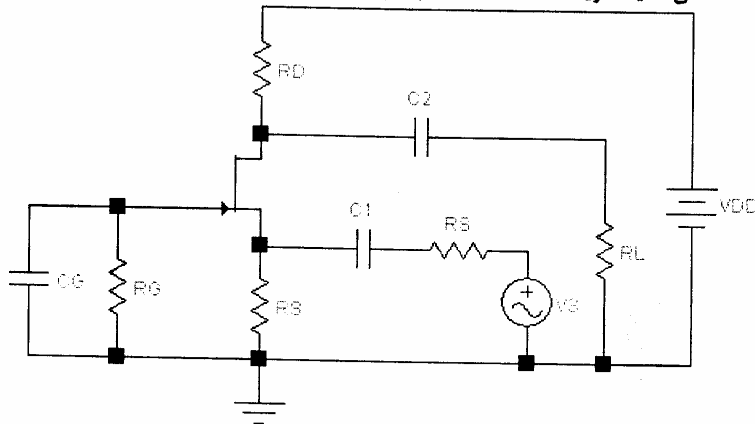
معادله ۱۴-۲

$$RO = RD$$

معادله ۱۵-۲

۲: تقویت کننده گیت مشترک

هرگاه سیگنال ورودی به سورس و پس از تقویت از درین دریافت شود تقویت کننده گیت مشترک گویند. مداری را که در شکل (۱۲-۲) مشاهده می نماید تقویت کننده گیت مشترک را نشان می دهد.

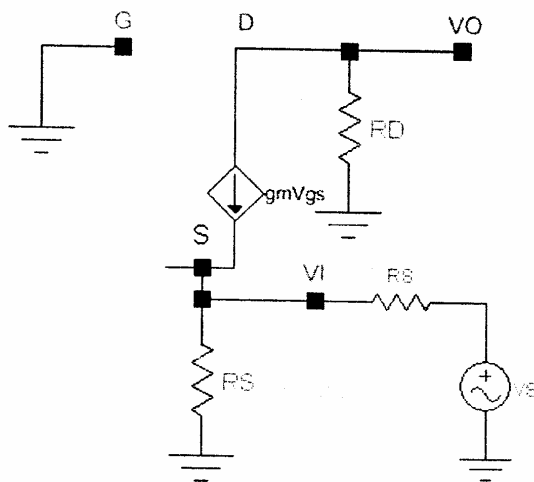


شکل (۱۲-۲)

این تقویت کننده به دلیل مقاومت ورودی خیلی کم و مقاومت خروجی زیاد برای تطبیق امپدانس بین یک مولد سیگنال با مقاومت داخلی کم و یا بار بزرگ مناسب است.

مدل AC تقویت کننده گیت مشترک

برای اینکه بتوانیم بهره ولتاژ، بهره جریان، مقاومت ورودی و مقاومت خروجی را بدست آوریم نیاز به مدل AC تقویت کننده داریم. در شکل (۱۳-۲) مدل AC تقویت کننده گیت مشترک را مشاهده می نمایید.



شکل (۲-۱۳)

در رسم مدل AC تقویت کننده ها باید به چند نکته توجه کرد:

(۱) خازن های بای پاس و کوپلاژ اتصال کوتاه هستند.

(۲) منبع تغذیه DC زمین می شود.

$$AV = \frac{VO}{Vi} \Rightarrow \frac{-gmVGS \times RD}{-VGS} \Rightarrow$$

$$AV = gmRD$$

معادله ۲-۱۶

رابطه Ri را اثبات کنید؟

$$Ri = RS \parallel \frac{1}{gm}$$

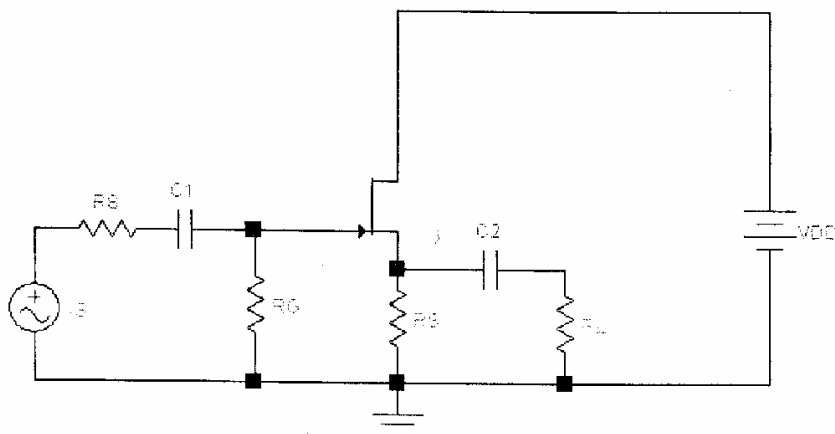
معادله ۲-۱۷

$$RO = RD$$

معادله ۲-۱۸

۳: تقویت کننده درین مشترک (سورس پیرو)

هرگاه سیگنال ورودی به گیت و پس از تقویت از سورس دریافت شود تقویت کننده درین مشترک گویند. مداری را که در شکل (۲-۱۴) مشاهده می نماید تقویت کننده درین مشترک را نشان می دهد.

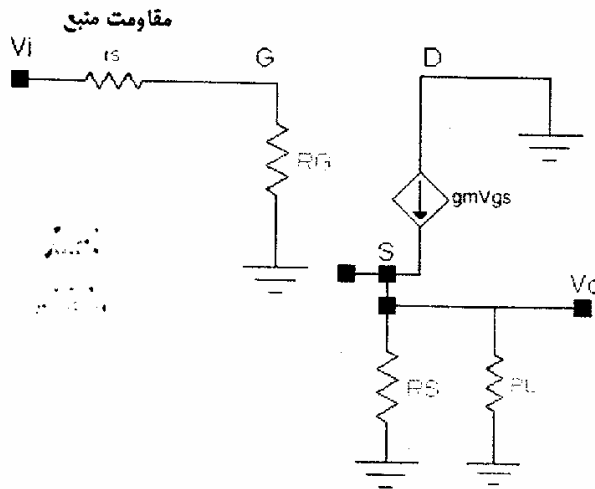


شکل (۲-۱۴)

این تقویت کننده به علت داشتن مقاومت ورودی زیاد، مقاومت خروجی کم، به عنوان تطبيق دهنده امپدانس در طبقات نهایی به کار می رود.

مدل AC تقویت کننده درین مشترک

برای اینکه بتوانیم بهره ولتاژ، بهره جریان، مقاومت ورودی و مقاومت خروجی را بدست آوریم نیاز به مدل AC تقویت کننده داریم. در شکل (۲-۱۵) مدل AC تقویت کننده درین مشترک را مشاهده می نمایید.



شکل (۲-۱۵)

در رسم مدل AC تقویت کننده ها باید به چند نکته توجه کرد:

- ۱) خازن های بای پاس و کوپلاژ اتصال کوتاه هستند.
- ۲) منبع تغذیه DC زمین می شود.

$$AV = \frac{VO}{Vi} \Rightarrow \frac{-gmVGS \times RS \parallel RL}{VGS + gmRS \times RS \parallel RL} \Rightarrow$$

معادله ۲-۱۹

اگر $gmVGS \gg 1$ باشد معادله (۲-۱۹) به صورت زیر در می آید.

$$AV = \frac{VO}{Vi} \Rightarrow \frac{-gmRS \parallel RL}{1 + gmRS} \Rightarrow \text{If } gmRS \parallel RL \gg 1 \Rightarrow AV \cong 1$$

$$AV = 1$$

معادله ۲-۲۰

$$Ri = RG$$

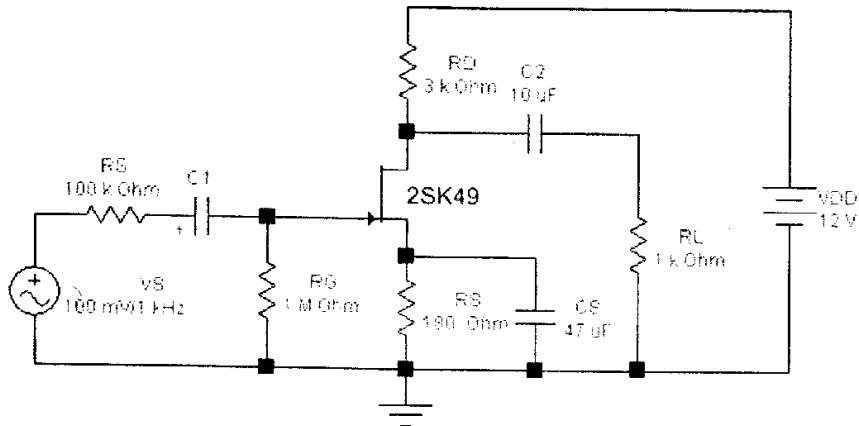
معادله ۲-۲۱

معادله RO را اثبات کنید؟

$$RO = RS \parallel \frac{1}{gm}$$

معادله ۲-۲۲

۱: مدار مقابل را ببندید.



۲: مقادیر نقطه کار مدار را محاسبه نمایید؟ (V_{DS} و I_D)

۳: مقادیر نقطه کار مدار را توسط مولتی متر DC اندازه گیری نمایید و با مقدار تئوری مرحله ۲ مقایسه نمایید؟ در صورت اختلاف علت را بررسی کنید؟

۴: مقادیر A_i و A_v ، R_o ، R_i را به صورت تئوری محاسبه نمایید؟

۵: شکل موج ورودی و خروجی را مشاهده و زیر هم رسم نمایید؟

۶: با توجه به شکل موج های بدست آمده بهره ولتاژ را بدست آورید و با بهره ولتاژ مرحله ۴ مقایسه کنید؟

۷: شکل موج دو سر V_{RS} را مشاهده و رسم نمایید؟

۸: جریان ورودی مدار را از طریق $I_i = \frac{V_{rs}}{R_S}$ بدست آورید؟

۹: با توجه به رابطه $R_i = \frac{V_i}{I_i}$ مقاومت ورودی را بدست آورید سپس مقدار بدست آمده را با تئوری مرحله ۴ مقایسه کنید؟ در صورت اختلاف علت را بررسی کنید؟

۱۰: برای محاسبه مقاومت خروجی یکبار ولتاژ خروجی را در حالت بدون بار (V_{oo}) و بار دیگر با اتصال RL (Vol) اندازه گیری نموده سپس از طریق رابطه $R_o = \frac{(V_{oo} - Vol) \times RL}{Vol}$ مقاومت خروجی را بدست آورید و آن را با تئوری مرحله ۴ مقایسه نمایید؟ در صورت اختلاف علت را بررسی کنید؟

۱۱: I_L را از طریق رابطه $I_L = \frac{Vol}{RL}$ بدست آورید؟

۱۲: بهره جریان مدار را از طریق $A_i = \frac{I_L}{I_i}$ بدست آورید و آن را با تئوری مرحله ۴ مقایسه نمایید؟ در صورت اختلاف علت را بررسی کنید؟

۱۳: اختلاف فاز بین ورودی و خروجی مدار چقدر است؟

۱۴: با تغییر فرکانس ورودی دامنه خروجی را مشاهده و در جدول یادداشت کنید؟ سپس در محور مختصات رسم کنید؟

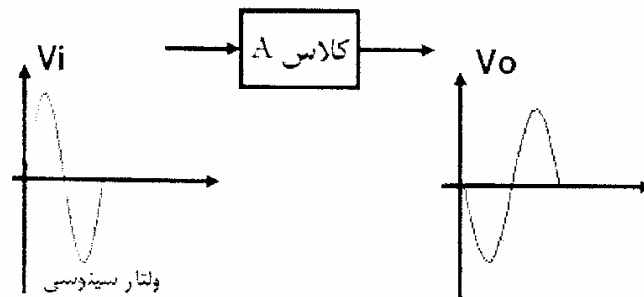
۱۵: فرکانس قطع پایین و بالا را به صورت عملی بدست آورده و در منحنی مرحله ۱۴ مشخص کنید؟

↓ تقویت کننده های قدرت

تقویت کننده های قدرت بر حسب مدت زمانی از دوره تناوب سیگنال ورودی که تقویت شده و به بار اعمال می شود یا بر حسب مدت زمانی از دوره تناوب سیگنال سینوسی ورودی که عنصر فعال در ناحیه خطی قرار دارد به چهار دسته به صورت زیر تقسیم می گردند.

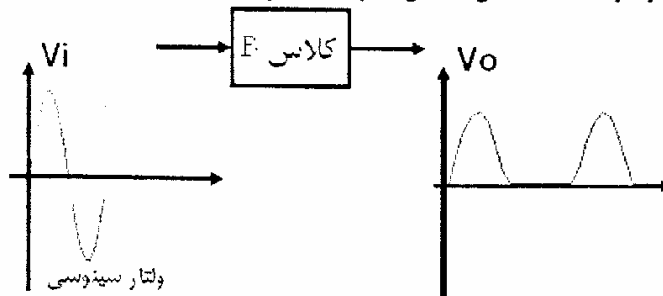
۱: تقویت کننده کلاس A

تقویت کننده کلاس A تقویت کننده ای است که بتواند تمام سیکل ورودی را به یک اندازه تقویت کند.



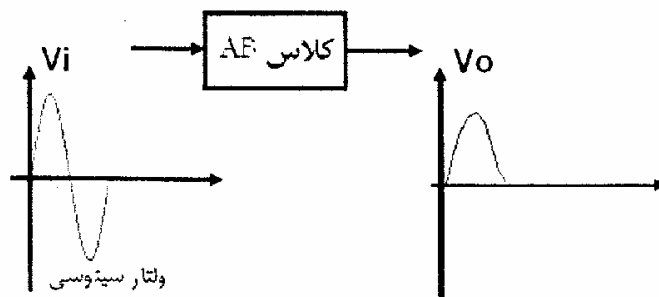
۲: تقویت کننده کلاس B

تقویت کننده های که بتوانند نیم سیکل موج ورودی را هدایت کند و در غیاب سیگنال AC جریان کلکتور صفر است تقویت کننده کلاس B گویند. در تقویت کننده کلاس B بیسی امیتر تغذیه نمی شود.



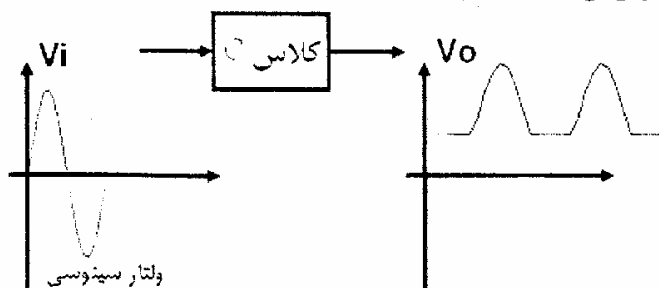
۳: تقویت کننده کلاس AB

در این دسته از تقویت کننده ها نقطه کار بین دو حالت کلاس A و کلاس B انتخاب می شود. این تقویت کننده نیمی از سیگنال ورودی را تقویت می کند، در این تقویت کننده ترانزیستور در حال هدایت بایاس می گردد.



۴: تقویت کننده کلاس C

در این تقویت کننده فقط قسمتی از نیم سیکل مثبت یا منفی بستگی به (نوع ترانزیستور) تقویت می شود. بایاس بیس امیتر معمولاً به طور معکوس می باشد.



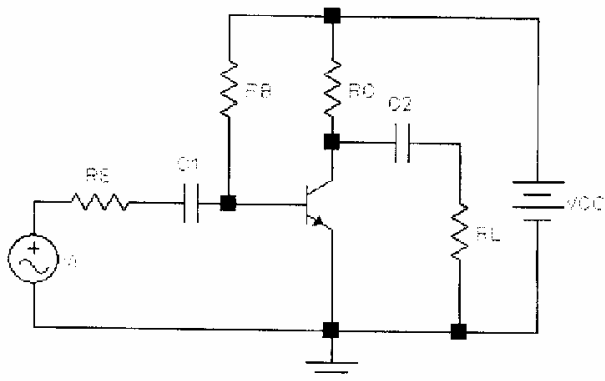
۵: تقویت کننده کلاس A

تقویت کننده های کلاس A بر دو نوع هستند:

- ۱) تقویت کننده کلاس A با کوپلاژ خازنی
- ۲) تقویت کننده کلاس A با کوپلاژ ترانسفورماتوری

۱: تقویت کننده کلاس A با کوپلاژ خازنی

در تقویت کننده کلاس A کوپلاژ خازنی بدلیل استفاده از مقاومت در کلکتور توان تلفاتی زیاد بوده و راندمان تقویت کننده را پایین می باشد.
مدار شکل (۱-۳) تقویت کننده کلاس A با کوپلاژ خازنی را نشان می دهد.



شکل (۱-۳)

راندمان تقویت کننده کلاس A با کویلاژ خازنی

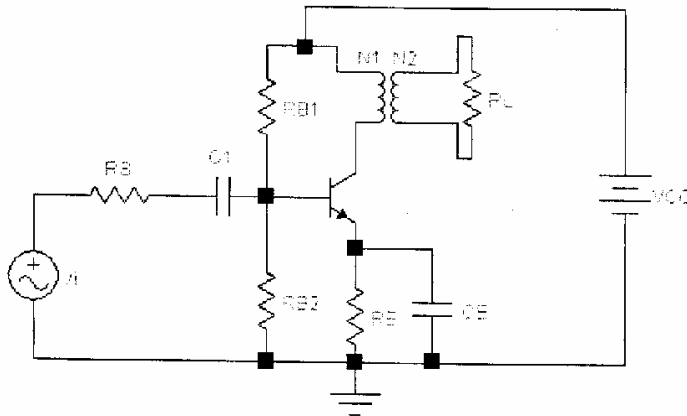
راندمان عبارت است از توان AC منتقل شده به بار بر روی توان DC گرفته شده از منبع تغذیه در این تقویت کننده با توجه به معادله (۱-۳) راندمان در حالت ایده آل ۲۵٪ خواهد بود ولی عملاً به این مقدار نمی رسد.

$$\eta = \frac{PO_{ac}}{PI_{dc}} \times 100$$

معادله ۱-۳

↓ ۲: تقویت کننده کلاس A با کوپلاژ ترانسفورماتوری

همان طور که می دانید در تقویت کننده کلاس A با کوپلاژ خازنی به دلیل پایین بودن راندمان از تقویت کننده کلاس A با کوپلاژ ترانسفورماتوری استفاده می شود. مداری که در شکل (۲-۳) مشاهده می کنید تقویت کننده کلاس A با کوپلاژ ترانسفورماتوری را نشان می دهد.



شکل (۲-۳)

مزایای تقویت کننده کلاس A با کوپلاژ ترانسفورماتوری

- ۱) راندمان بالاتر
- ۲) انتقال توان بیشتر

راندمان تقویت کننده کلاس A با کوپلاژ ترانسفورماتوری

راندمان عبارت است از توان AC منتقل شده به بار بر روی توان DC گرفته شده از منبع تغذیه در این تقویت کننده با توجه به معادله (۲-۳) راندمان تقویت کننده کلاس A با کوپلاژ ترانسفورماتوری در حالت ایده آل ۵۰٪ خواهد بود ولی عملاً به این مقدار نمی توان رسید.

$$\eta = \frac{P_{Lac}}{P_{Idc}} \times 100$$

معادله ۲-۳

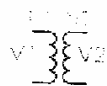
روابط ترانسفورماتور:

در تقویت کننده کلاس A بدون ترانسفورماتور برای انتقال حداکثر توان ممکن به بار، لازم است مقاومت بار مناسب انتخاب گردد به عبارت دیگر تقویت کننده به بهینه وصل گردد و همواره ممکن است مقدار مقاومت بار با مقدار بهینه متفاوت باشد برای رفع این مشکل از روش تطبیق امپدانس استفاده می شود زیرا ترانس قادر است بین بار و تقویت کننده تطبیق امپدانس ایجاد کند.

ترانسفورماتور دارای دو نوع افزایشنده و کاهشنده است اگر دور ثانویه آن نسبت به دور اولیه کمتر باشد ترانس از نوع کاهشنده است ولی اگر دور ثانویه آن نسبت به دور اولیه بیشتر باشد از نوع افزایشنده است. ترانس ها دارای روابطی می باشند که در صفحه بعد به بررسی این روابط می پردازیم.

۱: انتقال ولتاژ

همان طور که در شکل (۳-۳) مشاهده می نمایم ترانس می تواند ولتاژ اعمال شده به یک طرف را مستقیماً به نسبت دورهای سیم پیچ به صورت پله ای افزایش یا کاهش می دهد و انتقال ولتاژ از معادله (۳-۳) بدست می آید.



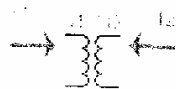
شکل (۳-۳)

$$\frac{N2}{N1} = \frac{V2}{V1}$$

معادله ۳-۳

۲: انتقال جریان

همان طور که در شکل (۴-۳) مشاهده می نمایم جریان در سیم پیچ ، به صورت معکوس با تعداد دورهای آن متناسب است و انتقال جریان از معادله (۴-۳) بدست می آید.



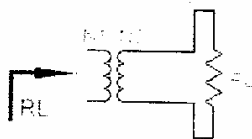
شکل (۴-۳)

$$\frac{N2}{N1} = \frac{I1}{I2}$$

معادله ۴-۳

۳: انتقال امپدانس

چون ولتاژ و جریان به وسیله یک ترانس قابل تغییرند ، امپدانس که از هر طرف به نظر می رسد قابل تغییر است امپدانس RL یا دو سر ثانویه متصل باشد این امپدانس به هنگام نظاره به RL تغییر می کند از معادله (۵-۳) انتقال امپدانس به دست می آید.



شکل (۵-۳)

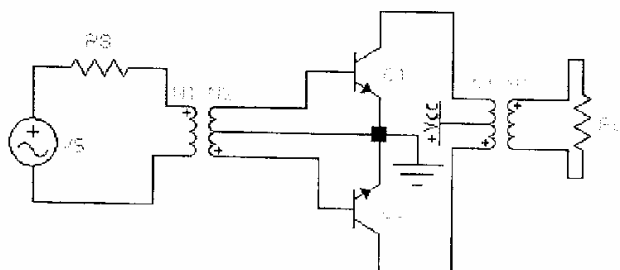
$$\frac{RL}{RL} = \frac{\frac{V2}{I2}}{\frac{I1}{I2}} \Rightarrow \frac{V2}{V1} \times \frac{I1}{I2} \Rightarrow \frac{RL}{RL'} = \left(\frac{N2}{N1}\right)^2$$

$$RL' = RL \times \left(\frac{N2}{N1}\right)^2$$

معادله ۵-۳

۳: تقویت کننده کلاس B با ترانسفورماتور

تقویت کننده ای که بتواند نیم سیکل موج ورودی را هدایت کند و در غیاب سیگنال AC جریان کلکتور صفر باشد تقویت کننده کلاس B نامیده می شود. و برای داشتن یک موج کامل در تقویت کننده از دو ترانزیستور استفاده می شود که یکی از ترانزیستورها در نیم سیکل مثبت و دیگری در نیم سیکل منفی هدایت می کند به این نوع تقویت کننده ها پوش پول نیز می گویند.
شکل (۳-۶) تقویت کننده پوش پول ترانسفورماتوری کلاس B را نشان می دهد.



شکل (۳-۶)

راندمان تقویت کننده کلاس B:

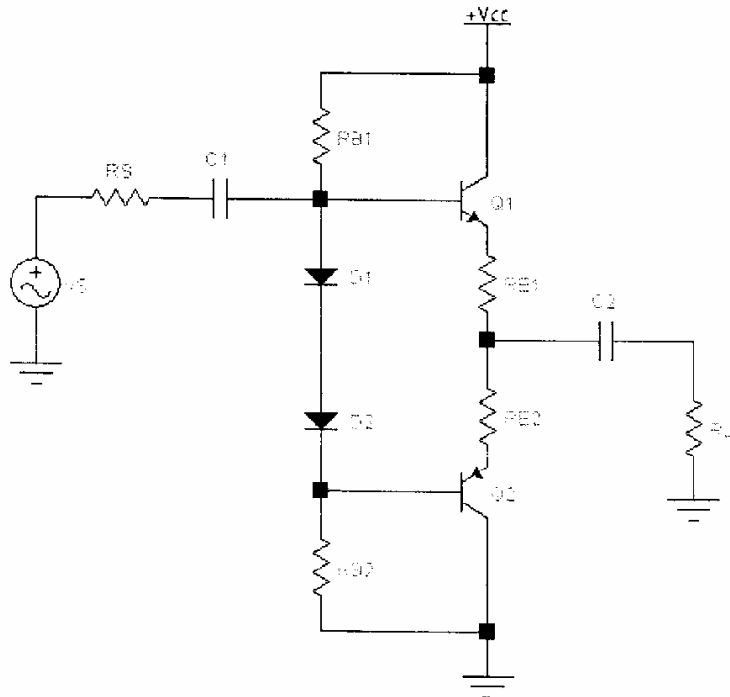
راندمان عبارت است از توان AC منتقل شده به بار بر روی توان DC گرفته شده از منبع تغذیه در این تقویت کننده با توجه به معادله (۳-۶) راندمان تقویت کننده کلاس B در حالت ایده آل ۷۸/۵٪ خواهد بود ولی عملاً به این مقدار نمی توان رسید.

$$\eta = \frac{P_{Lac}}{P_{Idc}} \times 100$$

معادله ۳-۶

↓ ۴: تقویت کننده کلاس AB بدون ترانسفورماتور

در تقویت کننده کلاس B در حالت عادی ولتاژ DC روی پایه بیس برابر با صفر است با ظاهر شدن سیگنال ورودی هدایت ترانزیستور بلافاصله شروع نمی شود لذا در خروجی سیگنال آن اعوجاج تقاطعی پیش می آید برای برطرف کردن این عیب از تقویت کننده کلاس AB استفاده می نمایم. در شکل (۷-۳) تقویت کننده کلاس AB نشان داده شده است. در این تقویت کننده ترانزیستور ها را طوری بایاس می کنند که در آستانه هدایت باشد.



شکل (۷-۳)

عیب تقویت کننده کلاس AB بدون ترانسفورماتور شکل [۷-۳]

این مدار دارای عیبی است که با بکارگیری دو دیود سری بین بیس های دو ترانزیستور ممکن است ولتاژ دو سر دیود به قدری زیاد باشد که هر دو ترانزیستور روشن شود در این صورت بازده مدار شدیداً کاهش می یابد. زیرا در حالت بدون سیگنال ترانزیستورها هدایت کرده و توان تلفاتی Pdc زیاد می شود.

راندمان تقویت کننده کلاس AB

راندمان عبارت است از توان AC منتقل شده به بار بر روی توان DC گرفته شده از منبع تغذیه در این تقویت کننده با توجه به معادله (۷-۳) راندمان تقویت کننده کلاس AB در حالت ایده آل ۷۸/۵٪ خواهد بود ولی عملاً به این مقدار نمی توان رسید.

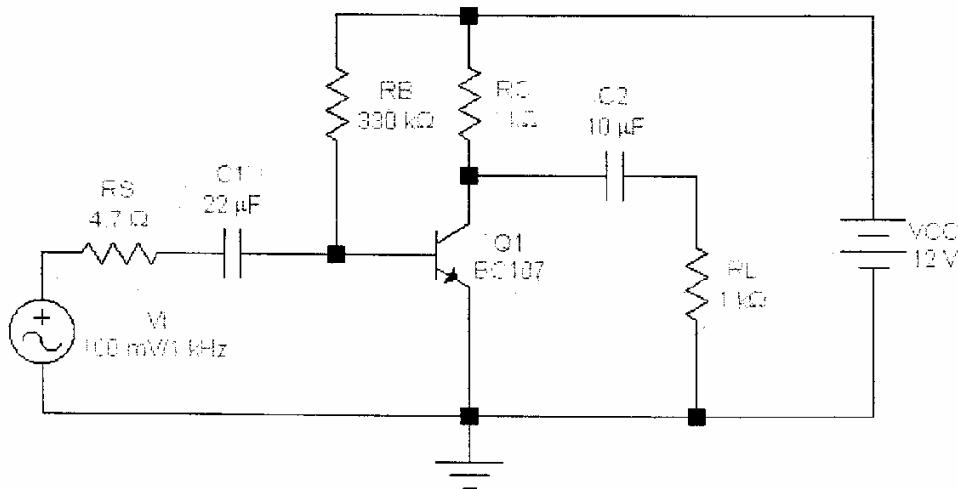
$$\eta = \frac{P_{Lac}}{P_{Idc}} \times 100$$

معادله ۷-۳

مقاومت ورودی مدار:

$$R_i = R_{B1} \parallel \left[(1 + \beta) \times (R_{E1} + R_L) \right] \parallel (2r_d + R_{B2})$$

۱: مدار مقابل را ببینید.



۲: وظایف هر یک از المان ها را نام ببرید؟

۳: مقادیر نقطه کار (IB و IC و VCE و ICC) را محاسبه نمایید؟

۴: مقادیر نقطه کار مدار را توسط مولتی متر DC اندازه گیری نموده و با مقدار تئوری مرحله ۳ مقایسه کنید در صورت اختلاف علت را بررسی کنید؟ مدار در چه کلاسی کار می کند؟ چرا؟

۵: شکل موج ورودی و خروجی را مشاهده و زیر هم رسم نمایید؟

۶: جریان ورودی و خروجی را با توجه به روابط $I_{ie} = \frac{V_{rse}}{R_s}$ و $I_{Le} = \frac{V_{Le}}{R_L}$ را بدست آورید؟

۷: مقاومت ورودی را با توجه به رابطه $R_i = \frac{V_i}{I_i}$ را بدست آورید؟

۸: برای محاسبه مقاومت خروجی عملی مدار یکبار ولتاژ خروجی را در حالت بدون بار (V_{oo}) و بار دیگر با اتصال R_L (V_{ol}) اندازه گیری نموده سپس از طریق رابطه $R_o = \frac{(V_{oo} - V_{ol}) \times R_L}{V_{ol}}$ مقاومت خروجی را بدست آورید؟

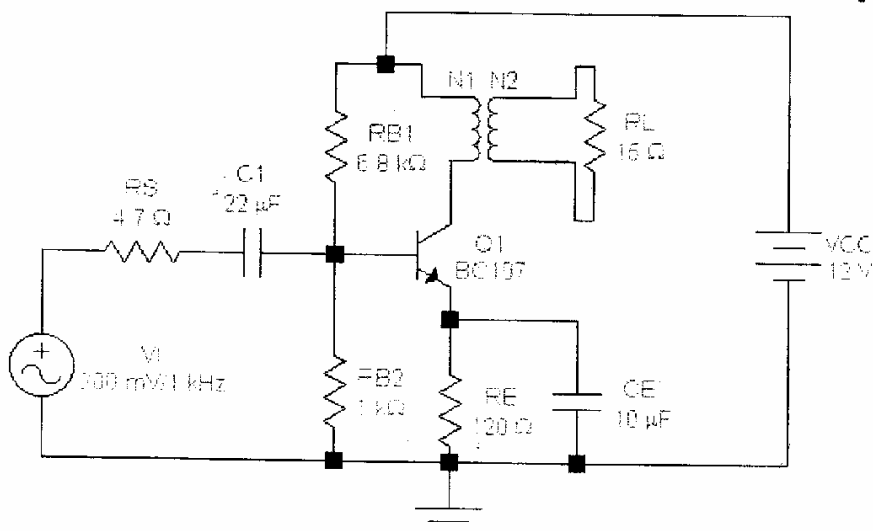
۹: با توجه به رابطه $P_{dc} = I_{CC} \times V_{CC}$ توان کل مصرفی را بدست آورید؟ به این توان چه گویند؟

۱۰: با توجه به رابطه $P_{L_{eac}} = I_{L_e} \times V_{L_e}$ توان دو سر بار را بدست آورید؟

۱۱: راندمان عملی مدار را با توجه به رابطه $\eta = \frac{P_{L_{eac}}}{P_{dc}} \times 100$ محاسبه و با مقدار تئوری مقایسه کنید؟ در صورت اختلاف علت را بررسی کنید؟

۱۲: چگونه می توان راندمان را افزایش داد؟

۱: مدار مقابل را ببندید.



۲: وظایف هر یک از المان ها را نام ببرید؟

۳: مقادیر نقطه کار (I_B و I_C و V_{CE}) را محاسبه نمایید؟

۴: مقادیر نقطه کار مدار را توسط مولتی متر DC اندازه گیری نموده و با مقدار تئوری مرحله ۳ مقایسه کنید در صورت اختلاف علت را بررسی کنید؟ مدار در چه کلاسی کار می کند؟ چرا؟

۵: شکل موج ورودی و خروجی را مشاهده و زیر هم رسم نمایید؟

۶: شکل موج V_{rse} را مشاهده و رسم نمایید.

۷: جریان ورودی و خروجی را با توجه به روابط $i_e = \frac{V_{rse}}{R_s}$ و $I_{L_e} = \frac{V_{L_e}}{R_L}$ بدست آورید؟

۸: مقاومت ورودی را با توجه به رابطه $R_i = \frac{V_i}{I_i}$ را بدست آورید؟

۹: چگونه می توان به صورت تئوری R_O را بدست آورد؟

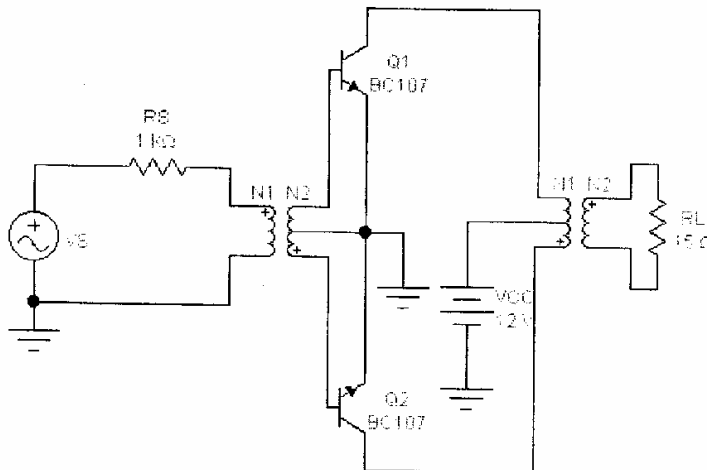
۱۰: مقدار عملی R_O را با توجه به رابطه $R_o = \frac{V_{ol}}{I_L}$ بدست آورید؟

۱۱: با توجه به رابطه $P_{dc} = I_{CC} \times V_{CC}$ توان کل مصرفی را بدست آورید؟ به این توان چه گویند؟

۱۲: با توجه به رابطه $P_{L_{ac}} = I_{L_e} \times V_{L_e}$ توان دو سر بار را بدست آورید؟

۱۳: $\eta = \frac{P_{L_{ac}}}{P_{dc}} \times 100$ راندمان عملی مدار را محاسبه نمایید؟

۱: مدار مقابل را ببندید.



۲: وظایف هر یک از المان ها را نام ببرید؟

۳: مقادیر نقطه کار مدار را محاسبه نمایید؟

۴: یک سیگنال با فرکانس 1 K به ورودی اعمال و دامنه آن را طوری تغییر دهید تا در خروجی شکل موج داشته باشیم.

۵: شکل موج ورودی و خروجی را مشاهده و زیر هم رسم نمایید؟

۶: شکل موج V_{rse} را مشاهده و رسم نمایید؟

۷: جریان ورودی و خروجی را با توجه به روابط $I_{ie} = \frac{V_{rse}}{R_s}$ و $I_{Le} = \frac{V_{Le}}{R_L}$ را بدست آورید؟

۸: مقاومت ورودی را با توجه به رابطه $R_i = \frac{V_i}{I_i}$ را بدست آورید؟

۹: مقادیر V_{CC} و I_{CC} را اندازه گیری نمایید؟

۱۰: با توجه به رابطه $P_{dc} = I_{CC} \times V_{CC}$ توان کل مصرفی را بدست آورید؟ به این توان چه گویند؟

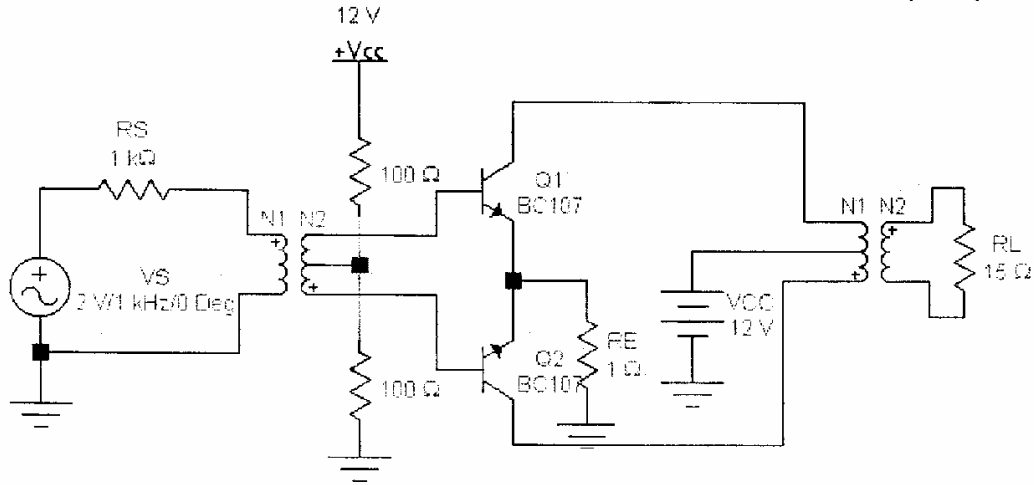
۱۱: با توجه به رابطه $P_{L_{ac}} = I_{L_e} \times V_{L_e}$ توان دو سر بار را بدست آورید؟

۱۲: با توجه به رابطه $\eta = \frac{P_{L_{ac}}}{P_{dc}} \times 100$ راندمان عملی مدار را محاسبه کنید؟

۱۳: چگونه می توان راندمان را افزایش داد؟

۱۴: اعوجاج تقاطعی چیست و چه عیبی ایجاد می کند چگونه می توان آن را کاهش یا حذف کرد؟

۱: مدار مقابل را ببندید.



۲: وظایف هر یک از المان ها را نام ببرید؟

۳: مقادیر V_{B1} ، V_{B2} ، V_{C1} ، V_{C2} و V_E را به صورت تئوری بدست آورید؟

۴: مقادیر V_{B1} ، V_{B2} ، V_{C1} ، V_{C2} و V_E را به کمک ولت متر DC اندازه گیری نموده و با مقدار تئوری مقایسه کنید؟ در صورت اختلاف علت را بررسی کنید؟

۵: مقدار مقاومت ورودی را به صورت تئوری بدست آورید؟

۶: شکل موج ورودی و خروجی را مشاهده و زیر هم رسم نمایید؟ آیا در شکل موج خروجی اعوجاج تقاطعی مشاهده می نماید؟ چرا؟

۷: شکل موج V_{rse} را مشاهده و رسم نمایید.

۸: جریان ورودی مدار را از طریق رابطه $I_{ie} = \frac{V_{rs_e}}{R_s}$ را بدست آورید؟

۹: مقاومت ورودی را با توجه به رابطه $R_i = \frac{V_i}{I_i}$ را بدست آورید؟ و با مقدار تئوری مقایسه کنید؟ در صورت اختلاف علت را بررسی کنید؟

۱۰: مقادیر V_{CC} و I_{CC} را اندازه گیری نمایید؟

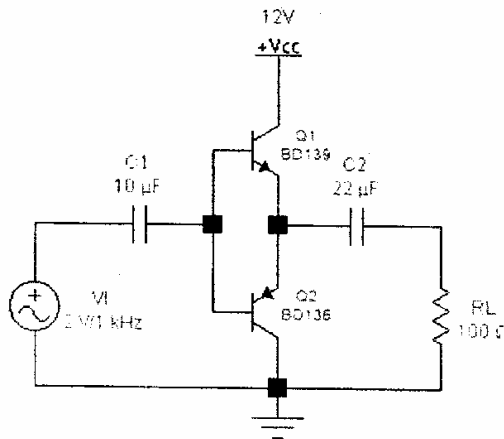
۱۱: با توجه به رابطه $P_{dc} = I_{CC} \times V_{CC}$ توان کل مصرفی را بدست آورید؟

۱۲: به این توان چه گویند؟

۱۳: با توجه به رابطه $P_{L_{ac}} = I_{L_e} \times V_{L_e}$ توان دو سر بار را بدست آورید؟

۱۴: راندمان مدار را از طریق رابطه $\eta = \frac{P_{L_{ac}}}{P_{dc}} \times 100$ را محاسبه کنید؟

۱: مدار مقابل را ببینید.



۲: وظایف هر یک از المان ها را بگویید؟

۳: ولتاژ دو سر خازن C2 را اندازه گیری کنید؟ آیا با مقدار تنوری $VCC / 2$ سازگاری دارد؟ اگر تفاوت دارد علت را بررسی کنید؟

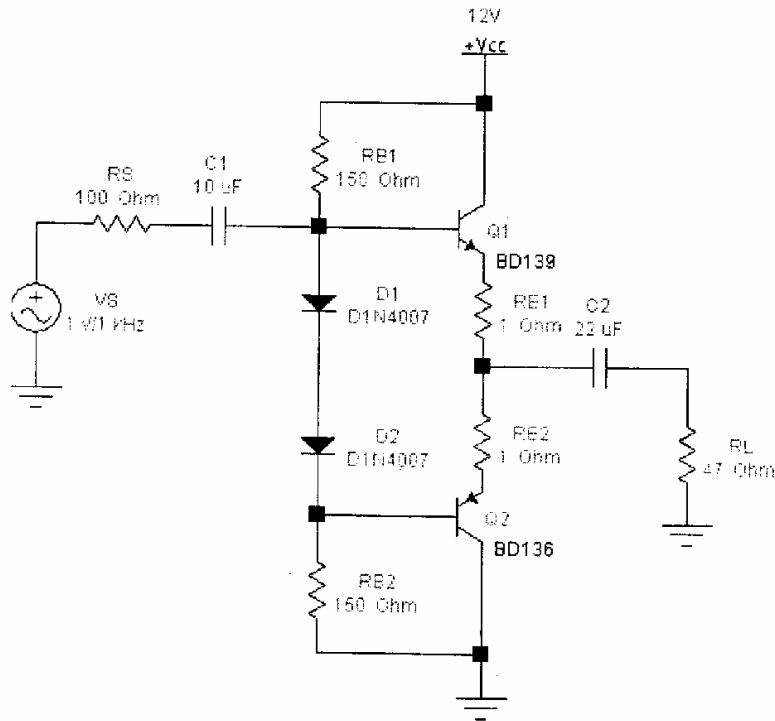
۴: بهره ولتاژ تنوری مدار را بدست آورید؟

۵: شکل موج ورودی و خروجی را مشاهده و زیر هم رسم نمایید؟

۶: با توجه به شکل موج بدست آمده بهره ولتاژ عملی مدار را بدست آورید؟ و با مقدار تنوری مرحله ۴ مقایسه کنید در صورت اختلاف علت را بررسی کنید؟

۷: اعوجاج تقاطعی چیست و چه عیبی ایجاد می کند چگونه می توان آن را کاهش یا حذف کرد؟

۱: مدار مقابل را ببندید.



۲: وظایف هر یک از المان ها را نام ببرید؟

۳: مقادیر V_{B1} ، V_{B2} ، V_{E1} ، V_{E2} و V_{C2} را به صورت تئوری بدست آورید؟

۴: مقادیر V_{B1} ، V_{B2} ، V_{E1} ، V_{E2} و V_{C2} را به کمک ولت متر DC اندازه گیری نموده و با مقدار تئوری مقایسه کنید؟ در صورت اختلاف علت را بررسی کنید؟

۵: بهره و تناژ تئوری مدار را بدست آورید؟

۶: شکل موج ورودی و خروجی را مشاهده و زیر هم رسم نمایید؟ آیا در شکل موج خروجی اعوجاج تقاطعی مشاهده می نماید؟

۷: با توجه به مرحله ۶ بهره ولتاژ عملی مدار را بدست آورید؟ در صورت اختلاف علت را بررسی نمایید؟

۸: مقاومت ورودی تنوری مدار را به صورت تقریبی از رابطه زیر بدست آورید؟

$$R_i = R_{B1} \parallel (1 + \beta) \times (R_{E1} + R_L) \parallel (2r_{d1} + R_{B2})$$

۹: جریان ورودی و خروجی را با توجه به روابط $I_{i_e} = \frac{V_{r_{s_e}}}{R_s}$ و $I_{L_e} = \frac{V_{L_e}}{R_L}$ را بدست آورید؟

۱۰: با داشتن جریان ورودی مقاومت ورودی مدار را از طریق رابطه $R_i = \frac{V_i}{I_i}$ محاسبه و با مقدار تنوری مقایسه کنید؟

۱۰: مقادیر V_{CC} و I_{CC} را اندازه گیری نمایید؟

۱۱: با توجه به رابطه $P_{dc} = I_{CC} \times V_{CC}$ توان کل مصرفی را بدست آورید؟

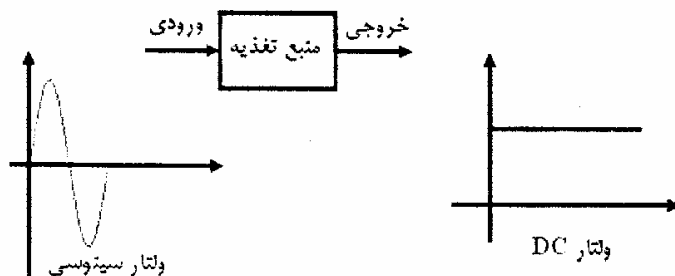
۱۲: با توجه به رابطه $P_{L_{ac}} = I_{L_e} \times V_{L_e}$ توان دو سر بار را بدست آورید؟

۱۳: راندمان تقویت کننده را از طریق رابطه $\eta = \frac{P_{L_{ac}}}{P_{dc}} \times 100$ محاسبه نمایید؟

۱۴: راندمان بدست آمده با مقدار تنوری (۷۸/۵٪) مقایسه و در صورت اختلاف علت را بررسی کنید؟

✦ منابع تغذیه

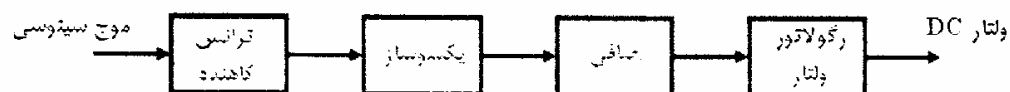
منبع تغذیه مداری است که اگر به ورودی آن یک ولتاژ سینوسی اعمال نمایم در خروجی یک ولتاژ DC صاف دریافت می کنیم در شکل (۴-۱) بلوک دیاگرام و شکل موج ورودی و خروجی یک منبع تغذیه را مشاهده می نمایم.



شکل (۴-۱)

✦ کاربرد منابع تغذیه:

کلیه دستگاهها و مدارهای الکترونیک که با ولتاژ DC کار می کنند، وجود یک منبع تغذیه که ولتاژ DC مورد نیاز را از برق شهر تولید می کند الزامی است.



وظیفه هر یک از اجزا تشکیل دهنده منبع تغذیه به شرح زیر است.

۱: ترانسفورماتور

از ترانسفورماتور جهت کاهش دامنه برق شهر استفاده می شود.

۲: یکسوساز

یکسو سازها مداراتی هستند که ولتاژ متناوب AC را به ولتاژ DC تبدیل می کنند به طور کلی سه نوع یکسو کننده داریم.

- ۱) یکسو کننده نیم موج
- ۲) یکسو کننده تمام موج با سر وسط
- ۳) یکسو کننده تمام موج پل

۳: صافی

همان طور که شکل موج خروجی یکسوساز را مشاهده می‌نمایید در بعضی مواقع ولتاژ به صفر می‌رسد باعث آسیب رساندن به دستگاه الکترونیکی می‌شود که به آن ریپل می‌گویند. برای برطرف کردن ریپل از مدارات صافی استفاده می‌کنند.

صافی‌ها به دو دسته تقسیم می‌گردند:

(۱) خازنی

(۲) سلفی

۴: رگولاتور

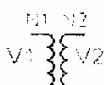
همان طور که در شکل موج خروجی، صافی مشاهده می‌شود شکل موج دارای تغییرات AC یا موجک است برای اینکه ولتاژ ثابت و کاملاً صاف داشته باشیم از رگولاتورها استفاده می‌نماییم. رگولاتورها و یا تثبیت‌کننده‌ها مدارهایی هستند که نوسان یا ریپل ولتاژ DC را کاملاً حذف می‌نمایند.

ترانسفورماتور:

ترانسفورماتور دارای دو نوع افزایشنده و کاهشنده است اگر دور ثانویه آن نسبت به دور اولیه کمتر باشد ترانس از نوع کاهشنده است ولی اگر دور ثانویه آن نسبت به دور اولیه بیشتر باشد از نوع افزایشنده است.

۱: انتقال ولتاژ

همان طور که در شکل (۳-۴) مشاهده می‌نمایید ترانس می‌تواند ولتاژ اعمال شده به یک طرف را مستقیماً به نسبت دورهای سیم پیچ به صورت پله‌ای افزایش یا کاهش دهد، انتقال ولتاژ از معادله (۱-۴) بدست می‌آید.



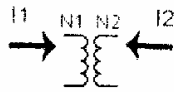
شکل (۳-۴)

$$\frac{N2}{N1} = \frac{V2}{V1}$$

معادله ۱-۴

۲: انتقال جریان

همان طور که در شکل (۴-۴) مشاهده می‌نمایید جریان در سیم پیچ، به صورت معکوس با تعداد دورهای آن متناسب است و انتقال جریان از معادله (۲-۴) بدست می‌آید.



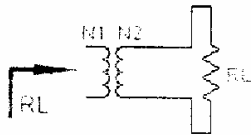
شکل (۴-۴)

$$\frac{N2}{N1} = \frac{I1}{I2}$$

معادله ۲-۴

۳: انتقال امپدانس

چون ولتاژ و جریان به وسیله یک ترانس قابل تغییرند، امپدانسی که از هر طرف به نظر می رسد قابل تغییر است امپدانس RL با دو سر ثانویه متصل باشد این امپدانس به هنگام نظاره به RL' تغییر می کند از معادله (۳-۴) انتقال امپدانس به دست می آید.



شکل (۵-۴)

$$\frac{RL}{RL'} = \frac{V2}{I2} \Rightarrow \frac{V2}{V1} \times \frac{I1}{I2} \Rightarrow \frac{RL}{RL'} = \left(\frac{N2}{N1}\right)^2$$

$$RL' = RL \times \left(\frac{N2}{N1}\right)^2$$

معادله ۳-۴

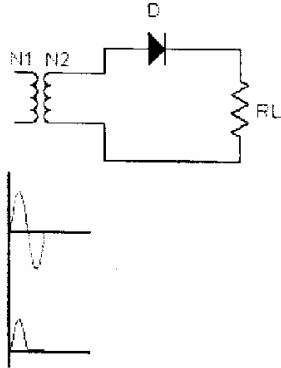
↓ یکسو ساز:

یکسو کننده ها بر سه نوع است:

- (۱) یکسو کننده نیم موج
- (۲) یکسو کننده تمام موج یا سر وسط
- (۳) یکسو کننده تمام موج پل

↓ **! یکسو کننده نیم موج**

در شکل (۴-۶) یکسو کننده نیم موج و شکل موج های ورودی و خروجی را مشاهده می نمایید.



شکل (۴-۶)

محاسبه ولتاژ متوسط و ولتاژ موثر یکسو کننده نیم موج :

برای بدست آوردن ولتاژ متوسط از معادله (۴-۴) استفاده می نمایم.

$$VDC = \frac{1}{T} \int_0^T v_{\theta} d\theta$$

معادله (۴-۴)

$$VDC = \frac{1}{2\pi} \int_0^{\pi} VM \sin \theta d\theta + \int_{\pi}^{2\pi} 0 d\theta \Rightarrow$$

VM - عدد ثابت بوده و از انتگرال خارج می شود.

$$VDC = \frac{VM}{2\pi} \int_0^{\pi} \sin \theta d\theta \Rightarrow$$

$$VDC = \frac{VM}{2\pi} [-\cos \theta]_0^{\pi} \Rightarrow$$

$$VDC = \frac{VM}{2\pi} [-\cos \pi - (-\cos 0)] \Rightarrow$$

$$VDC = \frac{VM}{\pi}$$

معادله ۵-۴

برای بدست آوردن ولتاژ موثر از معادله (۶-۴) استفاده می نمایم.

$$V_e = \sqrt{\frac{1}{T} \int_0^T v^2 \theta d\theta}$$

معادله ۶-۴

$$V_e = \sqrt{\frac{1}{2\pi} \int_0^\pi VM^2 \sin^2 d\theta + \int_\pi^{2\pi} 0 d\theta} \Rightarrow$$

- ضابطه دوم مقدارش صفر است.

$$V_e = \sqrt{\frac{VM^2}{2\pi} \int_0^\pi \sin^2 \theta d\theta} \Rightarrow$$

$$V_e = \sqrt{\frac{VM^2}{2\pi} \left[\frac{1}{2} \theta + \frac{1}{4} \sin 2\theta \right]_0^\pi} \Rightarrow$$

$$V_e = \sqrt{\frac{VM^2}{2\pi} \left[\frac{1}{2} \times \pi + \frac{1}{4} \sin 2\pi - \frac{1}{2} \times 0 + \frac{1}{4} \sin 2 \times 0 \right]} \Rightarrow$$

$$V_e = \frac{VM}{2}$$

معادله ۷-۴

ولتاژ معکوس مجاز دوسر دیود و فرکانس خروجی یکسو کننده نیم موج:

$$PIV = VM$$

معادله ۸-۴

PIV = ولتاژ معکوس مجاز دو سر دیود

$$FO = Fi$$

معادله ۹-۴

راندمان یکسو کننده نیم موج:

$$\eta = \frac{P_{dc}}{P_{in}} \times 100$$

$$P_{dc} = V_{DC} \times I_L \Rightarrow P_{dc} = V_{DC} \times \frac{V_{DC}}{R_L} \Rightarrow$$

$$P_{dc} = \frac{V_{DC}^2}{R_L}$$

معادله ۱۰-۴

$$P_{in} = V_e \times I_e \Rightarrow V_e \times \frac{V_e}{R_L + r_d} \Rightarrow$$

- مقدار r_d کوچک است.

$$P_{in} = \frac{V_e^2}{R_L}$$

معادله ۱۱-۴

$$\eta = \frac{P_{dc}}{P_{in}} \times 100 \Rightarrow \frac{V_{dc}^2}{\frac{R_L}{V_e^2}} \times 100 \Rightarrow \left(\frac{V_{dc}}{V_e} \right)^2 \times 100 \Rightarrow \left(\frac{\frac{V_m}{\pi}}{\frac{v_m}{2}} \right)^2 \times 100 \Rightarrow \left(\frac{2}{\pi} \right)^2 \times 100$$

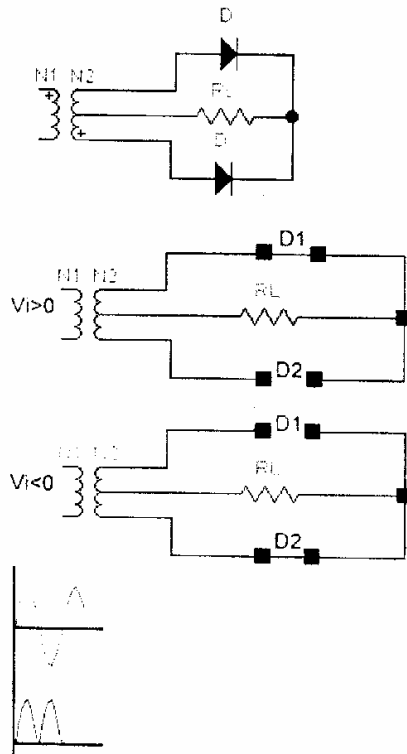
$$\eta = \left(\frac{2}{\pi} \right)^2 \times 100$$

معادله ۱۲-۴

با حل معادله (۱۲-۴) راندمان یکسو کننده ۴۰/۶٪ می شود.

۲: یکسو کننده تمام موج با سر وسط

در شکل (۷-۴) یکسو کننده تمام موج با سر وسط و شکل موج های ورودی و خروجی را مشاهده می نمایید.



شکل (۷-۴)

در نیم سیکل مثبت دیود $D1$ روشن و $D2$ خاموش
در نیم سیکل منفی دیود $D1$ خاموش و $D2$ روشن

محاسبه ولتاژ متوسط و ولتاژ موثر یکسو کننده تمام موج با سر وسط :

برای بدست آوردن ولتاژ متوسط از معادله (۱۳-۴) استفاده می نمایم.

$$V_{DC} = \frac{1}{T} \int_0^T v_{\theta} d\theta$$

معادله ۱۳-۴

$$V_{DC} = \frac{1}{\pi} \int_0^{\pi} V_M \sin \theta d\theta \Rightarrow$$

- VM عدد ثابت بوده و از انتگرال خارج می شود.

$$V_{DC} = \frac{VM}{\pi} \int_0^{\pi} \sin \theta d\theta \Rightarrow$$

$$V_{DC} = \frac{VM}{\pi} [-\cos \theta]_0^{\pi} \Rightarrow$$

$$V_{DC} = \frac{VM}{\pi} [-\cos \pi - (-\cos 0)] \Rightarrow$$

$$V_{DC} = \frac{2VM}{\pi}$$

معادله ۴-۱۴

برای بدست آوردن ولتاژ موثر از معادله (۴-۱۵) استفاده می نمایم.

$$V_e = \sqrt{\frac{1}{T} \int_0^T V^2 \theta d\theta}$$

معادله ۴-۱۵

$$V_e = \sqrt{\frac{1}{2\pi} \int_0^{\pi} VM^2 \sin^2 \theta d\theta} \Rightarrow$$

$$V_e = \sqrt{\frac{VM^2}{2\pi} \int_0^{\pi} \sin^2 \theta d\theta} \Rightarrow$$

$$V_e = \sqrt{\frac{VM^2}{2\pi} \left[\frac{1}{2} \theta + \frac{1}{4} \sin 2\theta \right]_0^{\pi}} \Rightarrow$$

$$V_e = \sqrt{\frac{VM^2}{2\pi} \left[\frac{1}{2} \times \pi + \frac{1}{4} \sin 2\pi - \left(\frac{1}{2} \times 0 + \frac{1}{4} \sin 0 \right) \right]} \Rightarrow$$

$$V_e = \frac{VM}{\sqrt{2}}$$

معادله ۴-۱۶

راندمان یکسو کننده تمام موج با سر وسط:

$$\eta = \frac{P_{dc}}{P_{in}} \times 100$$

$$P_{dc} = V_{DC} \times I_L \Rightarrow P_{dc} = V_{DC} \times \frac{V_{DC}}{R_L} \Rightarrow$$

$$P_{dc} = \frac{V_{DC}^2}{R_L} \Rightarrow \frac{\left(\frac{2V_m}{\pi}\right)^2}{R_L}$$

معادله ۱۷-۴

$$P_e = V_e \times I_e \Rightarrow V_e \times \frac{V_e}{R_L + r_d} \Rightarrow$$

- مقدار r_d کوچک است.

$$P_e = \frac{V_e^2}{R_L} \Rightarrow \frac{\left(\frac{V_m}{\sqrt{2}}\right)^2}{R_L}$$

معادله ۱۸-۴

$$\eta = \left(\frac{V_{dc}}{V_e}\right)^2 \Rightarrow \eta = \left(\frac{V_{dc}}{V_e}\right)^2 \times 100 \Rightarrow \left[\frac{\left(\frac{2V_m}{\pi}\right)^2}{\frac{V_m}{\sqrt{2}}}\right]^2 \times 100 \Rightarrow \frac{4V_m^2}{\pi^2} \times \frac{2}{V_m^2} \times 100 \Rightarrow \frac{8}{\pi^2} \times 100$$

$$\eta = \frac{8}{\pi^2} \times 100$$

معادله ۱۹-۴

با حل معادله (۱۹-۴) راندمان یکسو کننده ۸۱/۲٪ می شود.

ولتاژ معکوس دو سر هر دیود و فرکانس خروجی یکسو کننده تمام موج با ترانس سر وسط:

$$PIV = 2 \times V_M$$

معادله ۲۰-۴

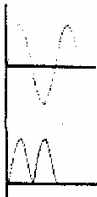
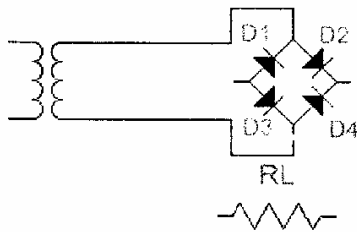
$PIV =$ ولتاژ معکوس مجاز دو سر هر دیود

$$FO = 2 \times F_i$$

معادله ۲۱-۴

۳: یکسو کننده تمام موج پل

در شکل (۸-۴) مدار یکسو کننده تمام موج پل و شکل موج های ورودی و خروجی را مشاهده می نماید .
در نیم سیکل مثبت D2 و D3 روشن و D1 و D4 خاموش
در نیم سیکل منفی D3 و D2 خاموش و D1 و D4 روشن



شکل (۸-۴)

روابط ولتاژ متوسط ، ولتاژ موثر و راندمان یکسو کننده پل همانند یکسو کننده تمام موج با ترانس سر وسط می باشد.

ولتاژ معکوس مجاز دو سر هر دیود و فرکانس خروجی در پل:

$$PIV = VM$$

معادله ۲۲-۴

$$PIV = \text{ولتاژ معکوس مجاز دو سر هر دیود}$$

$$FO = 2 \times FI$$

معادله ۲۳-۴

↓ صافی‌ها:

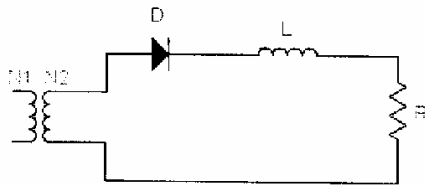
صافی‌ها به دو دسته تقسیم می‌شوند.

(۱) سلفی

(۲) خازنی

↓ ا: سلفی

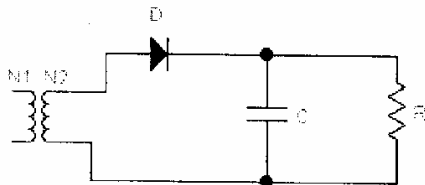
از این صافی بیشتر در جریان‌های بالا استفاده می‌شود. به دلیل بالا بودن قیمت و حجم آن کمتر مورد استفاده قرار می‌گیرد. صافی سلفی در مدارات به صورت سری با قرار می‌گیرد. در شکل (۹-۴) صافی به صورت سلفی را مشاهده می‌نمایید.



شکل (۹-۴)

↓ ۲: خازنی

بیشترین کاربرد را در منابع تغذیه دارد زیرا ارزان و کم حجم می‌باشد صافی خازنی در جریان‌های پایین استفاده می‌شود و به طور موازی در خروجی قرار می‌گیرد. در شکل (۱۰-۴) صافی خازنی را مشاهده می‌نمایید.



شکل (۱۰-۴)

↓ محاسبه ظرفیت خازنی

در نیم موج:

$$C = \frac{I_{dc}}{f_i \times V_{rp} - p}$$

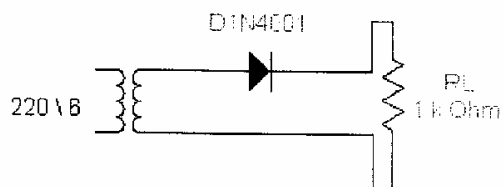
معادله ۴-۲۴

در تمام موج با ترانس سر وسط و تمام موج پل

$$C = \frac{I_{dc}}{2f_i \times V_{rp_p}}$$

معادله ۴-۲۵

۱: مدار مقابل را ببینید.



۲: ولتاژ موثر ترانس را توسط ولت متر DC اندازه گیری کنید؟

۳: مقدار VM را توسط رابطه $VM = \sqrt{2} \times Ve$ به دست آورید؟

۴: با توجه به رابطه $V_{av} = \frac{VM}{\pi}$ مقدار DC خروجی را بدست آورید؟

۵: مقدار DC خروجی را توسط ولت متر DC اندازه گیری کنید و سپس آن را با مقدار تئوری بدست آمده مرحله ۴ مقایسه کنید در صورت اختلاف علت را بررسی کنید؟

۶: شکل موج ورودی و خروجی دیود را مشاهده و رسم نمایید و دامنه و فرکانس ورودی و خروجی را بدست آورید؟

۷: یک خازن $10\mu F$ به خروجی متصل و شکل موج های ورودی و خروجی را مشاهده نمایید؟

۸: یک خازن $1000\mu F$ به خروجی متصل و شکل موج های ورودی و خروجی را مشاهده نمایید؟

۹: دامنه ریپل دو مرحله ۷ و ۸ چقدر است؟

۱۰: ظرفیت خازن چه تاثیری بر روی ریبل خروجی دارد؟

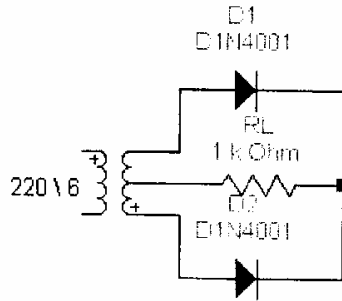
۱۱: یکبار $RL = 1\text{ K}$ و بار دیگر $RL = 100\text{K}$ انتخاب با مشاهده ریبل خروجی را مشاهده و رسم کنید؟ ($C = 10\mu\text{F}$)

۱۲: نقش تغییر بار در میزان ریبل خروجی را بررسی کنید؟

۱۳: جهت دیود را عوض کرده کنید سپس شکل موج ورودی و خروجی را مشاهده و زیر هم رسم کنید؟ چه تغییری در شکل موج خروجی بوجود آمده است؟

۱۴: ولتاژ DC خروجی را توسط ولت متر DC اندازه گیری نموده و تغییرات ایجاد شده نسبت به DC حالت قبل را بررسی کنید؟

۱: مدار مقابل را ببندید.



۲: ولتاژ موثر ترانس را توسط ولت متر AC اندازه گیری کنید؟ (سر وسط با یکی از کناری ها)

۳: مقدار V_M را توسط رابطه $V_M = \sqrt{2} \times V_e$ به دست آورید؟

۴: با توجه به رابطه $V_{av} = \frac{2V_M}{\pi}$ مقدار DC خروجی را بدست آورید؟

۵: مقدار DC خروجی را توسط ولت متر DC اندازه گیری کنید و سپس آن را با مقدار تئوری بدست آمده مرحله ۴ مقایسه کنید در صورت اختلاف علت را بررسی کنید؟

۶: شکل موج ورودی و خروجی دیود را مشاهده و زیر هم رسم نمایید؟ دامنه و فرکانس ورودی و خروجی را بدست آورید؟

۷: یک خازن $10\mu F$ به خروجی متصل و شکل موج های ورودی و خروجی را مشاهده و زیر هم رسم نمایید؟

۸: یک خازن $1000\mu F$ به خروجی متصل و شکل موج های ورودی و خروجی را مشاهده و زیر هم رسم نمایید؟

۹: دامنه ریبل دو مرحله ۷ و ۸ چقدر است؟

۱۰: ظرفیت خازن چه تاثیری بر روی ریبل خروجی دارد؟

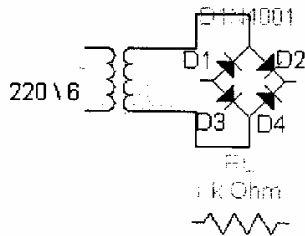
۱۱: یکبار $RL = 1\text{ K}$ و بار دیگر $RL = 100\text{ K}$ انتخاب با مشاهده ریبل خروجی را مشاهده و رسم کنید؟ ($C = 10\mu\text{F}$)

۱۲: نقش تغییر بار در میزان ریبل خروجی را بررسی نمایید؟

۱۳: مقدار DC خروجی را توسط ولت متر DC اندازه گیری نموده و تغییرات ایجاد شده نسبت به DC حالت قبل را بررسی کنید؟

۱۴: ولتاژ DC خروجی را توسط ولت متر DC اندازه گیری نموده و تغییرات ایجاد شده نسبت به DC حالت قبل را بررسی کنید؟

۱: مدار مقابل را ببینید.



۲: ولتاژ موثر ترانس را توسط ولت متر DC اندازه گیری کنید؟

۳: مقدار V_M را توسط رابطه $V_M = \sqrt{2} \times V_e$ به دست آورید؟

۴: با توجه به رابطه $V_{av} = \frac{2V_M}{\pi}$ مقدار DC خروجی را بدست آورید؟

۵: مقدار DC خروجی را توسط ولت متر DC اندازه گیری کنید و سپس آن را با مقدار تئوری بدست آمده مرحله ۴ مقایسه کنید در صورت اختلاف علت را بررسی کنید؟

۶: شکل موج ورودی و خروجی دیود را مشاهده و زیر هم رسم نمایید؟ دامنه و فرکانس ورودی و خروجی را بدست آورید؟

۷: یک خازن $10\mu F$ به خروجی متصل و شکل موج های ورودی و خروجی را مشاهده و زیر هم رسم نمایید؟

۸: یک خازن $1000\mu F$ به خروجی متصل و شکل موج های ورودی و خروجی را مشاهده و زیر هم رسم نمایید؟

۹: دامنه ریپل دو مرحله ۷ و ۸ چقدر است؟

۱۰: ظرفیت خازن چه تاثیری بر روی ریبیل خروجی دارد؟

۱۱: یکبار $RL = 1\text{ K}$ و بار دیگر $RL = 100\text{ K}$ انتخاب با مشاهده ریبیل خروجی را مشاهده و رسم کنید؟ ($C = 10\mu\text{F}$)

۱۲: نقش تغییر بار در میزان ریبیل خروجی را بررسی نمایید؟

۱۳: مقدار DC خروجی را توسط ولت متر DC اندازه گیری نموده و تغییرات ایجاد شده نسبت به DC حالت قبل را بررسی کنید؟

۱۴: ولتاژ DC خروجی را توسط ولت متر DC اندازه گیری نموده و تغییرات ایجاد شده نسبت به DC حالت قبل را بررسی کنید؟

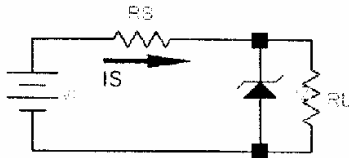
↓ تثبیت کننده ها

تثبیت کننده های ولتاژ بر سه نوع هستند:

- (۱) تثبیت کننده زنری
- (۲) تثبیت کننده ترانزیستوری
- (۳) تثبیت کننده با آی سی رگولاتور

↓ ۱: تثبیت کننده زنری

همان طور که می دانید با توجه به مشخصات دیود زنر از آن می توان بعنوان یک تثبیت کننده ولتاژ استفاده نمود این تثبیت کننده برای توان های پایین بکار می رود شکل (۴-۱۱) یک تثبیت کننده زنری را نشان می دهد.



شکل (۴-۱۱)

محاسبات ولتاژ و جریان تثبیت کننده زنری

$$I_S = \frac{V_i - V_Z}{R_S}$$

معادله ۴-۲۶

$$I_S = I_Z + I_L$$

معادله ۴-۲۷

$$I_L = \frac{V_L}{R_L} = \frac{V_Z}{R_L}$$

معادله ۴-۲۸

افزایش یا کاهش V_i و R_L می تواند زنر را از تثبیت خارج کند لذا باید برای هر یک محدوده ای تعریف نمود.

۱: کاهش R_L و ثابت ماندن V_i باشد

اگر I_Z از مقدار I_{Zmin} کمتر شود دیود زنر از حالت تثبیت خارج می شود پس باید برای مدار R_{Lmin} تعریف شود.

۲: افزایش RL و ثابت ماندن Vi باشد

اگر IZ از مقدار IZmax فراتر رود باعث سوختن دیود زنر می شود پس باید برای مدار RLmax تعریف شود.

با توجه به توضیحات بالا روابطی برای RLmin و RLmax وجود دارد که در زیر مشاهده می نمایید.

$$RL_{min} = \frac{VZ}{IL_{max}} = \frac{VZ}{IS - IZ_{min}} = \frac{VZ}{IS} = \frac{VZ}{Vi - VZ} = \frac{VZ \times RL}{Vi - VZ}$$

معادله ۲۹-۴

$$RL_{max} = \frac{VZ}{IL_{min}} = \frac{VZ}{IS - IZ_{max}}$$

معادله ۳۰-۴

برای اینکه دیود زنر بتواند عمل تثبیت را به خوبی انجام دهد $R_{imin} < R_i < R_{imax}$ باشد.

۳: اگر RL ثابت و Vi متغیر باشد

افزایش یا کاهش Vi می تواند زنر را از حالت شکست خارج یا باعث سوختن دیود زنر شود لذا برای Vi باید یک محدوده Vimax و Vimin تعریف شود.

$$V_{imin} = IS_{min} \times RS + VZ$$

معادله ۳۱-۴

$$IS_{min} = IL + IZ_{min}$$

معادله ۳۲-۴

$$V_{imax} = IS_{max} \times RS + VZ$$

معادله ۳۳-۴

برای اینکه دیود زنر بتواند عمل تثبیت را به خوبی انجام دهد $V_{imin} < V_i < V_{imax}$ باشد.

۲: تثبیت کننده ترانزیستوری

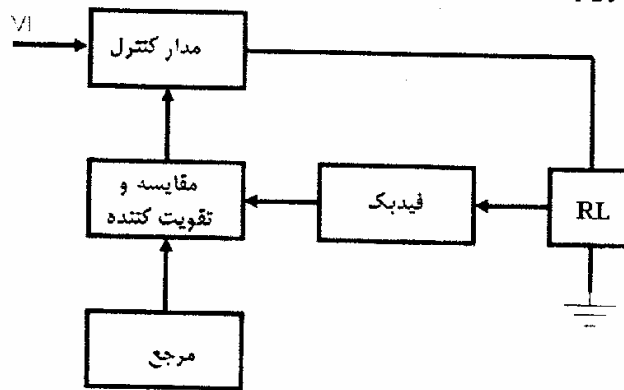
همان طور که مشاهده گردید محدوده کوچک تغییرات جریان بار و کاربرد آن در توان های پایین از جمله معایب تثبیت کننده زنری است از این تثبیت کننده در قدرت های بالا و تغییرات وسیع جریان بار استفاده می گردد

تثبیت کننده ترانزیستوری بر دو نوع است:

- ۱) تثبیت کننده سری
- ۲) تثبیت کننده موازی

۱: تثبیت کننده سری

در شکل (۴-۱۲) بلوک دیاگرام تثبیت کننده سری را مشاهده می نمایید.



شکل (۴-۱۲)

توضیح قسمت های یک تثبیت کننده ترانزیستوری از نوع سری

۱: مدار کنترل

عموما یک ترانزیستور است که جریان خروجی از آن عبور می کند و آن را چنان تنظیم می کند تا ولتاژ خروجی ثابت بماند.

۲: فیدبک

مداری است که از ولتاژ خروجی نمونه گیری می کند و آن را به مدار مقایسه کننده اعمال می کند.

۳: مرجع

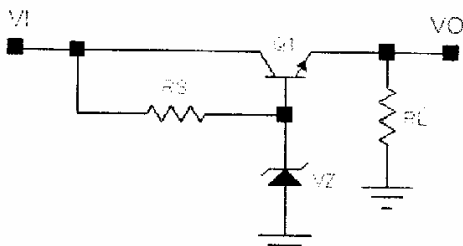
مداری است که یک ولتاژ ثابت ایجاد می کند تا ولتاژ فیدبک با آن مقایسه شود.

۴: مقایسه کننده

مداری است که ولتاژ فیدبک و ولتاژ مرجع را با هم مقایسه می کند تا اختلاف دو ولتاژ را به مدار کنترل اعمال کند.

۱: رگولاتور ساده ترانزیستوری

در شکل (۴-۱۳) رگولاتور ساده ترانزیستوری را مشاهده می نمایید.



شکل (۴-۱۳)

کاربرد قطعات:

ترانزیستور: کنترل کننده

دیود زنر: ولتاژ مرجع

RS: کنترل جریان زنر

محاسبه رگولاتور ساده ترانزیستوری

$$V_{i\max} = I_{S\max} \times R_S + V_Z$$

معادله ۴-۳۴

$$I_L = \frac{V_L}{R_L}$$

معادله ۴-۳۵

$$I_{rs} = \frac{V_i - V_L}{R_S}$$

معادله ۴-۳۶

$$V_{CE} = V_i - V_L$$

معادله ۴-۳۷

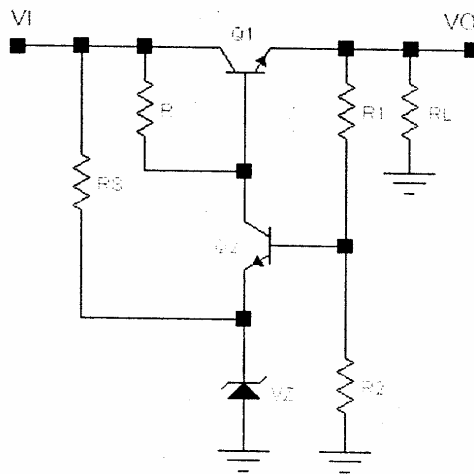
$$P_Q = V_{CE} \times I_C$$

معادله ۴-۳۸

PQ: توان تلف شده ترانزیستور

۲: رگولاتور با فیدبک و تقویت کننده

در شکل (۴-۱۴) رگولاتور با فیدبک و تقویت کننده را مشاهده می نمایید.



شکل (۴-۱۴)

کاربرد قطعات:

- Q1: مدار کنترل
- Q2: مقایسه کننده و تقویت کننده خطا
- دیود Zener: ولتاژ مرجع
- R1 و R2: فیدبک
- RS: برای تغذیه دیود Zener
- R: برای تغذیه کلکتور Q2 و بیس Q1

محاسبه رگولاتور با فیدبک و تقویت کننده

$$V_F = \frac{V_O \times R_2}{R_1 + R_2}$$

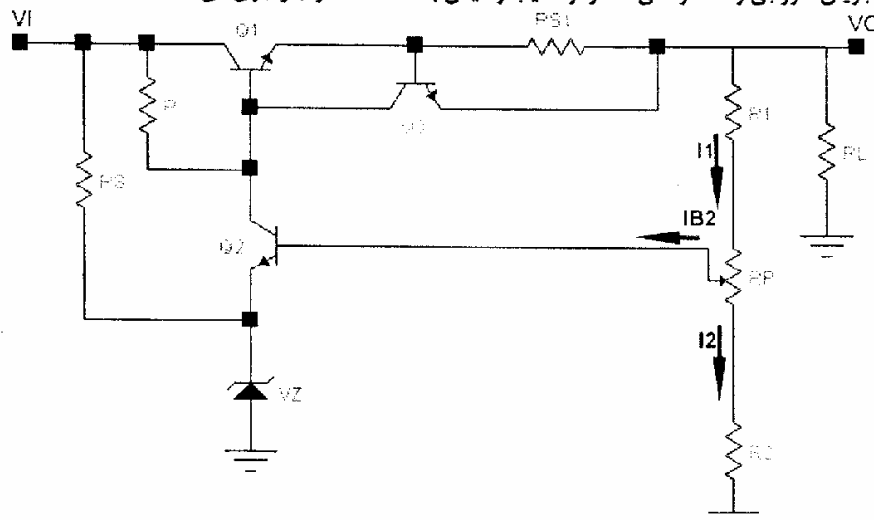
$$V_O = \frac{V_F \times (R_1 + R_2)}{R_2}$$

معادله ۴-۳۹

$$V_F = V_Z + V_{BE}$$

۳: رگولاتور ولتاژ محافظ اتصال کوتاه و قابل تنظیم

در شکل (۴-۱۵) رگولاتور ولتاژ محافظ اتصال کوتاه و قابل تنظیم را نشان می دهد این رگولاتور در مواقع ای که خروجی اتصال کوتاه شود جریان خروجی را محدود می کند و از آسیب رسیدن به قطعات مدار جلوگیری می نماید.



شکل (۴-۱۵)

کاربرد قطعات :

- Q1 : مدار کنترل
- Q2 : مقایسه کننده و فیدبک
- Q3 و RS1 : حفاظت از اتصال کوتاه و محدود کننده جریان خروجی
- دیود زنر : ولتاژ مرجع
- R1 و R2 و RP : فیدبک

RS : برای تغذیه دیود زبر

R : برای تغذیه کلکتور Q2 و بیس Q1

محاسبه رگولاتور ولتاژ محافظ اتصال کوتاه و قابل تنظیم

$$I2 > IB \Rightarrow I1 = I2$$

از IB2 می توان صرف نظر کرد

$$I2 = \frac{VF}{R2 + RP2}$$

معادله ۴۰-۴

$$VF = VZ + VBE$$

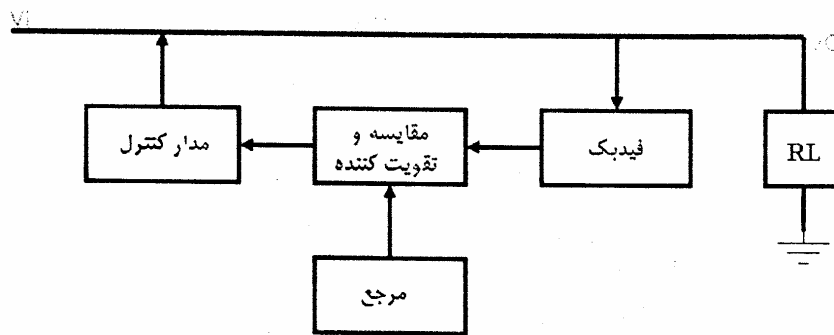
$$VO = I2 \times (R1 + R2 + RP)$$

معادله ۴۱-۴

$$IL \cong \frac{VBE}{RS1}$$

۲: تثبیت کننده موازی

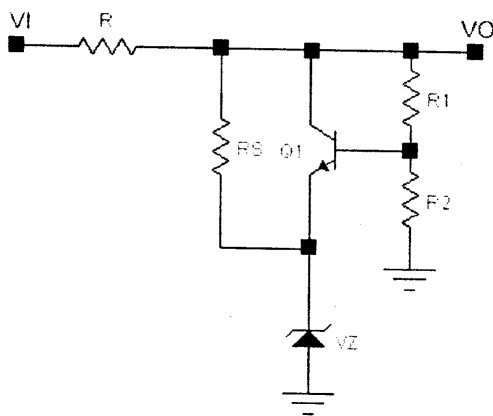
در شکل (۱۵-۴) بلوک دیاگرام یک تثبیت کننده موازی را نشان می دهد



شکل (۱۵-۴)

وظایف بلوک دیاگرام همانند بلوک دیاگرام تثبیت کننده سری در شکل (۱۲-۴) می باشد که از توضیح آن صرف نظر می نمایم.

شکل (۱۷-۴) یک نمونه تثبیت کننده موازی را نشان می دهد.



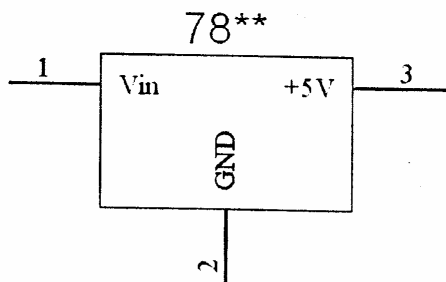
شکل (۴-۱۷)

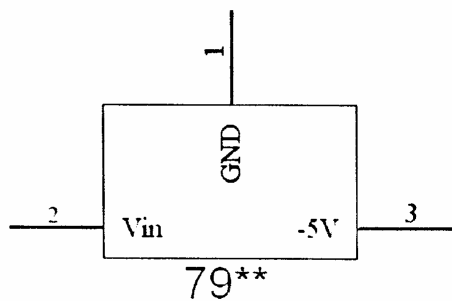
کاربرد قطعات :

- Q1: مدار کنترل
- دیود زنر : ولتاژ مرجع
- R1 و R2: فیدبک
- RS: برای تغذیه دیود زنر

↓ ۴: تثبیت کننده با آی سی رگولاتور

IC رگولاتور مداراتی هستند که به صورت مجتمع و دارای ۳ پایه ورودی ، خروجی و زمین می باشد وجود دارد این آی سی ها در دو سری مثبت و منفی طراحی شده اند که سری مثبت آن با شماره ۷۸xx و سری منفی ۷۹xx ساخته شده است و در رنج های مختلفی برای تثبیت کننده عمل می کند در شکل (۴-۱۸) شمای فنی آی سی رگولاتور را می بینید. مقدار ولتاژ خروجی تثبیت شده عددی است که بجای xx نوشته می شود.





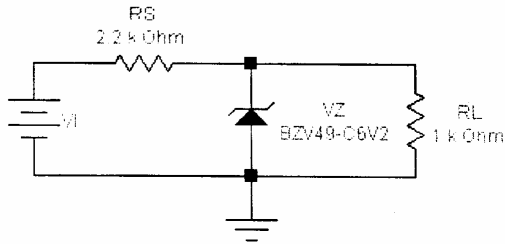
شکل (۴-۱۸)

گروه دیگر از IC رگولاتورها مدارهایی هستند که قابل تنظیم بوده و ولتاژهای مثبت و منفی ۱ تا ۳۷ ولت را تنظیم می کنند.

مانند LM... که می تواند ولتاژ تا مثبت ۳۷ را تنظیم کند.

مانند LM... که می تواند ولتاژ تا منفی ۳۷ را تنظیم کند.

۱: مدار مقابل را ببندید.



۲: با توجه به جدول ، ورودی اعمال ، و خروجی را مشاهده و یادداشت کنید؟

Vi	0.5	1	1.5	2	2.5	3	3.5	4	4.5	5	5.5
VO											
Vi	6	6.5	7	7.5	8	8.5	9	9.5	10		
VO											

۳: افزایش بیش از حد Vi چه مشکلی ایجاد می کند؟

۴: در چه ولتاژی زنی به شکست می رود؟

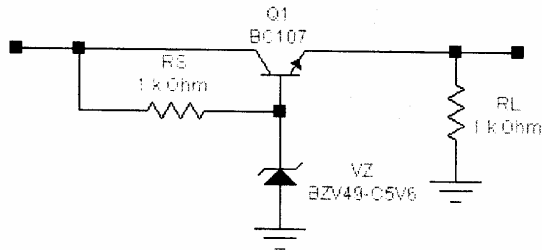
۵: RL را طبق جدول تغییر اثر آن بر ولتاژ خروجی را بررسی کنید؟

RL	1	10	22	470	1K	2.2K	6.8K	10K	22K	47K
VL										

۶: RS چه نقشی دارد و چگونه محاسبه می شود؟

۷: با توجه به مراحل بالاتر قرار چه محدوده ای از VI و RL عمل تثبیت را انجام می دهد؟

۱: مدار مقابل را ببندید.



۲: با توجه به جدول ورودی اعمال و خروجی را مشاهده و یادداشت کنید؟

Vi	0.5	1	1.5	2	2.5	3	3.5	4	4.5	5	5.5
VO											
Vi	6	6.5	7	7.5	8	8.5	9	9.5	10		
VO											

۳: تثیت کننده چه ولتاژی را تثیت می کند؟

۴: با توجه به رابطه $VO = VZ - VBE$ آیا جدول بدست آمده با آن مطابقت دارد؟

۵: RL را طبق جدول تغییر اثر آن بر ولتاژ خروجی را بررسی کنید؟

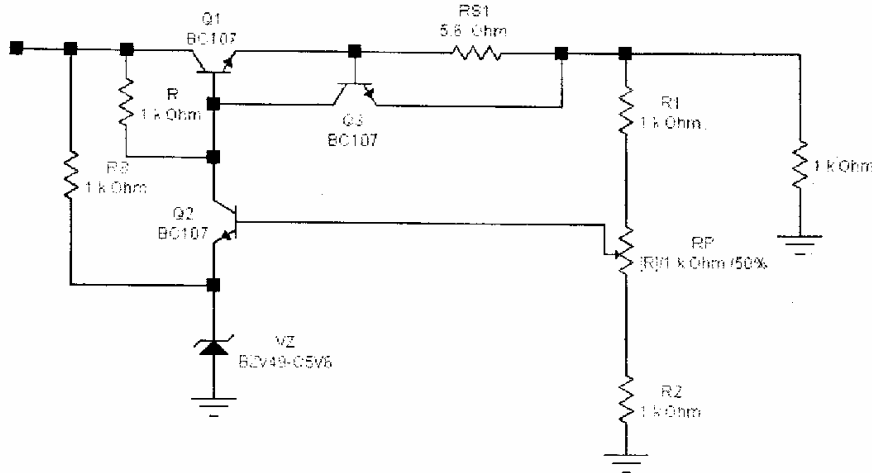
RL	1	10	22	470	1K	2.2K	6.8K	10K	22K	47K
VL										

۶: آیا تغییرات RL در تثیت ولتاژ خروجی نقشی دارد؟ چرا؟

۷: RS چه نقشی دارد و چگونه محاسبه می شود؟

۸: توان کل مصرفی را با توجه به رابطه $PQ = VCE \cdot IC$ بدست آورید؟

۱: مدار مقابل را ببندید.



۲: حداقل و حداکثر V_O را محاسبه کنید؟

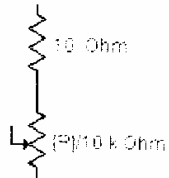
۳: R_P را تغییر حداقل و حداکثر V_O را اندازه گیری و یادداشت کنید سپس با مقدار تئوری مرحله ۲ مقایسه و در صورت اختلاف علت را بررسی نمایید؟

۴: حداکثر و حداقل جریان خروجی را محاسبه کنید؟

۵: نقش R_S در مدار چیست؟

۶: با توجه به رابطه $I_L = I_{S1} = \frac{V_{BE}}{R_{S1}}$ محدوده جریان ماکزیمم خروجی را بدست آورید؟

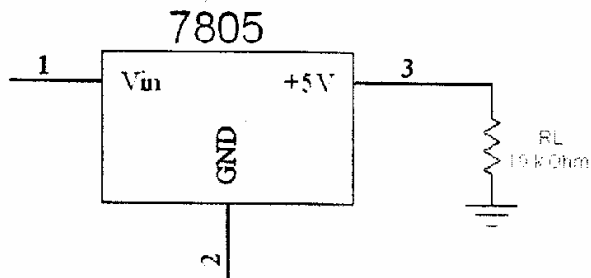
۷: بجای RL ، مدار مقابل را قرار داده و با کاهش RL اثر آن بر جریان بار را مشاهده نمایید در چه باری IL ثابت می شود؟ (جریان خروجی در چه مقداری محدود شده است)



۸: دو مقدار مراحل تئوری ۶ و عملی ۷ را با هم مقایسه کنید؟ در صورت اختلاف علت را بررسی کنید؟

۹: نقش دیود زener چیست؟

۱: هریک از IC رگولاتورهای تثبیت کننده زیر را ببندید و با توجه به جدول ، ورودی اعمال ، و خروجی را در جدول یادداشت کنید؟



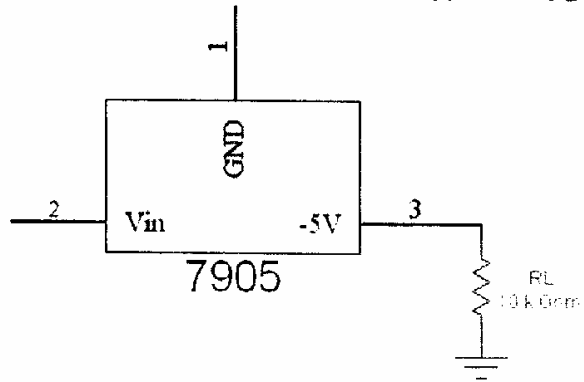
V_i	0.5	1	1.5	2	2.5	3	3.5	4	4.5	5	5.5
V_O											
V_i	6	6.5	7	7.5	8	8.5	9	9.5	10		
V_O											

۲: رگولاتور چه ولتاژی را تثبیت می کند؟

۳: حداقل ولتاژ لازم برای اینکه IC بتواند تثبیت کند چقدر می باشد؟

۴: حداکثر ولتاژ ورودی چقدر و چگونه انتخاب می شود؟

۵: مدار را به صورت شکل زیر تغییر داده و مراحل قبلی را مجدداً تکرار نمایید؟



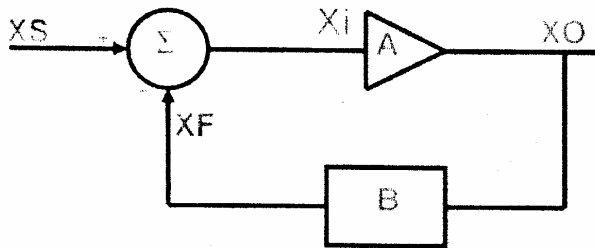
V_i	0.5	1	1.5	2	2.5	3	3.5	4	4.5	5	5.5
V_O											
V_i	6	6.5	7	7.5	8	8.5	9	9.5	10		
V_O											

۶: محدودیت و معایب IC رگولاتورها چیست؟

فیدبک ↓

مداری است که به عنوان یک نمونه گیر و معمولاً بین ورودی و خروجی یک سیستم متصل می شود فیدبک می تواند نمونه خروجی سیستم را هم سو با کمیت ورودی ، به ورودی سیستم اعمال می کند که به آن فیدبک مثبت گویند. و خروجی را با غیر هم سو به ورودی سیستم بیافزاید به آن فیدبک منفی گویند.

شکل (۱-۵) بلوک دیاگرام یک سیستم فیدبک دار را نشان می دهد.



شکل (۱-۵)

$$A = \frac{XO}{Xi}$$

معادله ۱-۵

$$B = \frac{XF}{XO}$$

معادله ۲-۵

$$AF = \frac{XO}{XS}$$

معادله ۳-۵

$$Xi = XS - XF \Rightarrow$$

$$Xi = XS - B \times XO \Rightarrow$$

$$XO = A \times (XS - B \times XO) \Rightarrow$$

$$XO + XO \times A \times B = A \times XS \Rightarrow$$

$$AF = \frac{XO}{XS} = \frac{A}{1 + A \times B}$$

معادله ۴-۵

Xs : سیگنال ورودی

Xo : سیگنال خروجی

Xf : سیگنال فیدبک

A : بهره قبل از اعمال فیدبک

B : بهره فیدبک

Af : بهره کل سیستم با فیدبک

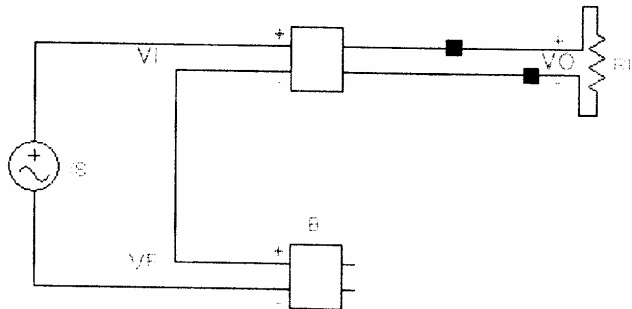
↓ انواع اتصال فی‌دبک:

چهار روش اتصال فی‌دبک وجود دارد. هم جریان و هم ولتاژ هر دو هم به صورت سری و هم به صورت موازی می‌توانند فی‌دبک شوند به ویژه به صورت های زیر:

- ۱) فی‌دبک ولتاژ سری
- ۲) فی‌دبک ولتاژ موازی
- ۳) فی‌دبک جریان سری
- ۴) فی‌دبک جریان موازی

↓ ۱: فی‌دبک ولتاژ سری

در شکل (۲-۵) بلوک دیاگرام فی‌دبک ولتاژ سری را مشاهده می‌نمایید.



شکل (۲-۵)

در شکل (۲-۵) ارتباط فی‌دبک ولتاژ سری را نشان می‌دهد که در آن قسمتی از ولتاژ خروجی به صورت سری به سیگنال ورودی برگشت داده شده است. از آن جا که مدار فی‌دبک با خروجی موازی شده است مقاومت خروجی تقویت کننده را کاهش و چون با ورودی سری شده مقاومت ورودی را افزایش می‌دهد بهره کل تقویت کننده کاهش می‌یابد بهره از نوع ولتاژ است.

محاسبه مقادیر بهره ولتاژ کل ، مقاومت ورودی و مقاومت خروجی

قبل از بدست آوردن بهره ولتاژ کل ، مقاومت ورودی و مقاومت خروجی ابتدا باید بهره فی‌دبک (B) ، بهره قبل از اعمال فی‌دبک (A) را بدست آورد و بعد از حل آنها مقادیر بهره ولتاژ کل ، مقاومت ورودی ، مقاومت خروجی و بهره بعد از اعمال فی‌دبک (AF) را بدست آورد.

$$A = \frac{VO}{Vi}$$

معادله ۵-۵

$$B = \frac{VF}{VO}$$

معادله ۶-۵

$$AF = \frac{VO}{Vs} \Rightarrow$$

$$AF = \frac{A}{1 + A \times B}$$

معادله ۷-۵

$$Rif = D \times Ri$$

معادله ۸-۵

$$ROF = \frac{RO}{D}$$

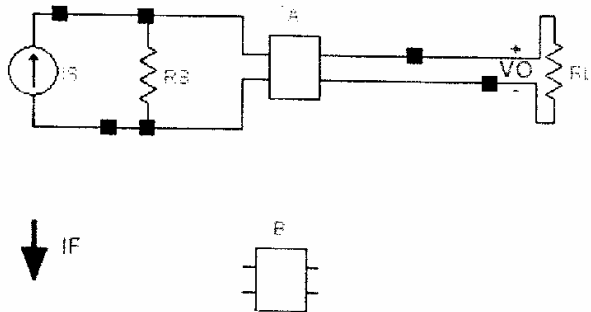
معادله ۹-۵

D همان $1 + AB$ است.

با توجه به روابط بدست آمده این تقویت کننده از نوع ولتاژ است.

۲: فیدبک ولتاژ موازی

در شکل (۳-۵) بلوک دیاگرام فیدبک ولتاژ موازی را مشاهده می نماید.



شکل (۳-۵)

در شکل (۳-۵) ارتباط فیدبک ولتاژ موازی را نشان می دهد که در آن قسمتی از ولتاژ خروجی به صورت موازی به سیگنال ورودی برگشت داده شده است.

از آن جا که مدار فیدبک با خروجی موازی شده است مقاومت خروجی تقویت کننده را کاهش و چون با ورودی، همانند خروجی به صورت موازی شده است مقاومت ورودی را کاهش می دهد بهره از نوع مقاومت است.

محاسبه مقادیر بهره ولتاژکل، مقاومت ورودی و مقاومت خروجی

قبل از بدست آوردن بهره ولتاژکل، مقاومت ورودی و مقاومت خروجی ابتدا باید بهره فیدبک (B)، بهره قبل از اعمال فیدبک (A) را بدست آورد و بعد از حل آنها مقادیر بهره ولتاژکل، مقاومت ورودی، مقاومت خروجی و بهره بعد از اعمال فیدبک (AF) را بدست آورد.

$$A = \frac{V_O}{V_i}$$

معادله ۵-۱۰

$$B = \frac{I_f}{V_O}$$

معادله ۵-۱۱

$$AF = \frac{V_O}{I_S} \Rightarrow$$

$$AF = \frac{A}{1 + A \times B}$$

معادله ۵-۱۲

$$R_{if} = \frac{R_i}{1 + A \times B}$$

معادله ۵-۱۳

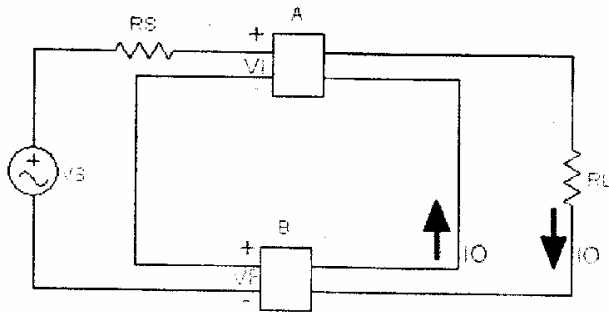
$$ROF = \frac{R_O}{1 + A \times B}$$

معادله ۵-۱۴

با توجه به روابط بدست آمده این تقویت کننده از نوع مقاومت است.

۳: فیدبک جریان سری

در شکل (۵-۴) بلوک دیاگرام فیدبک جریان سری را مشاهده می نماید.



شکل (۴-۵)

در شکل (۴-۵) ارتباط فیدبک جریان سری را نشان می دهد که در آن قسمتی از جریان خروجی به صورت سری به سیگنال ورودی برگشت داده شده است. از آن جا که مدار فیدبک باورودی و خروجی سری شده است باعث افزایش مقاومت ورودی و خروجی می شود. هم چنین بهره کل تقویت کننده کاهش می یابد. و بهره از نوع هدایت است.

محاسبه مقادیر بهره ولتاژکل، مقاومت ورودی و مقاومت خروجی

قبل از بدست آوردن بهره ولتاژکل، مقاومت ورودی و مقاومت خروجی ابتدا باید بهره فیدبک (B)، بهره قبل از اعمال فیدبک (A) را بدست آورد و بعد از حل آنها مقادیر بهره ولتاژکل، مقاومت ورودی، مقاومت خروجی و بهره بعد از اعمال فیدبک (AF) را بدست آورد.

$$A = \frac{IO}{Vi}$$

معادله ۱۵-۵

$$B = \frac{Vf}{IO}$$

معادله ۱۶-۵

$$AF = \frac{IO}{VS} \Rightarrow$$

$$AF = \frac{A}{1+A \times B}$$

معادله ۱۷-۵

$$Rif = Ri \times (1 + A \times B)$$

معادله ۱۸-۵

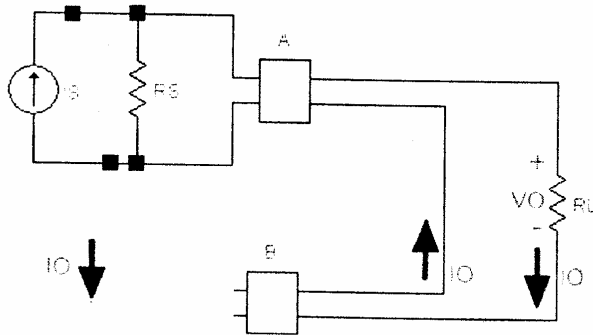
$$Rof = Ro \times (1 + B \times A)$$

معادله ۱۹-۵

با توجه به روابط بدست آمده این تقویت کننده از نوع هدایت است.

↓ ۴: فیدبک جریان موازی

در شکل (۵-۵) بلوک دیاگرام فیدبک جریان موازی را مشاهده می نماید.



شکل (۵-۵)

در شکل (۵-۵) ارتباط فیدبک جریان موازی را نشان می دهد که در آن قسمتی از جریان خروجی به صورت موازی به سیگنال ورودی برگشت داده شده است. از آن جا که مدار فیدبک با خروجی سری شده است امپدانس خروجی را افزایش و چون با ورودی موازی شده است باعث کاهش مقاومت ورودی می شود.

محاسبه مقادیر بهره ولتاژکل ، مقاومت ورودی و مقاومت خروجی

قبل از بدست آوردن بهره ولتاژکل ، مقاومت ورودی و مقاومت خروجی ابتدا باید بهره فیدبک (B) ، بهره قبل از اعمال فیدبک (A) را بدست آورد و بعد از حل آنها مقادیر بهره ولتاژکل ، مقاومت ورودی ، مقاومت خروجی و بهره بعد از اعمال فیدبک (AF) را بدست آورد.

$$A = \frac{I_O}{I_i}$$

معادله ۲۰-۵

$$B = \frac{I_f}{I_O}$$

معادله ۲۱-۵

$$AF = \frac{IO}{Ii} \Rightarrow$$

$$AF = \frac{A}{1+A \times B} \Rightarrow$$

$$Rif = \frac{Ri}{1+A \times B}$$

$$Rof = RO \times (1+A \times B)$$

معادله ۲۲-۵

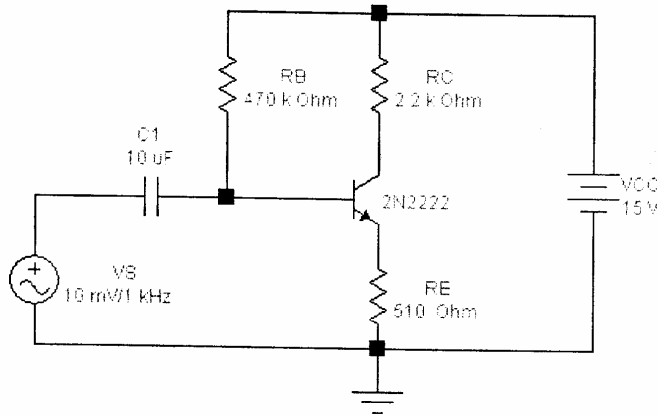
معادله ۲۳-۵

معادله ۲۴-۵

با توجه به روابط بدست آمده این تقویت کننده از نوع جریان است.

تمرین ↓

مدار زیر تقویت کننده با فیدبک جریان سری را نشان می دهد.



محاسبات تئوری این مدار به قرار است:

$$I_B = \frac{V_{CC} - V_{BE}}{R_B + \beta \times R_E} \Rightarrow \frac{15 - 0.7}{470 + 195 \times 0.51} \approx \frac{14.3}{570} \approx 0.025$$

$$I_C = \beta \times I_B \Rightarrow 195 \times 0.025 \approx 4.7 \text{ mA}$$

$$r_e = \frac{V_T}{I_C} \Rightarrow \frac{25 \text{ mV}}{4.7 \text{ mA}} = 5.3 \Omega$$

$$h_{ie} = \beta \times r_e \Rightarrow 5.3 \times 195 \approx 1 \text{ k}\Omega$$

$$A = \frac{I_O}{V_i} = \frac{-I_b \times h_{fe}}{I_b \times (h_{ie} + h_{fe} \times R_E)} = \frac{h_{fe}}{h_{ie} + h_{fe} \times R_E} = \frac{1}{r_e + R_E}$$

$$A = \frac{1}{r_e + R_E} \Rightarrow \frac{1}{5.3 + 510} = 0.0019$$

A: بهره قبل از اعمال فیدبک

$$B = \frac{V_F}{I_O} \Rightarrow \frac{I_O \times R_E}{I_O} = R_E$$

$$B = R_E \Rightarrow 510$$

B: بهره فیدبک

$$Z_i = R_B \parallel (h_{ie} + \beta \times R_E)$$

$$Z_i = 470 \text{ k}\Omega \parallel (1 + 195 \times 510) \Rightarrow \frac{47000}{570} = 82 \text{ k}\Omega$$

$$Z_O = R_C$$

$$Z_O = 2.2 \text{ k}\Omega \parallel 100 \text{ k}\Omega \Rightarrow Z_O = 2.2 \text{ k}\Omega$$

$$AF = \frac{IO}{VS} \Rightarrow \frac{A}{1+B \times A}$$

$$AF = \frac{0.0019}{1+0.0019 \times 510} = 9.7 \times 10^{-4}$$

AF: بهره بعد از اعمال فیدبک

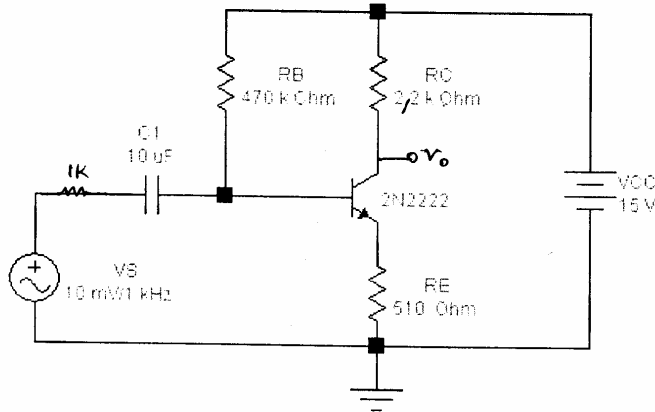
$$ZAF = Zi \times (1+B \times A)$$

$$ZAF = 82K\Omega \times (1+0.0019 \times 510) \Rightarrow ZAF = 160K\Omega$$

$$ZOF = ZO \times (1+B \times A)$$

$$ZOF = 2.2K\Omega \times (1+0.0019 \times 510) \Rightarrow ZOF = 4.3K\Omega$$

۱: مدار مقابل را ببندید.



۲: نوع فیدبک را نام ببرید؟

۳: مقادیر نقطه کار را بدست آورید؟

۴: re با توجه به رابطه $re = \frac{VT}{IC} = \frac{25mV}{IC}$ در حالت تئوری محاسبه نمایید؟

۵: مقدار تئوری بهره بدون فیدبک $\left(A = \frac{IO}{Vi}\right)$ ، را بدست آورید؟

۶: بهره فیدبک $\left(B = \frac{VF}{IO}\right)$ ، را بدست آورید؟

۷: بهره تقویت کننده با فیدبک را با توجه $\left(AF = \frac{A}{1+B \times A}\right)$ بدست آورید؟

۸: امپدانس ورودی (Z_i) و مقاومت خروجی (Z_O) را محاسبه نمایید؟

۹: مقادیر نقطه کار عملی مدار را توسط مولتی متر DC اندازه گیری نمایید؟ در صورت اختلاف علت را بررسی کنید؟

۱۰: مقدار عملی r_e را با توجه به رابطه $r_e = \frac{V_T}{I_C} = \frac{25mV}{I_C}$ بدست آورده و با مقدار تئوری مقایسه کنید؟ در صورت اختلاف علت را بررسی کنید؟

۱۱: شکل موج های ورودی و خروجی را مشاهده و زیر هم رسم نمایید؟

۱۲: از روی شکل موج خروجی و با توجه به مقاومت خروجی (Z_O)، جریان خروجی (I_O) محاسبه کنید؟

۱۳: با توجه به بهره تقویت کننده $\left(A = \frac{I_O}{V_i} \right)$ بهره تقویت کننده قبل از اعمال فیدبک بدست آورید؟ و آن را مقدار تئوری مقایسه نمایید در صورت اختلاف علت را بررسی کنید؟

۱۴: بهره فیدبک مدار را به صورت عملی $\left(B = \frac{V_F}{I_O} \right)$ بدست آورده و با مقدار تئوری مقایسه نمایید در صورت اختلاف علت را بررسی کنید؟

۱۵: با توجه به مقادیر عملی تقویت کننده (A) و فیدبک (B) بهره تقویت کننده با فیدبک (AF) محاسبه و مقدار تئوری مقایسه کنید در صورت اختلاف علت را بررسی کنید؟

۱۶: با توجه به مقادیر بهره عملی تقویت کننده (A) و بهره عملی فیدبک (B) امپدانس ورودی با فیدبک (Z_{if}) و امپدانس خروجی با فیدبک (Z_{of}) را بدست آورید؟ در صورت اختلاف علت را بررسی کنید؟

۱۷: پاسخ فرکانسی تقویت کننده را به صورت عملی بدست آورید؟

منابع و ماخذ

قطعات و مدارات الکترونیک جلد (اول - دوم)

نشانی

الکترونیک عمومی (۱ - ۲)